

2013 年 9 月 25 日

「RL78/L1C」の主な仕様

グループ名		RL78/L1C			
端子数		80 ピン		100 ピン	
品名		R5F110M	R5F111M	R5F110P	R5F111P
コード・フラッシュメモリ(バイト)		64K～256K			
データ:フラッシュメモリ(バイト)		8K			
RAM(バイト)		8K～16K			
メイン・システム・クロック		高速システムクロック 1MHz～20MHz 高速オンチップ・オシレータ・クロック 1MHz～24MHz PLL クロック 6, 12, 24MHz			
サブシステム・クロック		32.768KHz			
低速オンチップ・オシレータ・クロック		15KHz			
I/O ポート		59		77	
タイマ		16 ビット:11 チャンネル、12 ビット:1 チャンネル			
12 ビット A/D コンバータ		9 チャンネル		13 チャンネル	
8 ビット D/A コンバータ		2 チャンネル			
コンパレータ		1 チャンネル		2 チャンネル	
シリアル・インターフェース		・ CSI:1 チャンネル/UART (LIN-bus 対応):1 チャンネル/簡易 I2C:1 チャンネル ・ CSI:1 チャンネル/UART:1 チャンネル/簡易 I2C:1 チャンネル ・ CSI:1 チャンネル/UART:1 チャンネル/簡易 I2C:1 チャンネル ・ CSI:1 チャンネル/UART:1 チャンネル/簡易 I2C:1 チャンネル			
	I2C バス	1 チャンネル			
USB	ファンクション	1チャンネル	—	1チャンネル	—
LCD コントローラ/ドライバ		内部昇圧／容量分割／外部抵抗分割の切り替えが可能			
	セグメント信号出力	44(40)本 注 1		56(52)本 注 1	

	コモン信号出力	4(8)本 注 1	
データトランスファコントローラ(DTC)		32 要因	33 要因
イベントリンクコントローラ(ELC)		イベント入力:30 イベントトリガ出力:22	イベント入力:31 イベントトリガ出力:22
ベクタ割り込み要因	内部	37	38
	外部	9	
他周辺機能		電圧検出回路(LVD)、パワーオンリセット(POR)、キーリターン、リアルタイム・クロック、安全機能	
電源電圧		1.6~3.6V	
動作周囲温度		-40~+85℃、-40~+105℃	

以 上

* 本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。