

主な仕様

- 高速(0.03125 μ s: 高速オンチップ・オシレータ・クロックおよび PLL クロック 32 MHz 動作時)から超低速(66.6 μ s: 低速オンチップ・オシレータ・クロック 15 kHz 動作時)まで最小命令実行時間を変更可能
- 高速オンチップ・オシレータ・クロック内蔵
 - 32 MHz (Typ.)、24 MHz (Typ.)、16 MHz (Typ.)、12 MHz (Typ.)、8 MHz (Typ.)、4 MHz (Typ.)、1 MHz (Typ.)から選択可能(タイマ RD では 64 MHz (Typ.)および 48 MHz (Typ.)も選択可能)
- 低速オンチップ・オシレータ・クロック内蔵: 15kHz \times 2 チャンネル(WWDT 専用、CPU/WWDT 以外の周辺機能用)
- PLL 回路内蔵(\times 3、 \times 4、 \times 6、 \times 8)
- 単電源のフラッシュ・メモリ内蔵(ブロック消去/書き込み禁止機能あり)
- ROM, RAM 容量構

RL78/F14 のメモリ・ラインナップ

ROM	RAM	100ピン	80ピン	64ピン	48ピン(QFN)	48ピン(QFP)	32ピン(QFN)	30ピン
48KB	4KB	—	—	—	R5F 10PGD	R5F 10PGD	R5F 10PBD	R5F 10PAD
64KB	6KB	R5F 10PPE	R5F 10PME	R5F 10PLE	R5F 10PGE	R5F 10PGE	R5F 10PBE	R5F 10PAE
96KB	8KB	R5F 10PPF	R5F 10PMF	R5F 10PLF	R5F 10PGF	R5F 10PGF	—	—
128KB	10KB	R5F 10PPG	R5F 10PMG	R5F 10PLG	R5F 10PGG	R5F 10PGG	—	—
192KB	16KB	R5F 10PPH	R5F 10PMH	R5F 10PLH	R5F 10PGH	R5F 10PGH	—	—
256KB	20KB	R5F 10PPJ	R5F 10PMJ	R5F 10PLJ	R5F 10PGJ	R5F 10PGJ	—	—

RL78/F13 (CAN&LIN 搭載版) メモリ・ラインナップ

ROM	RAM	80 ピン	64 ピン	48 ピン (QFN)	48 ピン (QFP)	32 ピン (QFN)	30 ピン
32KB	2KB	—	R5F 10BLC	R5F 10BGC	R5F 10BGC	R5F 10BBC	R5F 10BAC
48KB	3KB	—	R5F 10BLD	R5F 10BGD	R5F 10BGD	R5F 10BBD	R5F 10BAD
64KB	4KB	R5F 10BME	R5F 10BLE	R5F 10BGE	R5F 10BGE	R5F 10BBE	R5F 10BAE
96KB	6 KB	R5F 10BMF	R5F 10BLF	R5F 10BGF	R5F 10BGF	R5F 10BBF	R5F 10BAF
128KB	8KB	R5F 10BMG	R5F 10BLG	R5F 10BGG	R5F 10BGG	R5F 10BBG	R5F 10BAG

RL78/F13 (LIN 搭載版) メモリ・ラインナップ

ROM	RAM	80 ピン	64 ピン	48 ピン (QFN)	48 ピン (QFP)	32 ピン (QFN)	30 ピン	20 ピン
16KB	1KB	—	—	R5F 10AGA	R5F 10AGA	R5F 10ABA	R5F 10AAA	R5F 10A6A
32KB	2KB	—	R5F 10ALC	R5F 10AGC	R5F 10AGC	R5F 10ABC	R5F 10AAC	R5F 10A6C
48KB	3KB	—	R5F 10ALD	R5F 10AGD	R5F 10AGD	R5F 10ABD	R5F 10AAD	R5F 10A6D
64KB	4KB	R5F 10AME	R5F 10ALE	R5F 10AGE	R5F 10AGE	R5F 10ABE	R5F 10AAE	R5F 10A6E
96KB	6KB	R5F 10AMF	R5F 10ALF	R5F 10AGF	R5F 10AGF	—	—	—
128KB	8KB	R5F 10AMG	R5F 10ALG	R5F 10AGG	R5F 10AGG	—	—	—

- セルフプログラミング機能対応 (ブート・スワップ/フラッシュ・シールド・ウィンドウ機能あり)
- オンチップ・デバッグ機能内蔵
- パワーオン・リセット (POR) 回路、低電圧検出 (LVD) 回路内蔵
- ウォッチドッグ・タイマ内蔵 (専用の低速オンチップ・オシレータ・クロックで動作可能)

- 乗除・積和演算命令対応
 - 16ビット×16ビット = 32ビット (符号付/符号なし)
 - 32ビット÷32ビット = 32ビット (符号なし)
 - 16ビット×16ビット+32ビット = 32ビット (符号付/符号なし)

- キー割り込み機能内蔵
- クロック出力/ブザー出力制御回路内蔵
- 10進補正 (BCD) 回路内蔵
- I/Oポート : 16~92本 (入力専用端子 : 1本含む)
- タイマ
 - 16ビット・タイマ・アレイ・ユニット : 8~16チャンネル
 - 16ビット・タイマ RD : 2チャンネル (三相波形出力 (6本) 鋸波変調/三角波変調)
 - 16ビット・タイマ RJ : 1チャンネル
 - ウォッチドッグ・タイマ : 1チャンネル (専用 15KHz 低速オンチップ・オシレータ・クロック内蔵)
 - リアルタイム・クロック : 1チャンネル

- シリアル・インタフェース
 - CSI、UART/UART (LIN-bus 対応)、I2C/簡易 I2C
 - LIN モジュール (マスタ/スレーブ対応)
 - CAN インタフェース

- 8/10ビット分解能 A/D コンバータ (VDD = 2.7~5.5 V) : 4~31チャンネル
- DTC (最大 52 要因)
- ELC (リンク元 : 最大 26チャンネル、リンク先 : 最大 9チャンネル) 注
- 安全機能 (CRC 演算機能/PLL ロック検出機能/AD テスト機能/SFR ガード機能など)
- 8ビット D/A コンバータ 注
- コンパレータ : 1チャンネル (入力端子 : 4チャンネル) 注
- 電源電圧 : VDD = 2.7~5.5 V
- 動作周囲温度 : TA = -40~+105°C (L バージョン) / TA = -40~+125°C (K バージョン)

注 RL78/F14のみ搭載しています。

以上

* 本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。