

2012年11月6日

## 「RL78/L13 グループ」の主な仕様

項目	仕様	
グループ名	RL78/L13 グループ	
ピン数	64 ピン	80 ピン
コード・フラッシュ(バイト)	16K - 128K	
データ・フラッシュ(バイト)	4K	
RAM(バイト)	1K - 8K	
クロック	メイン・システム・クロック	外部クロック : 1 - 20MHz 内蔵高速クロック : 24/16/12/8/4/1 MHz
	サブ・システム・クロック	XT1(水晶)発振、外部クロック入力 32.768kHz(TYP.) : VDD=1.6 - 5.5V
	内蔵低速クロック	15kHz(TYP.)
CPU	RL78 CPU ノア(16-bit CISC CPU) 30 DMIPS(24MHz 動作時)	
I/O	49	65
タイマ	16bit タイマ × 8ch, 16bit 高機能タイマ × 1ch 12bit インターバルタイマ × 1ch	
10 ビット A/D	9ch	12ch
シリアル I/F	I <sup>2</sup> C : 1ch CSI/UART/簡易 I <sup>2</sup> C : 2ch UART : 1ch	I <sup>2</sup> C : 1ch CSI/UART/簡易 I <sup>2</sup> C : 2ch UART : 2ch
LCD コントローラ/ドライバ	内部昇圧／容量分割／外部抵抗分割 から選択可能	
	セグメント信号	36(32)
	コモン信号	4(8)
外部割込み	5	8
DMA	4ch	
その他	乗除・積和演算器 クロック出力, ブザー出力, ウォッチドッグ・タイマ(WDT), 高精度リアルタイム・クロック (RTC)	

項目	仕様
	低電圧検出回路(LVD)、パワーオン・リセット(POR) 安全機能、オンチップデバッグ機能
動作電圧	1.6 ~ 5.5V
動作温度	T <sub>a</sub> = -40 ~ +85°C

\*( )内は8コモン使用時の信号出力本数です。

以上

\* 新製品は、Silicon Storage Technology, Inc.からライセンスを受けた SuperFlash®技術を使用しています。

SuperFlash®は、米国 Silicon Storage Technology, Inc.の米国、日本などの国における登録商標です。

その他、本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。

### ＜補足＞システム構成図

