

2012 年 5 月 24 日

「RX220 グループ」の主な仕様

グループ名		RX220 グループ			
品名		R5F52206 BDXX*1	R5F52205 BDXX*1	R5F52203 BDXX*1	R5F52201 BDXX*1
内蔵 メモリ	フラッシュ メモリ	256KB	128KB	64KB	32KB
	E2 データ フラッシュ	8KB			
	RAM	16KB	8KB		4KB
CPU コア		RX CPU ・ 汎用レジスタ:32 ビット×16 本 ・ 乗算器:32 ビット乗算器 ・ 除算器:有り ・ 積和演算器:有り(メモリ間演算、レジスタ間演算の 2 種類)			
消費電流		・通常動作時:0.2mA/MHz*2 ・ソフトウェアスタンバイ時:2 μ A*2			
浮動小数点演算器		なし			
最大動作周波数/ 電源電圧		32MHz / 2.7V～5.5V、8MHz / 1.8V～2.7V、4MHz / 1.62V～1.8V			
クロック	メイン クロック	1～20MHz			
	サブクロッ ク	32.768KHz			
	内蔵 クロック	低速オンチップオシレータ 高速オンチップオシレータ			
内蔵周辺機能		- DMAC (DMACA) :4 チャンネル - データトランスファコントローラ(DTCa) - マルチファンクションタイマパルスユニット 2(MTU2a): 16 ビット × 6 チャンネル - ポートアウトプットイネーブル 2(POE2a) 8 ビットタイマ(TMR):8 ビット × 4 チャンネル			

グループ名	RX220 グループ
	• コンペアマッチタイマ(CMT):16 ビット × 4 チャンネル • リアルタイムクロック (RTC) • 独立ウォッチドッグタイマ (IWDT) • シリアルコミュニケーションインタフェース(SCIc) • 100 ピン【4 チャンネル】、64 ピン【4 チャンネル】、 • 48 ピン【3 チャンネル】 • シリアルコミュニケーションインタフェース(SCId) • I²C バスインタフェース (RIIC)12 ビット A/D 変換器(S12ADb): 100 ピン • 48 ピン【8 チャンネル】 • CRC 演算器(CRC) • コンパレータ A(CMPA) :2 チャンネル • 電圧検出回路(LVDAa) • イベントリンクコントローラ (ELC) • マルチファンクションピンコントローラ (MPC) • 周波数異常検出回路(CAC) • データ演算回路(DOC)
動作温度範囲	-40℃～+85℃
パッケージ	LQFP100(FP:0.5mm ピッチ) <内蔵フラッシュメモリ 256/128/64KB 品> LQFP64(FM:0.5mm ピッチ) <内蔵フラッシュメモリ 256/128/64/32KB 品> LQFP48(FL:0.5mm ピッチ) <内蔵フラッシュメモリ 256/64/32KB 品>

*1: パッケージの種類によって、x x の数字が異なります

*2: 目標値

以 上

* 本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。