

【注意事項】**CS+用 RX コード生成,
e² studio Code Generator プラグイン,
RX コード生成支援ツール AP4****概要**

タイトルに記載している製品の使用上の注意事項を連絡します。

1. ポート方向レジスタ(PDR)設定に関する注意事項

1. ポート方向レジスタ(PDR)設定に関する注意事項**1.1 該当製品**

- CS+用 RX コード生成 V1.08.00 以降
- e² studio V3.0.1.9 以降 (Code Generator プラグイン V2.0.2 以降)
- RX コード生成支援ツール AP4 V1.07.00 以降

1.2 該当 MCU

- RX ファミリ : RX230 および RX231 グループ

1.3 内容

ポート方向レジスタ(PDR)に“存在しないポート”の制御ビットがある場合^(注)、その制御ビットを“1”(出力ポート)に設定しておく必要がありますが、正しくコード生成されません。

注：PDRは、MCUの仕様により“存在しないポート”の制御ビットが割り当てられている場合があります。

なお、本設定は、PIDRレジスタをリードする場合に必要です。PIDRレジスタのリードを使わない場合は、本注意事項による影響はありません。

1.4 回避策

該当MCUのユーザーズマニュアルを参照の上、以下の関数にポート方向レジスタ(PDR)の初期値を追記してください。なお、コード生成後は常に修正が必要です。

- ・ソースファイル“r_cg_port.c”の関数“void R_PORT_Create(void)”

<https://www.renesas.com/search/keyword-search.html#genre=document&q=r01uh0496>

RX230 グループ、RX231 グループ ユーザーズマニュアル ハードウェア編

21.4 ポート方向レジスタ(PDR)の初期化

以下に修正例を記します。

- ▶ RX231 グループ R5F52315AxFP(100ピン) において、PORT0 の設定を変更する場合

Port0	Port1	Port2	Port3	Port4	Port5	PortA	PortB	PortC	PortD	PortE	PortJ	
- P03 -												
<input type="radio"/> 使用しない	<input type="radio"/> 入力	<input checked="" type="radio"/> 出力	<input type="checkbox"/> 内蔵プルアップ									<input type="checkbox"/> 1を出力
- P05 -												
<input type="radio"/> 使用しない	<input checked="" type="radio"/> 入力	<input type="radio"/> 出力	<input type="checkbox"/> 内蔵プルアップ									<input type="checkbox"/> 1を出力
- P07 -												
<input type="radio"/> 使用しない	<input checked="" type="radio"/> 入力	<input type="radio"/> 出力	<input type="checkbox"/> 内蔵プルアップ									<input type="checkbox"/> 1を出力

図 1 R5F52315AxFP(100pin)で PORT0 を設定する場合の画面例

P00、P01、P02、P04、P06 が存在しないポートです。

赤字の処理を追記してください。

修正前：

```

/*****
* Function Name: R_PORT_Create
* Description  : This function initializes the Port I/O.
* Arguments    : None
* Return Value : None
*****/
void R_PORT_Create(void)
{
    PORT0.PDR.BYTE = _08_Pm3_MODE_OUTPUT;
}
    
```

修正後：

```

/*****
* Function Name: R_PORT_Create
* Description  : This function initializes the Port I/O.
* Arguments    : None
* Return Value : None
*****/
void R_PORT_Create(void)
{
    PORT0.PDR.BYTE = _08_Pm3_MODE_OUTPUT | 0x57;
}
    
```

参考：RX230 グループ、RX231 グループ ユーザーズマニュアル ハードウェア編
 21.4 ポート方向レジスタ(PDR) の初期化 抜粋

表21.3 100ピンのPDRレジスタの設定値

ポートシンボル	PDRレジスタ							
	b7	b6	b5	b4	b3	b2	b1	b0
PORT0		1		1		1	1	1
PORT1							1	1
PORT2								
PORT3			0					
PORT4								
PORT5	1	1						
PORTA								
PORTB								
PORTC								
PORTD								
PORTE								
PORTH (注1)	1	1	1	1				
PORTJ	1	1	1	1		1	1	1

0x57

注1. RX230グループの製品のみ設定が必要です。RX231グループの製品では設定する必要はありません。

1.5 恒久対策

今後のバージョンで改修予定です。

以上

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2017.03.01	-	新規発行

ルネサスエレクトロニクス株式会社
 〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

■総合お問い合わせ先
<https://www.renesas.com/contact/>

本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。

ニュース本文中の URL を予告なしに変更または中止することがありますので、あらかじめご承知ください。

すべての商標および登録商標は、それぞれの所有者に帰属します。