

# SuperH™ファミリ用 E10A-USB エミュレータ

ユーザーズマニュアル 別冊

SH7780 ご使用時の補足説明

SuperH™ファミリ

E10A-USB for SH7780 HS7780KCU01HJ

本資料に記載の全ての情報は本資料発行時点のものであり、ルネサス エレクトロニクスは、予告なしに、本資料に記載した製品または仕様を変更することがあります。  
ルネサス エレクトロニクスのホームページなどにより公開される最新情報をご確認ください。



## Regulatory Compliance Notices

### European Union regulatory notices

This product complies with the following EU Directives. (These directives are only valid in the European Union.)

#### CE Certifications:

- Electromagnetic Compatibility (EMC) Directive 2004/108/EC  
EN 55022 Class A

---

**WARNING:** This is a Class A product. In a domestic environment this product may cause radio interference in which case the user may be required to take adequate measures.

---


EN 55024

- Information for traceability
  - Authorised representative
    - Name: Renesas Electronics Corporation
    - Address: 1753, Shimonumabe, Nakahara-ku, Kawasaki, Kanagawa, 211-8668, Japan
  - Manufacturer
    - Name: Renesas Solutions Corp.
    - Address: Nippon Bldg., 2-6-2, Ote-machi, Chiyoda-ku, Tokyo 100-0004, Japan
  - Person responsible for placing on the market
    - Name: Renesas Electronics Europe Limited
    - Address: Dukes Meadow, Millboard Road, Bourne End, Buckinghamshire, SL8 5FH, U.K.

### Environmental Compliance and Certifications:

- Waste Electrical and Electronic Equipment (WEEE) Directive 2002/96/EC

#### WEEE Marking Notice (European Union Only)

	<p>Renesas development tools and products are directly covered by the European Union's Waste Electrical and Electronic Equipment, (WEEE), Directive 2002/96/EC. As a result, this equipment, including all accessories, must not be disposed of as household waste but through your locally recognized recycling or disposal schemes. As part of our commitment to environmental responsibility Renesas also offers to take back the equipment and has implemented a Tools Product Recycling Program for customers in Europe. This allows you to return equipment to Renesas for disposal through our approved Producer Compliance Scheme. To register for the program, click here "<a href="http://www.renesas.com/weee">http://www.renesas.com/weee</a>".</p>
---	---

### United States Regulatory notices on Electromagnetic compatibility

#### FCC Certifications (United States Only):

This equipment has been tested and found to comply with the limits for a Class A digital device, pursuant to Part 15 of the FCC Rules. These limits are designed to provide reasonable protection against harmful interference when the equipment is operated in a commercial environment. This equipment generates, uses, and can radiate radio frequency energy and, if not installed and used in accordance with the instruction manual, may cause harmful interference to radio communications. Operation of this equipment in a residential area is likely to cause harmful interference in which case the user will be required to correct the interference at his own expense.

---

**CAUTION:** Changes or modifications not expressly approved by the party responsible for compliance could void the user's authority to operate the equipment.

---

# 目次

1. エミュレータとユーザシステムとの接続について .....	1
1.1 E10A-USBエミュレータの構成 .....	1
1.2 E10A-USBエミュレータとユーザシステムの接続 .....	3
1.3 ユーザシステム上に実装するH-UDIポートコネクタ .....	4
1.4 H-UDIポートコネクタのピン配置 .....	5
1.5 H-UDIポートコネクタとチップ間の推奨接続例 .....	8
1.5.1 推奨接続例(36 ピンタイプ) .....	8
1.5.2 推奨接続例(14 ピンタイプ) .....	10
2. SH7780 ご使用時のソフトウェア仕様 .....	13
2.1 E10A-USBエミュレータとSH7780の相違点 .....	13
2.2 SH7780ご使用時のエミュレータ特有機能 .....	18
2.2.1 Event Condition 機能 .....	18
2.2.2 トレース機能 .....	24
2.2.3 JTAG (H-UDI) クロック (TCK)、AUD クロック (AUDCK) 使用時の注意事項 .....	34
2.2.4 [Breakpoint]ダイアログボックス設定時の注意事項 .....	34
2.2.5 [Event Condition]ダイアログボックス、BREAKCONDITION_SET コマンド設定時の 注意事項 .....	36
2.2.6 UBC_MODE コマンド設定時の注意事項 .....	36
2.2.7 PPC_MODE コマンド設定時の注意事項 .....	36
2.2.8 パフォーマンス測定機能 .....	37




## 1. エミュレータとユーザシステムとの接続について

---

### 1.1 E10A-USB エミュレータの構成

E10A-USB エミュレータは、SH7780 をサポートしています。  
表 1.1 に、E10A-USB エミュレータの構成を示します。

表 1.1 E10A-USB エミュレータの構成部品

分類	品名	構成品外観	数量	備考
ハードウェア	エミュレータ本体		1	HS0005KCU01H 縦：65.0 mm、横：97.0 mm、 高さ：20.0 mm、質量：72.9 g または HS0005KCU02H 縦：65.0 mm、横：97.0 mm、 高さ：20.0 mm、質量：73.7 g
	ユーザインタフェースケーブル		1	14 ピンタイプ 長さ：20 cm、質量：33.1 g
	ユーザインタフェースケーブル		1	36 ピンタイプ 長さ：20 cm、質量：49.2 g (製品型名：HS0005KCU02H のみ)
	USB ケーブル		1	長さ：150 cm、質量：50.6 g
ソフトウェア	E10A-USB エミュレータ セットアップ プログラム、  SuperH™ファミリ用 E10A-USB エミュレータ ユーザズマニュアル、  別冊 SH7780 ご使用時の補足説明 <sup>【注】</sup> 、  HS0005KCU01H , HS0005KCU02H テスト プログラムマニュアル		1	HS0005KCU01SR  HS0005KCU01HJ HS0005KCU01HE  HS7780KCU01HJ HS7780KCU01HE  HS0005TM01HJ HS0005TM01HE  (CD-R で提供)

【注】 その他 E10A-USB でサポートしている MPU の個別マニュアルが収録されています。  
対象 MPU を確認の上対象となる個別マニュアルをご参照ください。

## 1.2 E10A-USB エミュレータとユーザシステムの接続

E10A-USB エミュレータを接続するためには、ユーザシステム上に、ユーザ I/F ケーブルを接続するための H-UDI ポートコネクタを実装する必要があります。ユーザシステム設計の際、下記に示す H-UDI ポートコネクタとチップ間の推奨接続例を参考にしてください。

また、ユーザシステム設計の際には、E10A-USB ユーザーズマニュアルおよび関連するデバイスのハードウェアマニュアルを必ずよくお読みになしてください。

E10A-USB エミュレータ製品型名とそれに対応するコネクタタイプおよび AUD 機能の使用、非使用の関係を表 1.2 に示します。

表 1.2 製品型名と AUD 機能、コネクタタイプ対応表

製品型名	コネクタタイプ	AUD 機能
HS0005KCU01H, HS0005KCU02H	14 ピンタイプ	使用できません。
HS0005KCU02H	36 ピンタイプ	使用できます。

H-UDI ポートコネクタには、以下に示すように 36 ピンタイプと 14 ピンタイプがありますので、使用目的に合わせてご使用ください。

( 1 ) 36 ピンタイプ(AUD 機能有り)

AUD トレース機能に対応した36 ピンコネクタで、大容量のリアルタイムトレースが可能です。また、指定した範囲内のメモリアクセス (メモリアクセスアドレスやメモリアクセスデータ) をトレース取得するウィンドウトレース機能もサポートします。

( 2 ) 14 ピンタイプ(AUD 機能無し)

H-UDI 機能のみをサポートしており、AUD トレース機能を使用することはできません。トレース機能としては、内蔵トレース機能のみをサポートします。36 ピンタイプのコネクタより小さい(1/2.5)ため、ユーザシステム上のコネクタ実装面積が少なくてすみます。

### 1.3 ユーザシステム上に実装する H-UDI ポートコネクタ

E10A-USB エミュレータが推奨する H-UDI ポートコネクタを表 1.3 に示します。

表 1.3 推奨コネクタ

	型名	メーカー	仕様
14ピンコネクタ	7614 - 6002	住友スリーエム株式会社	14ピンストレートタイプ
36ピンコネクタ	DX10M-36S	ヒロセ電機株式会社	基板ネジ止めタイプ
	DX10M-36SE	ヒロセ電機株式会社	基板ロックピン止めタイプ
	DX10G1M-36SE	ヒロセ電機株式会社	基板ロックピン止めタイプ

**【留意事項】**

H-UDI ポートコネクタ実装時、14ピンコネクタ使用時は、周囲3mm四方に他の部品を実装しないでください。36ピンコネクタ使用時は、コネクタ実装部に配線しないでください。



## 1.4 H-UDI ポートコネクタのピン配置

H-UDI ポートコネクタの 36 ピンタイプのピン配置を図 1.1 に、14 ピンタイプのピン配置を図 1.2 に示します。

【注】下記に記載の H-UDI ポートコネクタのピン番号の数え方は、コネクタ製造元のピン番号の数え方と異なりますのでご注意ください。

(1) 36 ピンタイプのピン配置

ピン番号	信号名	入力/出力 【注1】	SH7780 ピン番号		備考	ピン番号	信号名	入力/出力 【注1】	SH7780 ピン番号		備考
			Port1	Port2					Port1	Port2	
1	AUDCK	出力	B18	B13		19	TMS	入力	D16	←	
2	GND	—				20	GND	—			
3	AUDATA0	出力	B19	C14		21	_TRST【注2】	入力	D17	←	
4	GND	—				22	(GND)【注4】	—			
5	AUDATA1	出力	A19	A15		23	TDI	入力	A17	←	
6	GND	—				24	GND	—			
7	AUDATA2	出力	D18	A16		25	TDO	出力	B17	←	
8	GND	—				26	GND	—			
9	AUDATA3	出力	C18	B16		27	_ASEBRK/ BRKACK【注2】	入出力	C17	←	
10	GND	—				28	GND	—			
11	AUDSYNC	出力	A18	C13		29	UVCC	出力			
12	GND	—				30	GND	—			
13	N. C.	—				31	_RESET【注2】	出力	A12	←	ユーザのリセット
14	GND	—				32	GND	—			
15	N. C.	—				33	GND【注3】	出力			
16	GND	—				34	GND	—			
17	TCK	入力	C16	←		35	N. C.	—			
18	GND	—				36	GND	—			

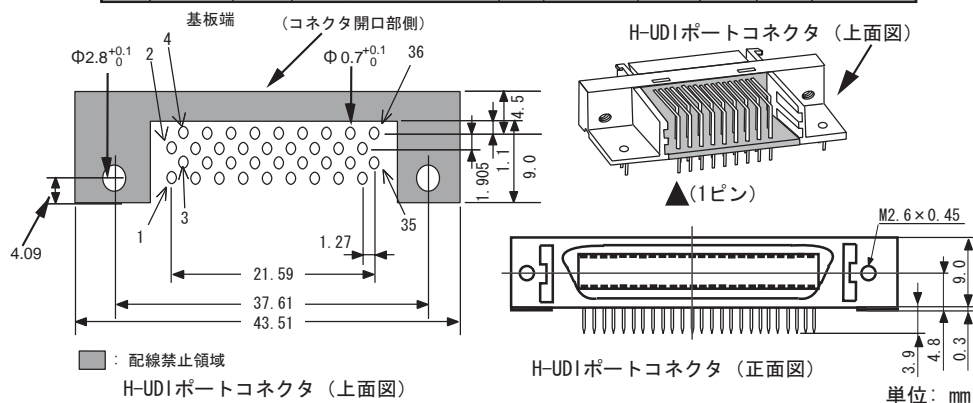


図 1.1 H-UDI ポートコネクタのピン配置(36 ピン)

- 【注】
1. ユーザシステム側からの入出力方向
  2. \_信号名：Low レベルで有効な信号
  3. ユーザシステム側の GND を検出することにより、ユーザシステムの接続と非接続を判別しています。
  4. ユーザインタフェースケーブルを接続することで MPMD 端子を"0"にする場合、GND に接続せず MPMD 端子に接続（直結）してください。

(2) 14 ピンタイプのピン配置

ピン番号	信号名	入力/出力 【注1】	SH7780 ピン番号	備考
1	TCK	入力	C16	
2	_TRST 【注2】	入力	D17	
3	TDO	出力	B17	
4	_ASEBRK /BRKACK 【注2】	入出力	C17	
5	TMS	入力	D16	
6	TDI	入力	A17	
7	_RESET 【注2】	出力	A12	ユーザの リセット
8	N. C.	—		
9	(GND) 【注4】	—		
11	UVCC	出力		
10, 12, 13	GND	—		
14	GND 【注3】	出力		

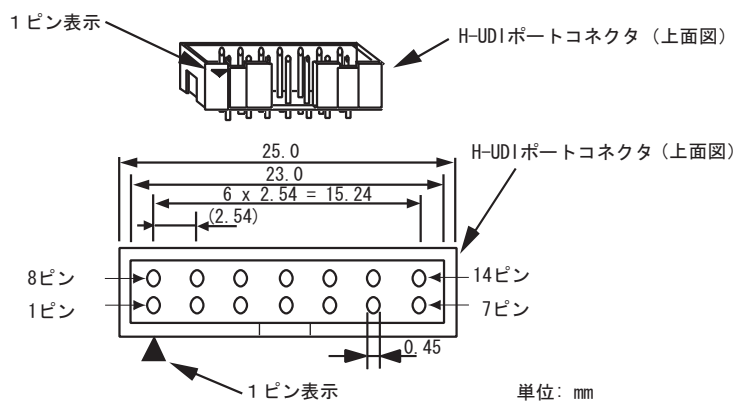


図 1.2 H-UDI ポートコネクタのピン配置(14 ピン)

- 【注】
1. ユーザシステム側からの入出力方向
  2. \_信号名：Low レベルで有効な信号
  3. ユーザシステム側の GND を検出することにより、ユーザシステムの接続と非接続を判別しています。
  4. ユーザインタフェースケーブルを接続することで MPMD 端子を"0"にする場合、GND に接続せず MPMD 端子に接続（直結）してください。

## 1.5 H-UDI ポートコネクタとチップ間の推奨接続例

### 1.5.1 推奨接続例(36 ピンタイプ)

E10A-USB エミュレータ使用時の H-UDI+AUD ポートコネクタ(36 ピンタイプ)とチップ間の推奨接続例を図 1.3 に示します。

- 【注】
1. H-UDI ポートコネクタの N.C.ピンには何も接続しないでください。
  2. MPMD 端子は、E10A-USB を接続する場合"0"ですが、E10A-USB を未接続状態で動作させる場合、信号レベルを"1"にする必要があります。  
E10A-USB を使用する場合 : MPMD = " 0 "  
E10A-USB を使用しない場合 : MPMD = " 1 "  
図 1.3 は、E10A-USB 接続時"0"(GND 接続)になるように、E10A-USB のユーザインタフェースケーブルを接続した時、GND となる回路例です。  
もし、MPMD 端子をスイッチ等で切り替える場合、22pin は MPMD 端子に接続せず、GND に接続してください。
  3. プルアップに連抵抗を使用する場合、他の端子によるノイズの影響を受ける可能性がありますので TCK は他の抵抗と分けてください。
  4. H-UDI ポートコネクタとチップ間のパターン長はできるだけ短くしてください。また、基板上で H-UDI ポートコネクタとチップ間以外への信号線の引き回しは行わないでください。
  5. AUD 信号 (AUDCK、AUDATA3~0、AUDSYNC) は高速で動作します。  
できるだけ等長配線してください。また、配線の分岐は避け、他の信号線を近接して配線しないようにしてください。
  6. MPU の H-UDI と AUD は VDDQ 電圧( IO 電源 )で動作するため、UVCC 端子には VDDQ 電圧のみ供給して下さい。また、この時、E10A-USB エミュレータのスイッチは、ユーザ電源を供給する設定(SW2=1,SW3=1 側)としてください。
  7. 図 1.3 に記載されている抵抗値は、参考値です。
  8. E10A-USB エミュレータを使用しない場合の端子処理については、関連するデバイスのハードウェアマニュアルを参照してください。
  9. \_TRST 端子は、H-UDI の使用の有無にかかわらず電源投入時に一定期間ローレベルにしなければなりません。
  10. AUDCK 端子は、H-UDI ポートコネクタとチップ間のパターンを GND ガードしてください。

- 図 1.3 の回路を組んだ場合の E10A-USB エミュレータのスイッチ設定：SW2=1, SW3=1
- スイッチ設定の詳細は、「SuperH™ファミリ用 E10A-USB エミュレータユーザズマニュアル 3.8 章 DIP スイッチの設定」を参照してください。

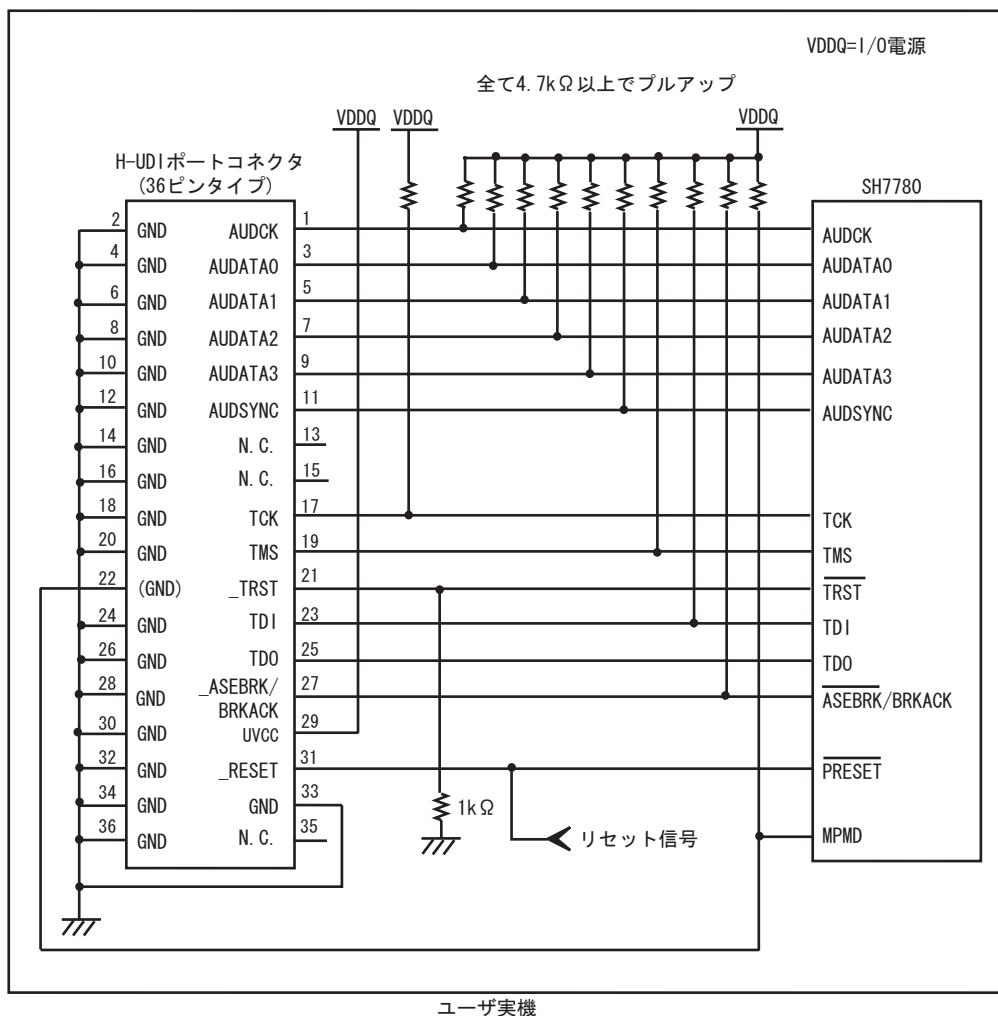


図 1.3 E10A-USB 使用時の H-UDI ポートコネクタ - チップ間の推奨接続例(36 ピンタイプ)

【注】 SH7780 の AUD 端子は、NAND 用端子 6 本と DMAC 用端子 6 本の両方に割り当てられています。  
 NAND 用端子 6 本を AUD 端子として使用するか、DMAC 用端子 6 本を AUD 端子として使用するかを決定していただき、いずれかを H-UDI ポートコネクタに接続してください。  
 以降 NAND 用端子 6 本を Port1、DMAC 用端子 6 本を Port2 と称します。

## 1.5.2 推奨接続例(14 ピンタイプ)

E10A-USB エミュレータ使用時の H-UDI ポートコネクタ(14 ピンタイプ)とチップ間の推奨接続例を図 1.4 に示します。

- 【注】
1. H-UDI ポートコネクタの N.C.ピンには何も接続しないでください。
  2. MPMD 端子は、E10A-USB を接続する場合"0"ですが、E10A-USB を未接続状態で動作させる場合、信号レベルを"1"にする必要があります。  
E10A-USB を使用する場合 : MPMD = " 0 "  
E10A-USB を使用しない場合 : MPMD = " 1 "  
図 1.4 は、E10A-USB 接続時"0"(GND 接続)になるように、E10A-USB のユーザインタフェースケーブルを接続した時、GND となる回路例です。  
もし、MPMD 端子をスイッチ等で切り替える場合、9pin は MPMD 端子に接続せず、GND に接続してください。
  3. プルアップに連抵抗を使用する場合、他の端子によるノイズの影響を受ける可能性がありますので TCK は他の抵抗と分けてください。
  4. H-UDI ポートコネクタとチップ間のパターン長はできるだけ短くしてください。また、基板上で H-UDI ポートコネクタとチップ間以外への信号線の引き回しは行わないでください。
  5. MPU の H-UDI と AUD は VDDQ 電圧( IO 電源 )で動作するため、UVCC 端子には VDDQ 電圧のみ供給して下さい。また、この時、E10A-USB エミュレータのスイッチは、ユーザ電源を供給する設定(SW2=1,SW3=1 側)としてください。
  6. 図 1.4 に記載されている抵抗値は、参考値です。
  7. \_TRST 端子は、H-UDI の使用の有無にかかわらず電源投入時に一定期間ローレベルにしなければなりません。
  8. E10A-USB エミュレータを使用しない場合の端子処理については、関連するデバイスのハードウェアマニュアルを参照してください。

- 図 1.4 の回路を組んだ場合の E10A-USB エミュレータのスイッチ設定：SW2=1, SW3=1
- スイッチ設定の詳細は、「SuperH™ファミリ用 E10A-USB エミュレータユーザーズマニュアル 3.8 章 DIP スイッチの設定」を参照してください。

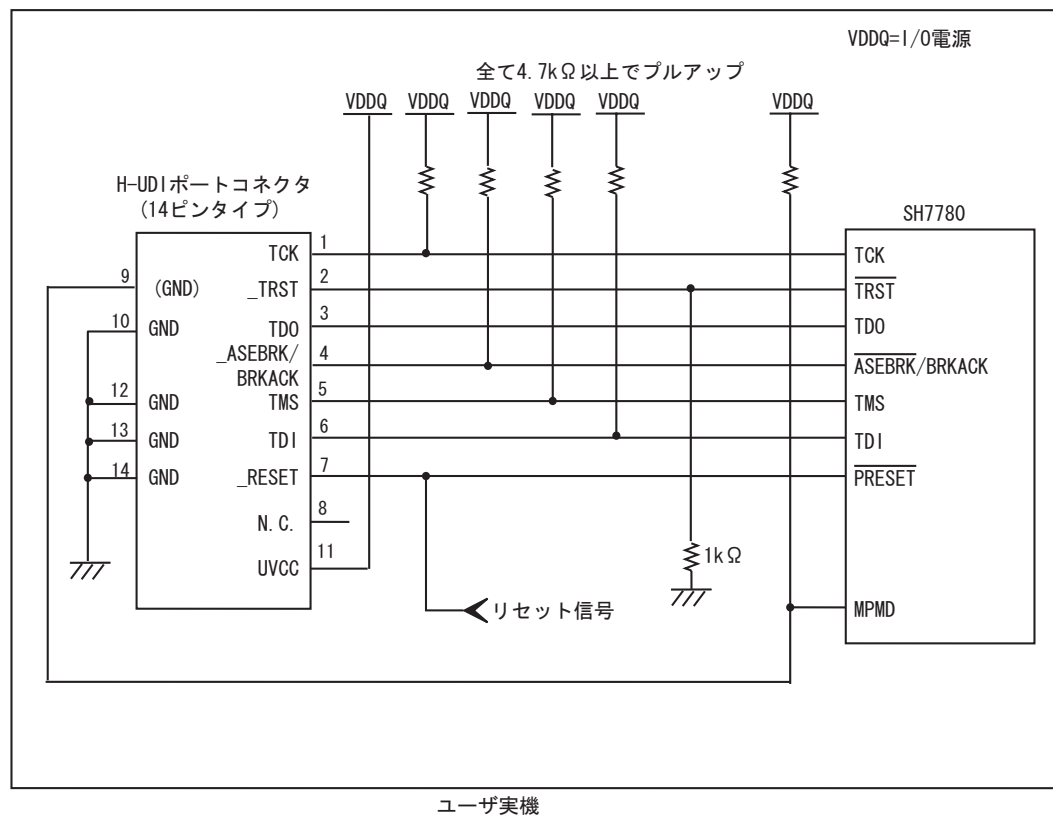


図 1.4 E10A-USB 使用時の H-UDI ポートコネクタ - チップ間の推奨接続例(14 ピンタイプ)





## 2. SH7780 ご使用時のソフトウェア仕様

### 2.1 E10A-USB エミュレータと SH7780 の相違点

- (1) E10A-USBエミュレータは、システム起動時に汎用レジスタやコントロールレジスタの一部を初期化していますので注意してください(表2.1)。なお、SH7780の初期値は不定です。ワークスペースから起動する場合は、セッションで保存されている値が入力されます。

表 2.1 E10A-USB エミュレータでのレジスタ初期値

状態	レジスタ名	E10A-USB エミュレータ
E10A-USB エミュレータ 起動時	R0 ~ R14	H'00000000
	R15(SP)	H'A0000000
	R0_BANK ~ R7_BANK	H'00000000
	PC	H'A0000000
	SR	H'700000F0
	GBR	H'00000000
	VBR	H'00000000
	MACH	H'00000000
	MACL	H'00000000
	PR	H'00000000
	DBR	H'00000000
	SGR	H'00000000
	SPC	H'00000000
	SSR	H'000000F0
	FPUL	H'00000000
	FPSCR	H'00040001
	FR0 ~ FR15	H'00000000
	XF0 ~ XF15	H'00000000

- (2) H-UDIはE10A-USBエミュレータで使用しているので、アクセスしないでください。
- (3) 低消費電力状態（スリープ、ソフトウェアスタンバイ、モジュールスタンバイ）  
SH7780には、低消費電力状態としてスリープ状態、ソフトウェアスタンバイ状態、モジュールスタンバイ状態があります。スリープ状態、ソフトウェアスタンバイ状態、モジュールスタンバイ状態は、SLEEP命令の実行により状態を切り替えます。E10A-USBエミュレータ使用時は、スリープ状態は通常の解除要因の他に、[Stop]ボタンによっても状態が解除され、ブレイクします。

**【留意事項】**

スリープ状態中に、メモリ参照や変更をしないでください。

## (4) リセット信号

SH7780のリセット信号は、GOボタンおよびSTEP系ボタンをクリックすることによるエミュレーションで有効です。したがって、E10A-USBエミュレータのコマンド待ち状態では、リセット信号はSH7780に入力されません。

**【留意事項】**

RESET#、BREQ# 端子が"Low"状態のまま、および WAIT 制御信号がアクティブのままユーザプログラムをブレイクしないでください。TIMEOUT エラーが発生します。また、ブレイク中に WAIT 制御信号がアクティブ、または BREQ#端子が"Low"固定状態になると、メモリアクセス時に TIMEOUT エラーが発生します。

## (5) ダイレクトメモリアクセスコントローラ(DMAC)

DMACはE10A-USBエミュレータ使用時でも機能しています。転送要求が発生すると、DMA転送を実行します。

## (6) ユーザプログラム実行中のメモリアクセス

ユーザプログラム実行中にメモリウィンドウ等からメモリアクセスした場合、E10A-USBエミュレータ内部でユーザプログラムの実行を一旦停止してメモリアクセスし、その後ユーザプログラムを再実行しています。したがって、ユーザプログラムのリアルタイム性はありません。

参考値として、以下の環境でのユーザプログラムの停止時間を示します。

環境

SH7780	: CPUクロック 400MHz
JTAGクロック	: TCKクロック 10MHz

コマンドラインウィンドウから1バイトメモリリードを行った場合、停止時間は約38 msとなります。

## (7) ユーザプログラムブレイク中のメモリアクセス

E10A-USBエミュレータは、フラッシュメモリ領域に対してダウンロードすることができます。( SuperH™ファミリ用 E10A-USB エミュレータユーザーズマニュアル 「6.22章 フラッシュメモリへのダウンロード機能」参照)

しかし他のメモリライト操作はRAM領域に対してのみ可能です。したがって、メモリライト、BREAKPOINT等の設定はRAM領域のみに行ってください。

- (8) ユーザプログラムブレイク中のキャッシュ操作  
 キャッシュイネーブルの場合、E10A-USBエミュレータは以下の方法でメモリアクセスしています。
- メモライト時：  
 キャッシュヒット：キャッシュに書き込み、外部へシングルライトを発行します。LRUの更新は行いません。  
 キャッシュミス： シングルライトを発行します。  
 キャッシュへの書き込みやLRUの更新はしません。
- メモリリード時：  
 キャッシュヒット：キャッシュから読み出しを行います。LRUの更新は行いません。  
 キャッシュミス： シングルリードを発行します。  
 キャッシュフィルやLRU更新はしません。
- したがって、ユーザプログラムブレイク中にメモリリードやライト操作を行っても、キャッシュの状態は変化しません。  
 ブレイクポイント設定時：命令キャッシュを無効にします。

- (9) ポートについて  
 AUDは、以下に示すようにマルチプレクスされています。

表 2.2 マルチプレクス一覧表

	機能 1	機能 2
Port1	FALE	AUDCK
	_FCE	AUDSYNC
	FD0	AUDATA0
	FD1	AUDATA1
	FD2	AUDATA2
	FD3	AUDATA3
Port2	_DRAK2/_CE2A	AUDCK
	_DRAK3/_CE2B	AUDSYNC
	_DREQ2/_INTB	AUDATA0
	_DREQ3/_INTC	AUDATA1
	_DACK2/_MRESETOUT	AUDATA2
	_DACK3/_IRQOUT	AUDATA3

【注】 デバイスのAUD端子をE10A-USBエミュレータに接続していない場合、機能1が使用できます。  
 E10A-USBエミュレータはAUDトレースを有効にすると強制的に機能2を使用するように変更します。

- (10) UBCについて  
 [Configuration]ダイアログボックスの[UBC mode]リストボックスで[User]を設定すると、UBCをユーザプログラムで使用することができます。  
 また、[Configuration]ダイアログボックスの[UBC mode]リストボックスで[EML]と設定している場合は、E10A-USBエミュレータでUBCを使用していますので、ユーザプログラムで使わないでください。

- (11) ブレーク中のメモリアクセスについて  
MMUが有効でブレーク中にメモリアクセスによりTLBエラーが発生した場合は、TLB例外抑止するか、ユーザ例外ハンドラにジャンプするかを選択することができます。  
[Configuration]ダイアログボックスの[TLB Mode]で選択を行います。[TLB miss exception is enable]を選択している場合、TLB例外ハンドラが正しく動作しないと「Communication Timeoutエラー」が発生します。  
[TLB miss exception is disable]を選択している場合、TLB例外が発生してもTLB例外ハンドラにジャンプしません。したがって、TLB例外ハンドラが正しく動作しない場合にでも「Communication Timeoutエラー」は発生しませんが、メモリ内容が正しく表示されない場合があります。
- (12) セッションロードについて  
[Configuration]ダイアログボックスの[JTAG clock]の情報は、セッションロードで回復されません。このため、TCKの値は、5MHzになります。
- (13) [IO]ウィンドウ
- 表示と変更  
ユーザブレークコントローラ ( User Break Controller ) は、E10A-USBエミュレータが使用するため、値の変更は行わないでください。  
ウォッチドッグタイマ ( Watchdog Timer ) の各レジスタは、読み出し / 書き込みの2つを用意しています。

表 2.3 ウォッチドッグタイマのレジスタ

レジスタ名	用途	レジスタ
WTCSR (W)	書き込み用	ウォッチドッグタイマコントロール / ステータスレジスタ
WTCNT (W)	書き込み用	ウォッチドッグタイマカウンタ
WTCSR(R)	読み出し用	ウォッチドッグタイマコントロール / ステータスレジスタ
WTCNT(R)	読み出し用	ウォッチドッグタイマカウンタ

ウォッチドッグタイマは、ユーザプログラムの実行時以外は動作しません。周波数変更レジスタの値は、[IO]ウィンドウや[Memory]ウィンドウから変更せず、必ずユーザプログラム内で変更してください。

E10A-USBエミュレータでは[IO]ウィンドウから内蔵I/Oレジスタにアクセスできますが、バスステートコントローラのSDMRレジスタに書き込む際には注意が必要です。SDMRレジスタに対して書き込みを行う場合、書き込みを行うアドレスをあらかじめI/Oレジスタ定義ファイル(SH7780.IO)に設定してから起動してください。I/Oレジスタファイルは、I/Oレジスタファイル作成後、デバイス仕様が変更になることがあります。I/Oレジスタファイルの各I/Oレジスタと、デバイスマニュアル記載のアドレスに相違がある場合は、デバイスマニュアルの記載にしたがって修正してご使用ください。I/Oレジスタは、I/Oレジスタファイルのフォーマットにしたがい、カスタマイズすることが可能です。なお、E10A-USBエミュレータでは、ビットフィールド機能についてはサポートしていませんので、ご了承ください。

- ベリファイ
  - [IO]ウィンドウにおいては、入力値のベリファイ機能は無効です。
- (14) 不当命令
  - 不当命令をSTEP実行すると、次のプログラムカウンタに進みません。
- (15) [デバッグ]メニューの[CPUのリセット]、[リセット後実行]について
  - [Configuration]ダイアログボックスの[Reset Mode]が[Auto]の場合、[CPUのリセット]、[リセット後実行]時にH-UDIリセットを発行します。
  - H-UDIリセットでは、クロックパルスジェネレータおよびウォッチドッグタイマは初期化されません。
  - 全リソースを初期化される場合は、[Configuration]ダイアログボックスの[Reset Mode]ドロップダウンリストボックスより[User]を選択してください。
  - [User]を選択した状態で[CPUのリセット]、[リセット後実行]を行うとユーザシステムのリセット信号入力待ちになります。

## 2.2 SH7780 ご使用時のエミュレータ特有機能

### 2.2.1 Event Condition 機能

E10A-USB エミュレータは、Ch 1～Ch12 の 12 個の Event 条件設定およびソフトウェアトレースの設定をすることができます。表 2.4 に Event Condition の条件の内容を示します。

表 2.4 Event Condition の条件

項番	Event Condition 条件	説明
1	アドレスバス条件 ( Address )	SH7780 のアドレスバスまたはプログラムカウンタの値が一致したときにブレイクします。
2	データバス条件 ( Data )	SH7780 のデータバスの値が一致したときにブレイクします。 バイト、ワード、ロングアクセスのデータサイズを指定できます。
3	バスステート条件 ( Bus State )	バスステート条件には、次の 2 つの条件設定があります。 Bus State 条件 : SH7780 のデータバス、X バス、Y バスアドレスバスのいずれかの値が一致したときにブレイクまたはトレース取得します。 Read/Write 条件 : 指定したリード/ライト条件と一致したときにブレイクまたはトレース取得します。
4	ウィンドウアドレス条件	指定したメモリ範囲内のデータをアクセスしたときにブレイク、またはトレース取得を行います。
5	システムバス	システムバス上のアドレス、データなどが一致したときにブレイク、またはトレース取得を行います。
6	LDTLB 命令ブレイク条件	SH7780 が LDTLB 命令を実行したときにブレイクします。
7	カウント	設定した条件が、指定した回数分成立したときにブレイクします。
8	分岐条件 (Branch trace)	SH7780 が設定した条件で分岐したときにブレイク、またはトレース取得を行います。(デフォルトではトレース取得が有効となっています。)
9	ソフトウェアトレース	ソフトウェアトレースを取得するかどうかを選択します。
10	Action	ブレイク、トレース、パフォーマンス開始/終了条件の設定など条件が一致したときの動作を選択します

表 2.5 に Ch 1 ~ Ch12 および Software trace で設定できる条件の組み合わせについて説明します。

表 2.5 Event Condition の条件設定用のダイアログボックス

ダイアログボックス	機能										
	アドレス バス条件 (Address)	データ バス 条件 (Data)	ASID 条件 (ASID)	バス ステ ート 条件 (Bus State)	ウィンドウ アドレス 条件 (Window address)	シス テム バス	LDTLB 命令 ブレイク	カウン ト 条件 (Count)	分岐 条件 (Branch Trace)	Software Trace	Action
[Event Condition 1] ダイアログボックス		×			×	×	×	×	×	×	(B・P)
[Event Condition 2] ダイアログボックス					×	×	×		×	×	(B・P)
[Event Condition 3] ダイアログボックス		×		×	×	×	×	×	×	×	(B・P)
[Event Condition 4] ダイアログボックス		×		×	×	×	×	×	×	×	(B・P)
[Event Condition 5] ダイアログボックス	×	×				×	×	×	×	×	(B・T・P)
[Event Condition 6] ダイアログボックス	×	×				×	×	×	×	×	(B・T・P)
[Event Condition 7] ダイアログボックス	×	×	×	×	×	×		×	×	×	ブレイク 固定
[Event Condition 8] ダイアログボックス		×	×	×	×		×	×	×	×	(B・T・P)
[Event Condition 9] ダイアログボックス		×	×	×	×		×	×	×	×	(B・T・P)
[Event Condition 10] ダイアログボックス		×			×	×	×	×	×	×	(B・P)
[Event Condition 11] ダイアログボックス					×	×	×		×	×	(B・P)
[Event Condition 12] ダイアログボックス	×	×	×	×	×	×	×	×		×	(B・T・P)
[Software trace] ダイアログボックス	×	×	×	×	×	×	×	×	×		トレース 固定

【注】 は、ダイアログボックスで設定できることを表します。

×は、設定できないことを表します。

Action 項目の

B は、ブレイク設定ができることを表します。

T は、トレース設定ができることを表します。

P は、パフォーマンス開始/終了条件の設定ができることを表します。

## (1) シーケンシャル設定

E10A-USB エミュレータは、Event Condition のシーケンシャル設定をすることができます。

表 2.6 シーケンシャルブレイク条件

	分類	ブレイク条件	説明
[CPU Sequential Event]ページ	2 Channel Sequential	Ch 2 -> 1	Event Condition 2,1 の順番で条件が成立したときにプログラムを停止します。 Ch2,1 に break 条件が設定されている必要があります。
		Ch 4 -> 3	Event Condition 4,3 の順番で条件が成立したときにプログラムを停止します。 Ch4,3 に break 条件が設定されている必要があります。
		Ch 6 -> 5	Event Condition 6,5 の順番で条件が成立したときにプログラムを停止します。 Ch6,5 に break 条件が設定されている必要があります。
		Ch 11 -> 10	Event Condition 11,10 の順番で条件が成立したときにプログラムを停止します。 Ch11,10 に break 条件が設定されている必要があります。
	Many Channel Sequential	Ch 3 -> 2 -> 1	Event Condition 3,2,1 の順番で条件が成立したときにプログラムを停止します。 Ch3,2,1 に break 条件が設定されている必要があります。
		Ch 4 -> 3 -> 2 -> 1	Event Condition 4,3,2,1 の順番で条件が成立したときにプログラムを停止します。 Ch4,3,2,1 に break 条件が設定されている必要があります。
		Ch 5 -> 4 -> 3 -> 2 -> 1	Event Condition 5,4,3,2,1 の順番で条件が成立したときにプログラムを停止します。 Ch5,4,3,2,1 に break 条件が設定されている必要があります。
		Ch 6 -> 5 -> 4 -> 3 -> 2 -> 1	Event Condition 6,5,4,3,2,1 の順番で条件が成立したときにプログラムを停止します。 Ch6, 5,4,3,2,1 に break 条件が設定されている必要があります。
		Ch 10 -> 6 -> 5 -> 4 -> 3 -> 2 -> 1	Event Condition 10,6,5,4,3,2,1 の順番で条件が成立したときにプログラムを停止します。 Ch10,6, 5,4,3,2,1 に break 条件が設定されている必要があります。
		Ch 11 -> 10 -> 6 -> 5 -> 4 -> 3 -> 2 -> 1	Event Condition 11,10,6,5,4,3,2,1 の順番で条件が成立したときにプログラムを停止します。 Ch11,10,6, 5,4,3,2,1 に break 条件が設定されている必要があります。
	CPU Extend		[CPU Sequential Extend]ページを展開します。 ここでは任意の組み合わせでシーケンシャル設定を行うことができます。 詳しくは「2.2.1 (2)シーケンシャルブレイクの拡張設定」を参照してください。



表 2.6 シーケンシャルブレイク条件 ( 続き )

	分類	ブレイク条件	説明
[System Bus Sequential Event]ページ	System Bus Sequential Event	Ch 9 -> 8	Event Condition 9,8 番で条件が成立したときにプログラムを停止します。 Ch9,8 に break 条件が設定されている必要があります。
		Ch 8 -> 9	Event Condition 8,9 番で条件が成立したときにプログラムを停止します。 Ch8,9 に break 条件が設定されている必要があります。
	System Bus Extend		[System Bus Sequential Extend]ページを展開します。 ここでは任意の組み合わせでシーケンシャル設定を行うことができます。 詳しくは「2.2.1 (2)シーケンシャルブレイクの拡張設定」を参照してください。

(2) シーケンシャルブレイク拡張設定

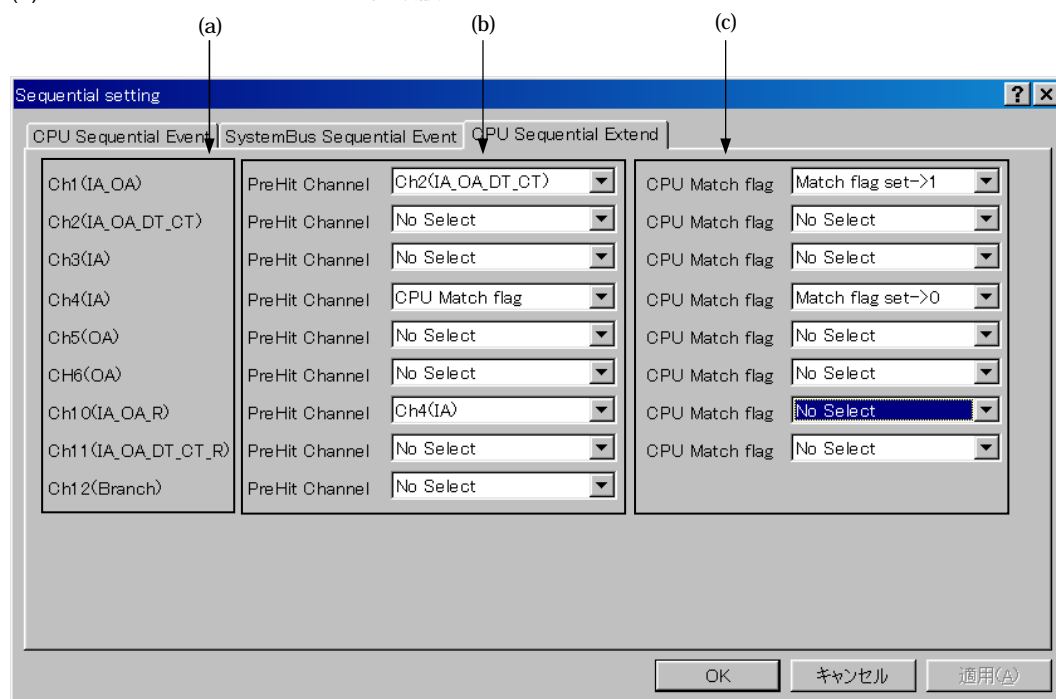


図 2.1 [CPU Sequential Extend]ページ

- (a) 条件を設定するチャンネル名を表します。
- (b) 条件を設定するチャンネルの前に成立させる条件を選択します。  
チャンネル名を選択した場合は、ここで選択したチャンネルが既に条件成立していることを必要条件とします。  
CPU Match flagを選択した場合は、CPU Match flagがセットされていることを必要条件とします。  
ここで選択されたチャンネルでの条件選択ではブレークは発生しません。
- (c) 条件が成立した場合に、CPU Match flagをセットまたはクリアします。  
プログラムがブレークするとCPU Match flagは初期化されます。

各チャンネルのブレーク条件設定は、[Event Condition]ダイアログボックスより設定を行ってください。

[System Bus Sequential Extend]ページでも同様です。

### (3) シーケンシャルブレーク拡張設定の使用例

製品添付のチュートリアルプログラムを例に説明します。

チュートリアルプログラムについては、「SuperH™ファミリ用 E10A-USB エミュレータユーザーズマニュアル 6章 チュートリアル」を参照してください。

Event Condition 条件を次のように設定します。

- 1. Ch 1  
アドレスH'00001068をPrefetch address break after executing条件が成立した時にブレークする。
- 2. Ch 2  
アドレスH'00001058をPrefetch address break after executing条件が成立した時にブレークする。
- 3. Ch 4  
アドレスH'0000107aをPrefetch address break after executing条件が成立した時にブレークする。
- 4. Ch10  
アドレスH'00001086をPrefetch address break after executing条件が成立した時にブレークする。

【注】 この時その他のチャンネルは設定しないでください。

- 5. [CPU Sequential Extend]ページを図2.1のように設定します。

次に、プログラムカウンタ、スタックポインタ (PC=H'00000800、R15=H'00010000) を[レジスタ]ウィンドウに設定して、[Go]ボタンをクリックしてください。

正常に実行できない場合は、一旦リセットを発行してから上記手順を実行してください。

Ch 10 の条件まで、プログラムを実行して停止します。

この時 Ch2 -> 1 -> 4 -> 10 の順で条件が成立しています。

<pre> 0x00001058 0x00001068 0x00001070  0x00001076 0x0000107a 0x0000107e 0x00001082 0x00001086 0x0000108a 0x0000108e 0x00001092 0x00001096 0x0000109a 0x0000109e </pre>	<pre> }   a[i] = j; } p_sam-&gt;sort(a); p_sam-&gt;change(a);  p_sam-&gt;s0=a[0]; p_sam-&gt;s1=a[1]; p_sam-&gt;s2=a[2]; p_sam-&gt;s3=a[3]; p_sam-&gt;s4=a[4]; p_sam-&gt;s5=a[5]; p_sam-&gt;s6=a[6]; p_sam-&gt;s7=a[7]; p_sam-&gt;s8=a[8]; p_sam-&gt;s9=a[9]; delete p_sam; } </pre>
---	---

図 2.2 実行停止時の[Source]ウィンドウ (シーケンシャルブレーク)

## 2.2.2 トレース機能

E10A-USB エミュレータには、表 2.7 に示すトレース機能が使用できます。

表 2.7 トレース機能一覧

機能	内蔵トレース	AUD トレース	メモリ出力トレース
分岐トレース機能	可 (8 分岐)	可	可
範囲内メモリアクセストレース機能	可 (8 事象)	可	可
ソフトウェアトレース機能	可 (8 事象)	可	可

なお、AUD 機能が使用できる製品は以下ですので、ご注意ください。

表 2.8 製品型名と AUD 機能対応表

製品型名	AUD 機能使用
HS0005KCU01H	使用できません。
HS0005KCU02H	使用できます。

## (1) 分岐トレース機能

分岐元、分岐先アドレスとそのソース、分岐種別、アクセスを行ったバスマスタの種別を表示します。

## 【設定方法】

[イベントポイント]ウィンドウのCh12(Branch)行をダブルクリックして開く[Branch trace]ダイアログボックスの[Branch trace]ページ[Branch]グループボックス中のチェックボックスにチェックをつけることで取得する分岐条件が設定できます。

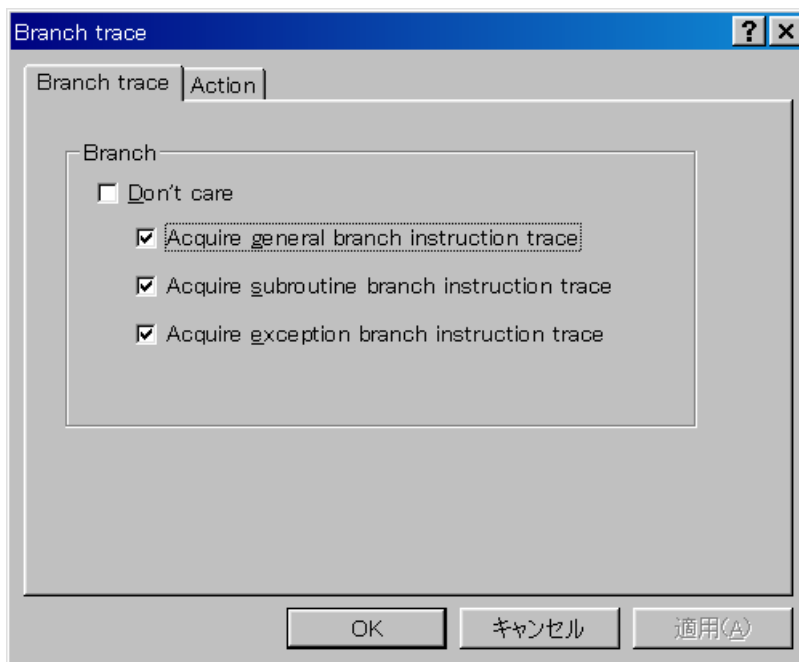


図 2.3 [Branch trace]ダイアログボックス

[Action]ページの[Acquire trace]チェックボックスにチェックをつけることによって分岐トレースが取得できます。

## 【留意事項】

設定を解除する場合は、Ch12(Branch)行を右クリックして開くポップアップメニューから削除を選択してください。

## (2) 範囲内メモリアクセストレース機能

指定した範囲内のメモリアクセスをトレース取得します。

それぞれトレース取得するバスの種類、ASID 値、バスサイクルとして、リードサイクル、ライトサイクル、またはリードライトサイクルを選択できます。

## 【設定方法】

- (i) [イベントポイント]ウィンドウの Ch5(OA)行または Ch6(OA)行をダブルクリックして [Event condition5]または[Event condition6]ダイアログボックスを開いてください。
- (ii) [Window address]ページの[Don't care]チェックボックスのチェックを外し設定するメモリ範囲を入力してください

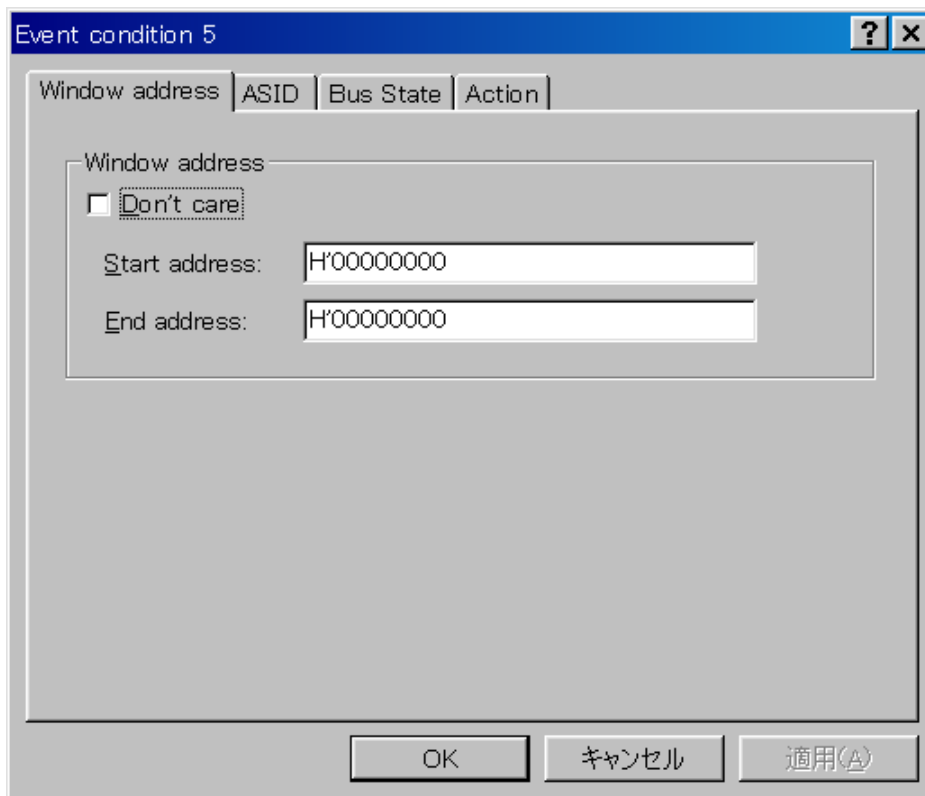


図 2.4 [Window address]ページ

- (iii) [ASID]ページを開き、[Don't care]チェックボックスのチェックを外し設定する ASID 値を入力してください。  
ASID 値を条件に設定しない場合は[Don't care]チェックボックスをチェックしたままにしてください。
- (iv) [Bus state]ページを開き、設定するバスの種類とバスサイクルを指定してください。

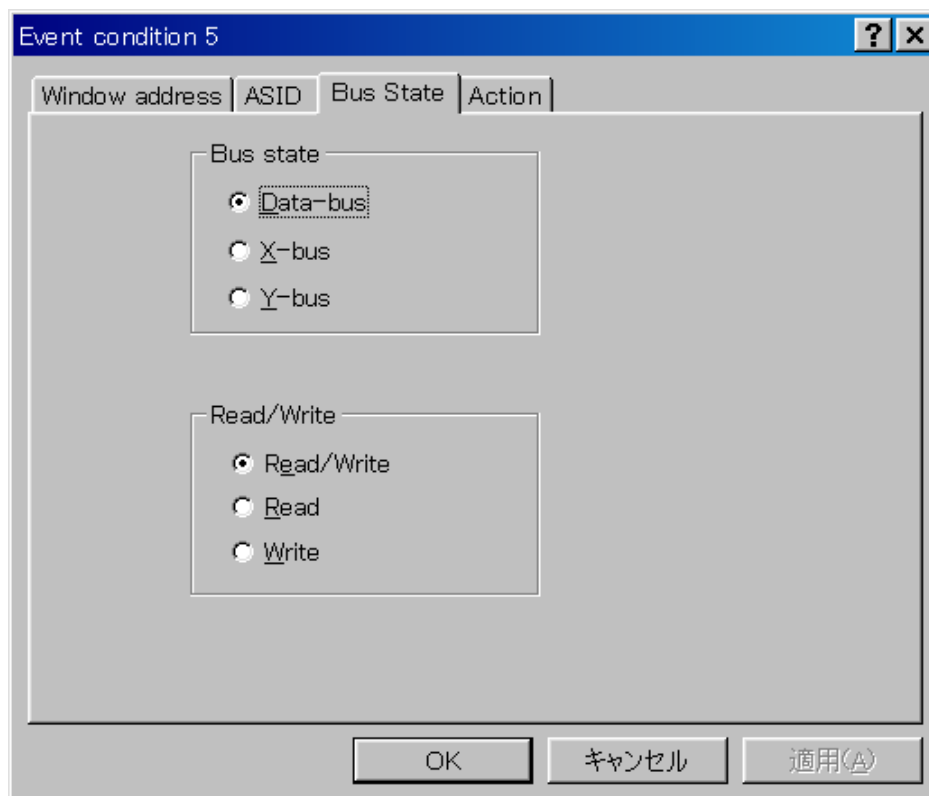


図 2.5 [Bus State]ページ

- (v) [Action]ページの[Acquire trace]チェックボックスにチェックをつけることによって範囲内メモリアクセストレースが取得できます。

**【留意事項】**

設定を解除する場合は、Ch5(OA)またはCh6(OA)行上を右クリックして開くポップアップメニューから削除を選択してください。

## (3) ソフトウェアトレース機能

## 【留意事項】

本機能はルネサスエレクトロニクス製 SHC/C++コンパイラ(OEM、バンドル販売品を含む)V6.0 よりサポートされます。

ただし、SH4 互換命令以外を出力される場合には SHC/C++コンパイラ(OEM、バンドル販売品を含む)V8.0 以降が必要です。

特殊な命令を実行した場合に、実行時の PC 値と 1 つの汎用レジスタ内容をトレース取得します。

あらかじめ、C ソース上に Trace(x)関数 (x は変数名) を記述し、コンパイル、リンクしてください。詳細は SuperH RISC engine C/C++コンパイラ、アセンブラ最適化リンケージエディタユーザーズマニュアルを参照してください。

ロードモジュールを E10A-USB エミュレータにロードし、ソフトウェアトレース機能を有効にして実行すると、Trace(x)関数を実行した PC 値と、x に対応する汎用レジスタの値と、ソースが表示されます。

ソフトウェアトレース機能を有効にするには、[イベントポイント]ウィンドウの software Trace 行をダブルクリックして開く [Software trace]ダイアログボックスで [Acquire Software trace]ラジオボタンをチェックしてください。

## 【留意事項】

設定を解除する場合は、[Software trace]ダイアログボックスで [Don't care]ラジオボタンをチェックするか、software Trace 行を右クリックして開くポップアップメニューから削除を選択してください。

## (4) 内蔵トレース

[Trace mode]ページの [Trace type]グループボックス中の、[Internal trace] ラジオボタンを選択することによって有効となる機能です。

ご使用になるトレース条件を設定して使用してください。

## 【留意事項】

1. プログラム実行 (ステップ実行を含む) 開始、終了時に割込みが発生した場合、エミュレータ使用領域のアドレスがトレース取得されることがあります。このとき、モニタ、オペランドの表示箇所次のメッセージが表示されます。このアドレスはユーザプログラムのアドレスではないので、無視してください。

\*\*\* EML \*\*\*

2. 例外分岐取得時において、完了型例外が発生したとき、例外発生したアドレスの次のアドレスが取得されます。
3. 以下の分岐命令は、トレース取得できません。
  - ・ BF, BT 命令のうち、ディスプレースメント値が 0 の場合
  - ・ リセットによる、H'A0000000 への分岐



## (5) AUD トレース

デバイスの AUD 端子を E10A-USB エミュレータに接続している場合に有効なトレース機能です。  
[Trace mode]ページの[Trace type]グループボックス中の、[AUD trace] ラジオボタンを選択することによって有効となります。

ご使用になるトレース条件を設定して使用してください。

表 2.9 に、各トレース機能で設定できる AUD トレースのトレース取得モードを示します。

表 2.9 AUD トレース取得モード

種別	モード	説明
トレース出力が連続して発生した場合の取得モード	Realtime trace モード	トレース情報を出力中に次の分岐が発生した場合、出力中のトレース情報は出力されますが、次のトレース情報は出力されません。このため、ユーザプログラムはリアルタイムに動作しますが、トレース情報が一部取得できないことがあります。
	Non realtime trace モード	トレース情報を出力中に次の分岐が発生した場合、トレース情報が出力し終わるまで、CPU は動作を停止します。このため、ユーザプログラムのリアルタイム性はありません。
E10A-USB エミュレータのトレースパuffaがフルになった場合の取得モード	Trace continue モード	古い情報に上書きして、常に最新の情報を取得します。
	Trace stop モード	その後のトレースを取得しません。ユーザプログラムは継続して実行されます。
AUD 端子モード	4bit	4 ビットの AUDATA 端子からトレースデータを取得します。
	8bit	8 ビットの AUDATA 端子からトレースデータを取得します。SH7780 をご使用の場合は選択できません。
AUD 端子選択 [注]	Port1	Port1 を AUD 端子として使用します。
	Port2	Port2 を AUD 端子として使用します。

【注】 E10A-USB エミュレータは AUD トレースを有効にすると指定された Port の端子機能を強制的に AUD 機能に変更します。

どちらの Port を使用するかを必ず選択してご使用ください。

Port 割り当てにつきましては、「表 2.2 マルチプレクス一覧表」を参照してください。

AUD トレース取得モードを設定するには、[Trace]ウィンドウを右クリックすることによって開くポップアップメニューから[設定]を選択し、[Acquisition]ダイアログボックスを開いてください。

[Acquisition]ダイアログボックスの[Trace mode]ページにある、[Trace mode1]、[Trace mode2]、[AUD mode]、[AUD Port select]グループボックスで設定できます。

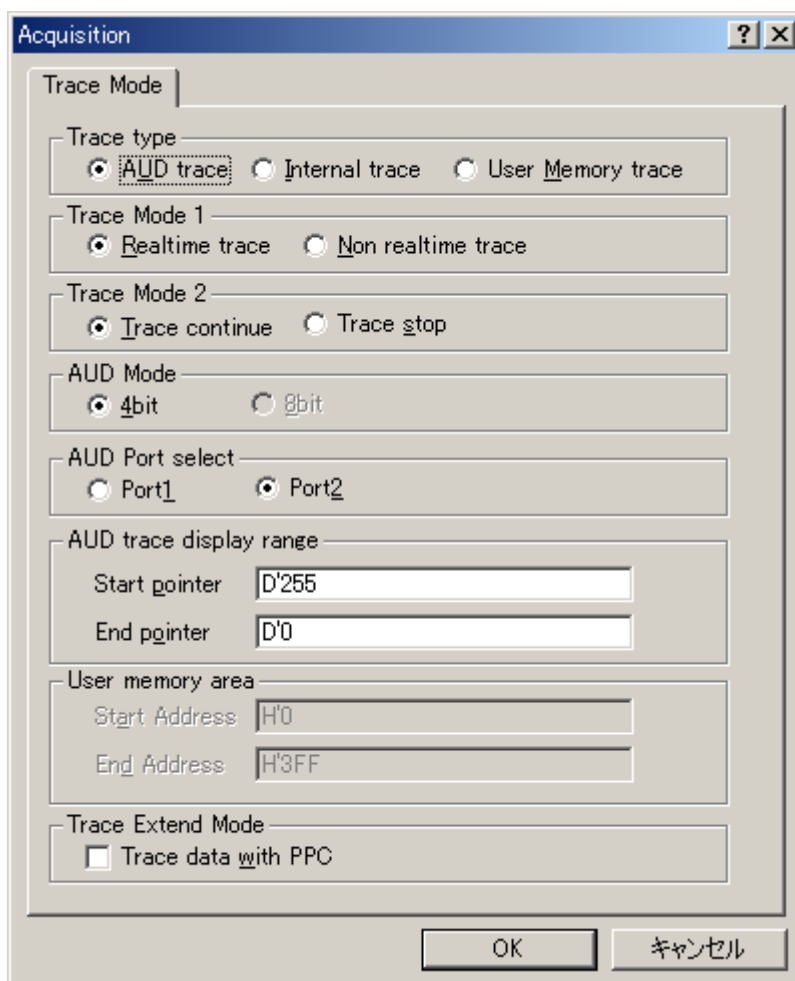


図 2.6 [Trace mode]ページ

## (6) AUD トレースの注意事項

1. ユーザプログラム実行中にトレース表示をした場合、二モニック、オペランド、ソース表示は行いません。
2. AUD分岐トレースは分岐先/元アドレス出力時に、前回出力した分岐先アドレスとの差分を出力しています。ウィンドウトレースはアドレス出力時に、前回出力したアドレスとの差分を出力しています。前回出力したアドレスと上位16ビットが同じであれば下位16ビット、上位24ビットが同じであれば下位8ビット、上位28ビットが同じであれば下位4ビットのみ出力します。  
E10A-USBエミュレータではこの差分から32ビットアドレスを再生して[Trace]ウィンドウに表示していますが、32ビットアドレスを表示できない場合があります。この場合は、前の32ビットアドレス表示からの差分を表示します。
3. 32ビットアドレスを表示できない場合には、ソース行は表示しません。
4. E10A-USBエミュレータでは、AUDトレース表示数削減のため、複数回ループする場合にはIPのみカウントアップします。
5. E10A-USBエミュレータでは、[Trace]ウィンドウの最大トレース表示数は65534行(32767分岐)になります。  
しかしトレースバッファに格納される最大個数は、出力されるAUDトレース情報によって異なります。したがって常に上記の個数を取得することはできません。
6. [Configuration]ダイアログボックスの[UBC mode]リストボックスで[User]を設定すると、AUDトレースは取得されません。この場合、[Trace]ウィンドウを終了してください。
7. 例外分岐取得時において、完了型例外が発生したとき、例外発生したアドレスの次のアドレスが取得されます。
8. ウィンドウアドレス条件とシステムバス条件を同時にトレース取得しないでください。

## (7) メモリ出力トレース機能

[Trace mode]ページの[Trace type]グループボックス中の、[User Memory trace] ラジオボタンを選択することによって有効となる機能です。

この機能では、指定したユーザメモリ範囲にトレースデータを書き出します。

[User memory area]グループボックス内の[Start]エディットボックスにトレース出力に使用するメモリ範囲の先頭アドレス、[End Address]エディットボックスにトレース出力に使用するメモリ範囲の終了アドレスを指定してください。

ご使用になるトレース条件を設定して使用してください。

表 2.10 に、各トレース機能で設定できるメモリ出力トレースのトレース取得モードを示します。

表 2.10 メモリ出力トレース取得モード

種別	モード	説明
トレース出力が連続して発生した場合の取得モード	Realtime trace モード	トレース情報を出力中に次の分岐が発生した場合、出力中のトレース情報は出力されますが、次のトレース情報は出力されません。このため、ユーザプログラムはリアルタイムに動作しますが、トレース情報が一部取得できないことがあります。
	Non realtime trace モード	トレース情報を出力中に次の分岐が発生した場合、トレース情報が出力し終わるまで、CPU は動作を停止します。このため、ユーザプログラムのリアルタイム性はありません。
E10A-USB エミュレータのトレースバッファがフルになった場合の取得モード	Trace continue モード	古い情報に上書きして、常に最新の情報を取得します。
	Trace stop モード	その後のトレースを取得しません。 ユーザプログラムは継続して実行されます。

メモリ出力トレース取得モードを設定するには、[Trace]ウィンドウを右クリックすることによって開くポップアップメニューから[設定]を選択し、[Acquisition]ダイアログボックスを開いてください。

[Acquisition]ダイアログボックスの[Trace mode]ページにある、[Trace mode1]、[Trace mode2]グループボックスで設定できます。

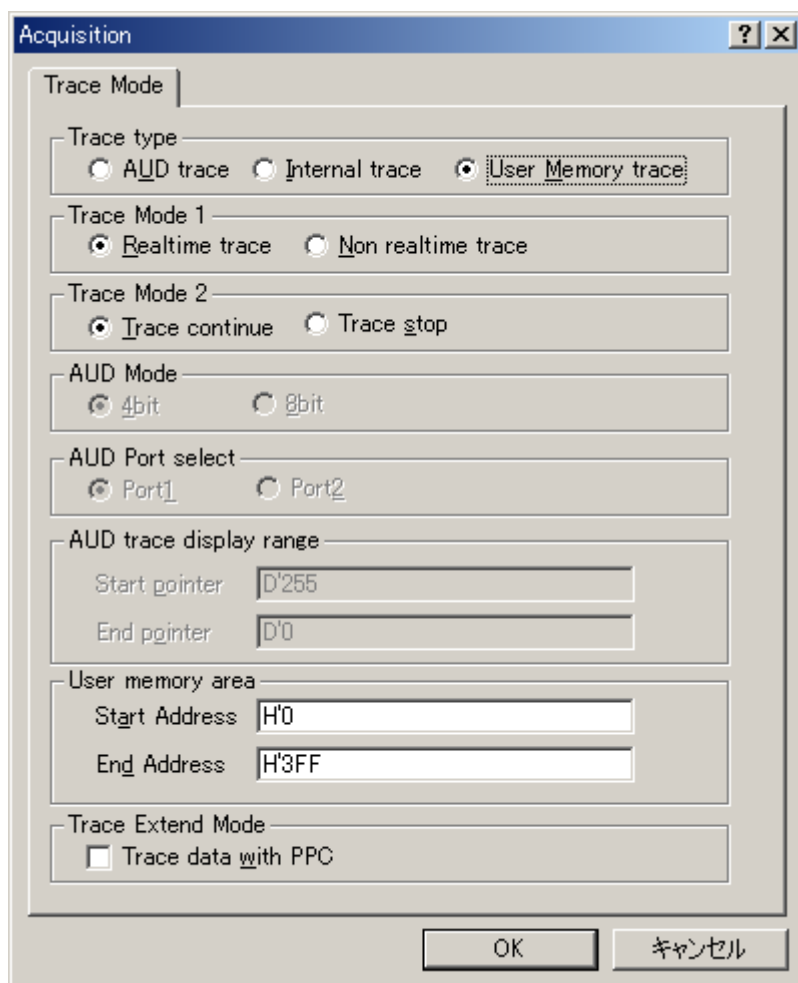


図 2.7 [Trace Mode]ページ

**【留意事項】**

1. 出力先のメモリ範囲は SystemBus 上のアドレスとなりますので、MMU/キャッシュ対象外です。
2. 出力先のメモリ範囲にはユーザプログラムがダウンロードされている範囲、ユーザプログラムよりアクセスを行う範囲は指定しないでください。
3. トレース出力範囲は 1MB 以下としてください。

### 2.2.3 JTAG (H-UDI) クロック (TCK)、AUD クロック (AUDCK) 使用時の注意事項

- (1) JTAGクロック (TCK) の周波数は、SH7780の周辺モジュールクロック (CKP) の周波数より小さくしてください。
- (2) AUDクロック (AUDCK) は、50MHz以下になるようにしてください。それ以上の周波数が入力されますと、E10A-USBが正常に動作しなくなります。
- (3) JTAGクロック (TCK) の設定値は、[CPUのリセット]、[リセット後実行]を行うと初期化されます。このため、TCKの値は、5MHzになります。

### 2.2.4 [Breakpoint]ダイアログボックス設定時の注意事項

- (1) 指定アドレスが奇数時は、偶数に切り捨てます。
- (2) BREAKPOINTは、命令を置き換える設定により実現するため、CS0～6空間のRAM領域と内蔵RAM領域にだけ設定できます。  
次に示すアドレスには設定できません。
  - CS0～6空間のROM領域
  - 内蔵RAMをのぞくCS0～6空間以外の領域
  - 遅延分岐命令のスロット命令
  - MMUによりリードのみ可に設定されている領域
- (3) ステップ実行中は、BREAKPOINTは無効です。
- (4) BREAKPOINTで停止後、そのアドレスから実行を再開する場合、そのアドレスをシングルステップにより実行し、次のPC値より継続実行を行うため、リアルタイム性はなくなります。
- (5) 遅延分岐命令のスロット命令にBREAKPOINTを設定した場合、PC値は不当な値となります。したがって、遅延分岐命令のスロット命令にBREAKPOINTを設定しないでください。
- (6) [Configuration]ダイアログボックスの[General]ページの[Memory area]グループボックスでNormalを指定した場合、VPMAP\_SETコマンド設定が無効であればコマンド入力時のSH7780のMMUの状態に従って、物理アドレスまたは論理アドレスにBREAKPOINTを設定します。ASID値は、コマンド入力時のSH7780のPTEHレジスタのASID値に従います。また、VPMAP\_SETコマンド設定が有効な場合VP\_MAPテーブルにしたがってアドレス変換した物理アドレスにBREAKPOINTを設定します。ただし、VP\_MAPテーブル範囲外のアドレスに対してはコマンド入力時のSH7780のMMU状態に従います。BREAKPOINT設定後にVP\_MAPテーブルを変更した場合でも、BREAKPOINT設定時のアドレス変換が有効です。

- (7) [Configuration]ダイアログボックスの[General]ページの[Memory area]グループボックスでPhysicalを指定した場合は物理アドレスにBREAKPOINTを設定します。プログラム実行時にSH7780のMMUを無効にしてからBREAKPOINTを設定し、設定後にMMUを元の状態に戻します。対応する論理アドレスでブレイクした場合、ステータスバーおよび[Output]ウィンドウに表示する停止要因は、BREAKPOINTではなく、ILLEGAL INSTRUCTIONになります。
- (8) [Configuration]ダイアログボックスの[General]ページの[Memory area]グループボックスでVirtualを指定した場合は論理アドレスにBREAKPOINTを設定します。プログラム実行時にSH7780のMMUを有効にしてからBREAKPOINTを設定し、設定後にMMUを元の状態に戻します。ASID値の指定がある場合は、指定されたASID値に従う論理アドレスにBREAKPOINTを設定します。E10A-USBエミュレータはASID値を指定値に書き換えてからBREAKPOINTを設定し、設定後にASID値を元の状態に戻します。ASID値の指定がない場合は、コマンド入力時のASID値に従う論理アドレスにBREAKPOINTを設定します。
- (9) BREAKPOINTが設定されるアドレス(物理アドレス)はBREAKPOINTを設定した時点で決まるため、設定後にVP\_MAPテーブルを書き換えてもBREAKPOINTの設定アドレスは変わりません。ただし、VP\_MAPテーブルが変更されたアドレスでBREAKPOINTが成立した場合、ステータスバーおよび[Output]ウィンドウに表示する停止要因は、BREAKPOINTではなくILLEGAL INSTRUCTIONとなります。
- (10) BREAKPOINTのアドレスがROM、フラッシュ領域などで正しく設定できなかった場合、Go実行後に[Memory]ウィンドウ等でREFRESHを行うと[Source], [Disassembly]ウィンドウの該当アドレスの[BP]エリアに が表示されることがあります。ただし、このアドレスではブレイクしません。また、ブレイク条件で停止すると の表示は消えます。

### 2.2.5 [Event Condition]ダイアログボックス、BREAKCONDITION\_SET コマンド設定時の注意事項

- (1) Event Condition 3の条件は、Go to cursor、Step In、Step Over、Step Out使用時は無効です。
- (2) Event Conditionの条件成立後に複数命令を実行してから停止することがあります。
- (3) 遅延分岐命令のスロット命令ではPCブレークの実行前にプログラムを停止することができません。遅延分岐命令のスロット命令にPCブレーク（実行前停止条件）を設定した場合、分岐先の命令実行前で停止します。

### 2.2.6 UBC\_MODE コマンド設定時の注意事項

[Configuration]ダイアログボックスにおいて、[UBC mode]リストボックス設定時に[User]と設定した場合、Event Condition の Ch10(IA\_OA\_R)と Ch11(IA\_OA\_DT\_CT\_R)は使用できません。

### 2.2.7 PPC\_MODE コマンド設定時の注意事項

[Configuration]ダイアログボックスにおいて、[PPC mode]リストボックス設定時に[User]と設定した場合、パフォーマンス解析機能の Ch1、Ch2 とプロファイル機能のオプション 1、オプション 2 は使用できません。



## 2.2.8 パフォーマンス測定機能

E10A-USB エミュレータは、パフォーマンス測定機能をサポートしています。

### (1) パフォーマンスの測定条件の設定

パフォーマンスの測定条件の設定は、[Performance Analysis]ダイアログボックス、および PERFORMANCE\_SET コマンドを使用します。[Performance Analysis]ダイアログボックスは、[パフォーマンス解析]ウィンドウ上の設定を行うチャンネル行を選択しマウスの右ボタンを押すと、ポップアップメニューが表示され、[設定]を選択すると表示されます。



図 2.8 [Performance Analysis]ダイアログボックス

#### 【留意事項】

コマンドラインシンタックスについては、オンラインヘルプを参照してください。

## (a) 測定開始 / 終了条件指定

測定開始 / 終了条件指定は、[イベントポイント]ウィンドウ[Event Condition]シートの Ch1 ~ 6、Ch8~12 をダブルクリックして開く、[Event Condition]ダイアログボックスで条件を設定した後 [Action]ページで測定開始 / 終了を指定してください。

## 【留意事項】

1. 測定開始 / 終了条件指定を行わなかった場合は、プログラムの実行で測定を開始し、ブレーク条件成立により測定を終了します。
2. 測定開始 / 終了条件のどちらか一方のみを指定した場合は、パフォーマンス測定を行うことができません。必ず測定開始 / 終了両方の条件指定を行ってください。
3. 測定開始 / 終了条件指定をした場合は、ステップ実行はできません。  
また、BREAKPOINT、CPU Event ブレーク条件で停止後、そのアドレスから実行を再開する場合、ステップ機能を使用するため動作できません。  
BREAKPOINT、CPU Event ブレーク条件を解除後に実行を再開してください。
4. 1つのチャンネルでブレーク条件と測定開始/終了条件指定を同時に使用することはできません。  
測定開始/終了条件指定をした場合は、ブレーク条件設定は無効になります。
5. 測定開始/終了条件を指定する場合は、[Eventcondition]の条件を条件成立から 9 命令以内にメモリアクセス命令が存在していない箇所に設定してください。

表 2.11 [Action]ページで指定できる条件

項目		意味
PA1	pa1_start_point	設定した Event Condition の条件をパフォーマンスチャンネル 1 の測定開始条件に設定します。
	pa1_end_point	設定した Event Condition の条件をパフォーマンスチャンネル 1 の測定終了条件に設定します。
PA2	pa2_start_point	設定した Event Condition の条件をパフォーマンスチャンネル 2 の測定開始条件に設定します。
	pa2_end_point	設定した Event Condition の条件をパフォーマンスチャンネル 2 の測定終了条件に設定します。
PA3	pa3_start_point	設定した Event Condition の条件をパフォーマンスチャンネル 3 の測定開始条件に設定します。
	pa3_end_point	設定した Event Condition の条件をパフォーマンスチャンネル 3 の測定終了条件に設定します。
PA4	pa4_start_point	設定した Event Condition の条件をパフォーマンスチャンネル 4 の測定開始条件に設定します。
	pa4_end_point	設定した Event Condition の条件をパフォーマンスチャンネル 4 の測定終了条件に設定します。

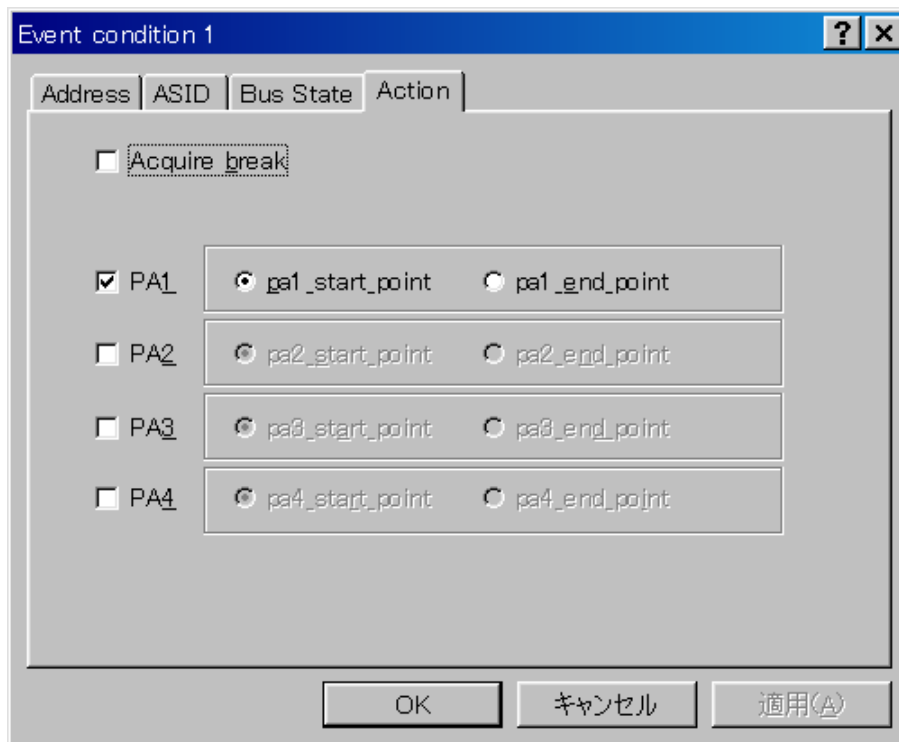


図 2.9 [Action]ページ

【注】 Ch8,9 では PA1、PA2 の設定はできません。

(b) 測定誤差について

- 測定値は、誤差を含みます。
- ブレーク発生の前後で誤差が生じることがあります。

上記につきましては、表 2.14 も参照してください。

## (c) 測定項目

測定項目は、Ch1～4 毎に [Performance Analysis]ダイアログボックスで行います。最大4つの条件を同時に指定可能です。表 2.12 に示します(表 2.12 のオプションは、PERFORMANCE\_SET コマンドの<mode>パラメータです。また、[Performance Analysis]ウィンドウの CONDITION に表示します)。

表 2.12 測定項目 (1)

大分類	分類	測定項目	オプション	備考
無効			なし	測定しない。
CPU 性能	サイクル	経過サイクル数	AC	パワーオンリセット期間を除きます。 CPU クロックでカウントします。
		特権モードサイクル数	PM	経過サイクル数中の特権モードサイクル数です。
		SR.BL ビットアサートサイクル数	BL	経過サイクル数中のSR.BLビット=1のサイクル数です。
	カウント (命令系)	有効命令発行回数	I	有効命令発行回数 + 2 命令同時実行回数 = 実行命令数 有効命令数とは、完了した命令数を指します。
		2 命令同時実行回数	2I	有効命令発行回数中の 2 命令同時実行された回数
	カウント (分岐系)	無条件分岐回数	BT	例外発生による分岐以外の無条件分岐回数です。ただし、RTE はカウントされません。
	カウント (例外、割り込み系)	例外受付回数	EA	割り込みを含みます。
		割り込み受け付け回数	INT	NMI を含みます。
		UBC チャンネルヒット回数	UBC	すべての CPU 内チャンネルヒット回数の OR でカウントします。
	ストール サイクル	フルトレースモード・ストールサイクル数(多重カウントあり)	SFM	すべての項目に対して独立にカウントされます。
フルトレースモード・ストールサイクル数(多重カウントなし)		SF	命令実行起因ストールサイクルと同時発生した場合には、本項目はカウントされません。	
TLB 性能	TLB	命令フェッチ UTLB ミス回数	UMI	命令フェッチによる TLB ミス例外発生回数(EXPEVT セット回数)
		オペランドアクセス UTLB ミス回数	UMO	オペランドアクセスによる TLB ミス例外発生回数(EXPEVT セット回数)
		ITLB ミス回数	IM	有効アクセスに対する ITLB ミス回数 (UTLB のミス/ヒットは考慮しません。)

表 2.12 測定項目 (2)

大分類	分類	測定項目	オプション	備考
命令バス性能	命令バス	命令側メモリアクセス回数	MIF	命令フェッチによるメモリアクセス回数 命令フェッチバスでキャンセルされたアクセスはカウントされません。 分岐予測中にフェッチされ実際には実行されなかった命令フェッチはカウントされません。 PREFI 命令によるアクセスを含みます。
		命令キャッシュアクセス回数	IC	命令側メモリアクセス回数中の命令キャッシュへのアクセス回数
		命令キャッシュミス回数	ICM	命令キャッシュアクセスによるキャッシュミス回数。(キャッシュミスにより CPU コア外へアクセスする回数。)
		命令側内蔵メモリアクセス回数 (XY-RAM または L メモリ)	XL	命令側メモリアクセス回数中の SH7780 における XY メモリまたは L メモリへのアクセス回数。
オペランドバス性能	アクセス	オペランド側メモリアクセス回数(リード)	MR	オペランドリードによるメモリアクセス回数(オペランドバス上でのロードに相当します)。 PREF 命令によるアクセスおよびキャンセルされたアクセスは対象外です。
		オペランド側メモリアクセス回数(ライト)	MW	オペランドライトによるメモリアクセス回数。(オペランドバス上でのストアに相当します)。 キャンセルされたアクセスは対象外です。
		オペランドキャッシュアクセス回数(リード)	CR	オペランド側メモリアクセス回数(リード)中のオペランドキャッシュリード回数
		オペランドキャッシュアクセス回数(ライト)	CW	オペランド側メモリアクセス回数(ライト)中のオペランドキャッシュライト回数
		オペランド側内蔵メモリアクセス回数(リード) (XY-RAM または L メモリ)	XLR	オペランド側メモリアクセス回数(リード)中の、SH7780 における XY メモリまたは L メモリへのアクセス回数 (XY バス経由/オペランドバス経由、両方含みます)。 また、MOVX、MOVY が同時に実行された時はリード/ライトによらず 1 カウント UP されます。)
オペランド側内蔵メモリアクセス回数(ライト) (XY-RAM または L メモリ)	XLW	オペランド側メモリアクセス回数(ライト)中の、SH7780 における XY メモリまたは L メモリへのアクセス回数 (XY バス経由/オペランドバス経由、両方含みます)。 また、MOVX、MOVY が同時に実行された時はリード/ライトによらず 1 カウント UP されます。)		

表 2.12 測定項目 (3)

大分類	分類	測定項目	オプション	備考
オペランドバス性能	アクセスミス	オペランドキャッシュミス回数(リード)	CMR	オペランドキャッシュアクセス回数(リード)のアクセスによるキャッシュミス回数(キャッシュミスによりコア外へアクセスする回数) PREF 命令によるミスはカウントされません。
		オペランドキャッシュミス回数(ライト)	CMW	オペランドキャッシュアクセス回数(ライト)のアクセスによるキャッシュミス回数(キャッシュミスによりコア外へアクセスする回数) ライトスルーの設定の場合、カウントされません。 PREF 命令によるミスはカウントされません。
	ウェイトサイクル	オペランドアクセスウェイトサイクル(リード)	WOR	オペランド側メモリアクセス回数(リード)によるウェイトサイクル数
		オペランドアクセスウェイトサイクル(ライト)	WOW	オペランド側メモリアクセス回数(ライト)によるウェイトサイクル数
		オペランドキャッシュミスウェイトサイクル(リード)	WCMR	オペランドキャッシュミス回数(リード)によるウェイトサイクル数(ただし、キャッシュF 競合などによるウェイトサイクル数を含みます)
		オペランドキャッシュミスウェイトサイクル(ライト)	WCMW	オペランドキャッシュミス回数(ライト)によるウェイトサイクル数
	システムバス性能 (Ch3,4 でのみ選択可能です。)	システムバス	リクエスト数	RQ
レスポンス数			RS	有効なバス使用サイクル数(セル数)を System Bus クロックでカウントします。
リクエストウェイトサイクル			WRQ	発行されたリクエスト(req)に対し、許可信号(gnt)が発行されないサイクルを System Bus クロックでカウントします。 複数のリクエストに対するウェイトが同時に発生しても 1 とカウントします。
レスポンスウェイトサイクル			WRS	発行されたレスポンス(r_req)に対し、許可信号(r_gnt)が発行されないサイクルを System Bus クロックでカウントします。 複数のレスポンスに対するウェイトが同時に発生しても 1 とカウントします。

以下に代表的な測定項目と測定方法を説明します。

表 2.13 代表的測定内容

代表的測定項目	測定方法
経過時間	経過サイクル数×CPUクロック周期
実行命令数	有効命令発行回数+2命令同時実行回数
割り込み受付回数	例外受付回数
命令フェッチ回数 (キャッシュ、非キャッシュ両方含む)	命令側メモリアクセス回数
命令キャッシュヒット率	(命令キャッシュアクセス回数 - 命令キャッシュミス回数)/命令キャッシュアクセス回数
オペランドアクセス回数 (キャッシュ、非キャッシュ両方含む)	オペランド側メモリアクセス回数(リード)+オペランド側メモリアクセス回数(ライト)
オペランドキャッシュヒット率(リード)	(オペランドキャッシュアクセス回数(リード) - オペランドキャッシュミス回数(リード))/オペランドキャッシュアクセス回数(リード)
オペランドキャッシュヒット率(ライト)	(オペランドキャッシュアクセス回数(ライト) - オペランドキャッシュミス回数(ライト))/オペランドキャッシュアクセス回数(ライト)
オペランドキャッシュヒット率	(オペランドキャッシュアクセス回数(リード) + オペランドキャッシュアクセス回数(ライト) - オペランドキャッシュミス回数(リード) - オペランドキャッシュミス回数(ライト))/(オペランドキャッシュアクセス回数(リード) + オペランドキャッシュアクセス回数(ライト))
System Bus リクエストバス占有率	(リクエスト数のCPUクロック換算値)/経過サイクル数
System Bus レスポンスバス占有率	(レスポンス数のCPUクロック換算値)/経過サイクル数

各測定条件については、表 2.14 に示す条件が発生した場合についてもカウントを行います。

表 2.14 パフォーマンス各測定条件においてカウントする場合

測定条件	留意事項
TLB のキャッシング可能ビットの設定により、キャッシングされない場合	キャッシュ可能領域へのアクセスにカウントされます。
キャッシュオンでのカウント	キャッシュ不可領域のアクセスがサイクル数、回数が実際よりも少なく、キャッシュ可能領域、X/Y-RAM、U-RAM エリアへのアクセスは実際よりも多くカウントされることがあります。
分岐回数のカウント	カウンタの値は、2 ずつ増えます。これは、1 回の分岐につき有効なサイクルが 2 サイクルという意味です。

**【留意事項】**

1. AUD トレース、メモリ出力トレースの Non realtime trace モード中は、ストールの発生状況や実行サイクルが変化するため、正確なカウントが出来ません。
2. カウンタのクロックソースが CPU クロックであるため、スリープモード等で CPU クロックが停止する場合は、カウントもストップします。

**(d) 測定結果格納カウンタの拡張設定**

測定結果を格納するカウンタは 32 ビットであり、2 本を接続して 64 ビットカウンタとして使用することも可能です。

64 ビットカウンタを設定するには、[Performance Analysis]ダイアログボックスの Ch1,3 の [Performance Analysis]ダイアログボックス[拡張カウンタ]グループボックスの[有効]チェックボックスをチェックしてください。

**(2) 測定結果の表示**

測定結果は、[Performance Analysis]ウィンドウ、または、PERFORMANCE\_ANALYSIS コマンドで行います。表示結果は 16 進数 (32 ビット) で表示します。

ただし、拡張カウンタを有効にしている場合は 16 進数 (64 ビット) で表示します。

**【留意事項】**

パフォーマンス測定の結果のカウンタがオーバーフローした場合、上位ビットを "\*" で表示します。

**(3) 測定結果の初期化**

測定結果の初期化は、[Performance Analysis]ウィンドウのポップアップメニューで [全てリセット]を選択するか、PERFORMANCE\_ANALYSIS コマンドで INIT を指定してください。



---

SuperH™ファミリ用 E10A-USB エミュレータ  
ユーザーズマニュアル 別冊  
SH7780 ご使用時の補足説明

発行年月日 2004年 12月 24日 Rev.1.00

2012年 8月 9日 Rev.2.00

発行 ルネサス エレクトロニクス株式会社

〒211-8668 神奈川県川崎市中原区下沼部1753

---



ルネサスエレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所・電話番号は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス販売株式会社 〒100-0004 千代田区大手町2-6-2（日本ビル）

(03)5201-5307

■技術的なお問合せおよび資料のご請求は下記へどうぞ。  
総合お問合せ窓口：<http://japan.renesas.com/contact/>



SuperH™ファミリ用 E10A-USB エミュレータ  
ユーザズマニュアル 別冊  
SH7780 ご使用時の補足説明