

# RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア  
ルネサス エレクトロニクス株式会社問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

|      |                            |               |                 |  |     |
|------|----------------------------|---------------|-----------------|--|-----|
| 製品分類 | MPU & MCU                  | 発行番号          | TN-RZ*-A0096A/J | Rev.   | 第1版 |
| 題名   | SCI/USB認証機能に関する訂正          |               | 情報分類            | 技術情報   |     |
| 適用製品 | RZ/T2M グループ<br>RZ/N2L グループ | 対象ロット等<br>すべて | 関連資料            | RZ/T2M グループ ユーザーズマニュアル ハードウェア編 Rev.1.00 (R01UH0916JJ0100)<br>RZ/N2L グループ ユーザーズマニュアル ハードウェア編 Rev.1.10 (R01UH0955JJ0110) |     |

ユーザーズマニュアルにおいて、SCI/USB 認証に関する記載がありますが、RZ/T2M グループ、RZ/N2L グループに搭載されている機能に不具合がありサポートできないことから、SCI/USB 認証に関するマニュアルの記述を削除いたします。

## 1. 3章 動作モード

- SCI/USB 認証に関する記述を訂正

### 【修正前】

#### 3.5.8 (or 9) SCI/USB 認証

SCI/USB 認証メカニズムは、SCI (UART) ブートモードとUSB ブートモードに対してアクセス許可をチェックします。

この認証を求められた際に、接続を許可するにはこの認証メカニズムに合格することが必要です。

OTP のSCI/USB ブート認証モード領域 (AUTHMODES) を設定することにより、認証レベルを次の3つの状態から選択可能です：

- 認証なし
- 認証
- 永久的に禁止

認証を選択する場合、事前にOTP のSCI/USB ブート認証ブレンテンキストID 領域 (SIDP) に128 ビット認証IDを書き込んでください。

認証を選択すると、ブート開始時に本LSI はSCI/USB から128 ビット認証ID の入力を要求します。認証に失敗すると、接続は許可されず、ブートは失敗します。ブートを再試行するためには、RES#端子のリセットが必要です。

永久的に禁止を選択すると、本 LSI は SCI/USB ブートモードによる接続を永久に禁止し、ブートは失敗します。

### 【修正後】

#### 3.5.8 (or 9) SCI/USBブート無効化

SCI/USBブートはOTPのSCI/USBブートモード無効領域 (SUDIS) の設定によって無効にすることができます。

無効を選択すると、本 LSI は SCI/USB ブートモードによる接続を永久に禁止し、ブートは失敗します。

2. 44章 ワンタイムプログラマブルメモリ (OTP)

- SCI/USB ブート認証平文 ID (SIDP) に関する記述を削除
- SCI/USB ブート認証モード (AUTHMODES) に関する記述を訂正

【修正前】

44.3.5 SCI/USB ブート認証モード (AUTHMODES)

SCI/USB ブート接続の認証方法を指定します。

Address(es): 0x18D

|                   |    |    |    |    |    |    |   |   |   |   |   |   |   |   |           |   |
|-------------------|----|----|----|----|----|----|---|---|---|---|---|---|---|---|-----------|---|
| Bit position      | 15 | 14 | 13 | 12 | 11 | 10 | 9 | 8 | 7 | 6 | 5 | 4 | 3 | 2 | 1         | 0 |
| Bit field         | —  | —  | —  | —  | —  | —  | — | — | — | — | — | — | — | — | MODE[1:0] |   |
| Value after reset | 0  | 0  | 0  | 0  | 0  | 0  | 0 | 0 | 0 | 0 | 0 | 0 | 0 | 0 | 0         | 0 |

| ビット  | シンボル      | 機能  | R/W |
|------|-----------|---|-----|
| 1:0  | MODE[1:0] | SCI/USB ブート認証モードを指定します。<br>0 0: 認証なし<br>0 1: 認証<br>1 x: SCI/USB ブート接続を永久に禁止 | R/W |
| 15:2 | —         | 予約  | —   |

【修正後】

44.3.5 SCI/USB ブートモード無効 (SUDIS)

SCI/USB ブートモードの有効/無効を指定します。

Address(es): 0x18D

|                    |    |    |    |    |    |    |   |   |   |   |   |   |   |   |     |   |
|--------------------|----|----|----|----|----|----|---|---|---|---|---|---|---|---|-----|---|
| Bit position       | 15 | 14 | 13 | 12 | 11 | 10 | 9 | 8 | 7 | 6 | 5 | 4 | 3 | 2 | 1   | 0 |
| Bit field          | —  | —  | —  | —  | —  | —  | — | — | — | — | — | — | — | — | DIS | — |
| Value before write | 0  | 0  | 0  | 0  | 0  | 0  | 0 | 0 | 0 | 0 | 0 | 0 | 0 | 0 | 0   | 0 |

| ビット  | シンボル | 機能   | R/W |
|------|------|--|-----|
| 0    | —    | 予約   | —   |
| 1    | DIS  | SCI/USB ブートモード無効化<br>0: SCI/USB ブートモード有効<br>1: SCI/USB ブートモード無効。接続を永久に禁止します。 | R/W |
| 15:2 | —    | 予約   | —   |