

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-V85-A001A/J	Rev.	第1版
題名	誤記訂正通知 V850ES/JG3-L ユーザーズマニュアル ハードウェア編 Rev.7.00		情報分類	技術情報	
適用製品	V850ES/JG3-L μ PD70F3841, μ PD70F3842	対象ロット等	関連資料	V850ES/JG3-L ユーザーズマニュアル ハードウェア編 Rev.7.00 (R01UH0165JJ0700)	
		全ロット			

V850ES/JG3-L ユーザーズマニュアル ハードウェア編 Rev.7.00 (R01UH0165JJ0700)において、下記訂正があります。
訂正後において、取り消し線部分（例：~~セパレート出力可能~~）が削除、網掛け部分（例：**6本**）が訂正箇所となります。
本訂正内容については、次回ユーザーズマニュアル改版時に修正します。

【訂正内容】

1. p22 表 1-1

<訂正前>

品名	μ PD70F3841	μ PD70F3842	μ PD70F3792	μ PD70F3793	μ PD70F3737	μ PD70F3738
外部バス・ インタフェース	アドレス・バス：22本 アドレス・データ・バス：16本 マルチプレクス・バス・モード (セパレート出力可能)		アドレス・バス：22本 アドレス・データ・バス：16本 セパレートバス/マルチプレクス・バス・モード選択可能			

<訂正後>

品名	μ PD70F3841	μ PD70F3842	μ PD70F3792	μ PD70F3793	μ PD70F3737	μ PD70F3738
外部バス・ インタフェース	アドレス・バス： 6本 アドレス・データ・バス：16本 マルチプレクス・バス・モード (セパレート出力可能)		アドレス・バス：22本 アドレス・データ・バス：16本 セパレートバス/マルチプレクス・バス・モード選択可能			

2. p23 1.2 特徴 メモリ空間

<訂正前>

- ・ 外部バス・インタフェース
 - ・ セパレート・バス/マルチプレクス・バス出力選択可能
(μ PD70F3737, 70F3738, 70F3792, 70F3793)
 - ・ マルチプレクス・バス・モード (セパレート・バス出力可能)
(μ PD70F3841, 70F3842)

<訂正後>

- ・ 外部バス・インタフェース
 - ・ セパレート・バス/マルチプレクス・バス出力選択可能
(μ PD70F3737, 70F3738, 70F3792, 70F3793)
 - ・ マルチプレクス・バス・モード ~~(セパレート・バス出力可能)~~
(μ PD70F3841, 70F3842)

3. p186 5.1 特徴

<訂正前>

最小で3バス・サイクルのマルチプレクス・バスとセパレート・バス出力可能
(μ PD70F3841, 70F3842)

<訂正後>

最小で3バス・サイクルのマルチプレクス・バスと~~セパレート・バス~~出力可能
(μ PD70F3841, 70F3842)

4. p187 5.2 バス制御端子

<訂正前>

μ PD70F3841, 70F3842 で、セパレート・バスを使用する場合も表 5-1 を参照してください。

<訂正後>

~~μ PD70F3841, 70F3842 で、セパレート・バスを使用する場合も表 5-1 を参照してください。~~

5. p187 表 5-1

<訂正前>

バス制御信号	入出力	機能	兼用ポート	ポート・モード/兼用機能の切り替えを行うレジスタ
AD0-AD15	入出力	アドレス/データ・バス	PDL0-PDL15	PMCDL レジスタ
A0-A15 注1	出力	アドレス・バス(セパレート出力として使用可能)	P90-P915	PMC9 レジスタ

<訂正後>

バス制御信号	入出力	機能	兼用ポート	ポート・モード/兼用機能の切り替えを行うレジスタ
AD0-AD15	入出力	アドレス/データ・バス	PDL0-PDL15	PMCDL レジスタ
A0-A15 注1	出力	アドレス・バス(セパレート出力として使用可能)	P90-P915	PMC9 レジスタ

6. p188 5.2.1

<訂正前>

内蔵 ROM, 内蔵 RAM, 内蔵周辺 I/O, 拡張内蔵 RAM へアクセスした場合, 各端子状態は次のようになります。

μ PD70F3841, 70F3842 で, セパレート・バスを使用する場合もマルチプレクス・バス・モードを参照してください。

<訂正後>

内蔵 ROM, 内蔵 RAM, 内蔵周辺 I/O, 拡張内蔵 RAM へアクセスした場合, 各端子状態は次のようになります。

~~μ PD70F3841, 70F3842 で, セパレート・バスを使用する場合もマルチプレクス・バス・モードを参照してください。~~

7. p191 5.4

<訂正前>

μ PD70F3841, 70F3842 では, マルチプレクス・バス・モード固定ですが, アドレス・バス(A0 - A15)を使用することで, セパレート・バスとして使用可能です。EXIMC レジスタはサポートしません。

<訂正後>

~~μ PD70F3841, 70F3842 では, マルチプレクス・バス・モード固定ですが, アドレス・バス(A0 - A15)を使用することで, セパレート・バスとして使用可能です。EXIMC レジスタはサポートしません。~~

8. p209 5.10

<訂正前>

μ PD70F3841, 70F3842 でセパレート・バスを使用する場合は, マルチプレクス・バス・モードのタイミングを参照してください。

<訂正後>

~~μ PD70F3841, 70F3842 でセパレート・バスを使用する場合は, マルチプレクス・バス・モードのタイミングを参照してください。~~

9. p209 図 5-5

<訂正前>

注 μ PD70F3841, 70F3842 は A21-A0 (セパレート出力として使用時)

<訂正後>

~~注 μ PD70F3841, 70F3842 は A21-A0 (セパレート出力として使用時)~~

10. p209 図 5-6

<訂正前>

注 μ PD70F3841, 70F3842 は A21-A0 (セパレート出力として使用時)

<訂正後>

~~注 μ PD70F3841, 70F3842 は A21-A0 (セパレート出力として使用時)~~

11. p210 図 5-7

<訂正前>

注 μ PD70F3841, 70F3842 は A21-A0 (セパレート出力として使用時)

<訂正後>

~~注 μ PD70F3841, 70F3842 は A21-A0 (セパレート出力として使用時)~~

12. p210 図 5-8

<訂正前>

注 μ PD70F3841, 70F3842 は A21-A0 (セパレート出力として使用時)

<訂正後>

~~注 μ PD70F3841, 70F3842 は A21-A0 (セパレート出力として使用時)~~

13. p211 図 5-9

<訂正前>

1. BCC レジスタの設定に依存しないアイドル・ステート (TI) です。
2. μ PD70F3841, 70F3842 は A21-A0 (セパレート出力として使用時)

<訂正後>

1. BCC レジスタの設定に依存しないアイドル・ステート (TI) です。
- ~~2. μ PD70F3841, 70F3842 は A21-A0 (セパレート出力として使用時)~~

14. p211 図 5-10

<訂正前>

注 μ PD70F3841, 70F3842 は A21-A0 (セパレート出力として使用時)

<訂正後>

~~注 μ PD70F3841, 70F3842 は A21-A0 (セパレート出力として使用時)~~

15. p1052 34.7.3

<訂正前>

使用のアクセス方式 (CLKOUT 非同期と CLKOUT 同期) どちらか一方のみ数値を満たしてください。どちらも満たす必要はありません。セパレート・バスを使用する場合も、マルチプレクス・バス・モードの数値を参照してください。

<訂正後>

使用のアクセス方式 (CLKOUT 非同期と CLKOUT 同期) どちらか一方のみ数値を満たしてください。どちらも満たす必要はありません。~~セパレート・バスを使用する場合も、マルチプレクス・バス・モードの数値を参照してください。~~

16. p1053 34.7.3 (1) (a) リード・サイクル(CLKOUT 非同期) : マルチプレクス・バス・モード時

<訂正前>

注 セパレート・バスとして使用する場合は A0-A21 です。

<訂正後>

~~注 セパレート・バスとして使用する場合は A0-A21 です。~~

17. p1054 34.7.3 (1) (a) ライト・サイクル(CLKOUT 非同期) : マルチプレクス・バス・モード時

<訂正前>

注 セパレート・バスとして使用する場合は A0-A21 です。

<訂正後>

~~注 セパレート・バスとして使用する場合は A0-A21 です。~~

18. p1055 34.7.3 (1) (b) リード・サイクル(CLKOUT 同期) : マルチプレクス・バス・モード時

<訂正前>

注 セパレート・バスとして使用する場合は A0-A21 です。

<訂正後>

~~注 セパレート・バスとして使用する場合は A0-A21 です。~~

19. p1056 34.7.3 (1) (b) ライト・サイクル(CLKOUT 同期) : マルチプレクス・バス・モード時

<訂正前>

注 セパレート・バスとして使用する場合は A0-A21 です。

<訂正後>

~~注 セパレート・バスとして使用する場合は A0-A21 です。~~