

# RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア  
ルネサス エレクトロニクス株式会社

問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

製品分類	MPU & MCU	発行番号	TN-RL*-A0112A/J	Rev.	第1版
題名	誤記訂正通知 RL78/L1C ユーザーズマニュアル Rev.2.21 の記載変更		情報分類	技術情報	
適用製品	RL78/L1C グループ	対象ロット等 全ロット	関連資料	RL78/L1C ユーザーズマニュアル ハードウェア編 Rev.2.21 R01UH0409JJ0221 (Nov.2022)	

RL78/L1C ユーザーズマニュアル ハードウェア編 Rev.2.21 (R01UH0409JJ0221) において、下記訂正がございます。

## 今回通知する訂正内容

訂正箇所	該当ページ	内容
8. 3. 4 リアルタイム・クロック・コントロール・レジスタ1 (RTCC1)	p.457	誤記訂正
図8-22 リアルタイム・クロック2の読み出し手順	p.471	誤記訂正
図8-23 リアルタイム・クロック2の書き込み手順	p.472	誤記訂正
34. 3. 2 電源電流特性	p.1186 ~ p.1189	誤記訂正
35. 3. 2 電源電流特性	p.1253 ~ p.1256	誤記訂正

## ドキュメント改善計画

本訂正内容については、次回ユーザーズマニュアル改版時に修正を行います。

ユーザーズマニュアルの訂正一覧

No	訂正内容と該当箇所			本通知での 該当ページ
	ドキュメント No.	和文	R01UH0409JJ0221	
1	8.3.4	リアルタイム・クロック・コントロール・レジスタ1 (RTCC1)	p.457	p.3
2	図8-22	リアルタイム・クロック2の読み出し手順	p.471	p.4
3	図8-23	リアルタイム・クロック2の書き込み手順	p.472	p.4
4	34.3.2	電源電流特性	p.1186 ~ p.1189	p.5 ~ p.7
5	35.3.2	電源電流特性	p.1253 ~ p.1256	p.8 ~ p.10

誤記訂正の該当箇所は、誤) **太字下線**、正) **グレー・ハッチング**で記載します。

発行文書履歴

RL78/L1C ユーザーズマニュアル Rev.2.21 誤記訂正通知 発行文書履歴

文書番号	発行日	記事
TN-RL*-A0112A/J	2023年1月19日	初版発行 訂正一覧の No.1 ~ No.5 の誤記訂正 (本通知です。)

1. 8.3.4 リアルタイム・クロック・コントロール・レジスタ 1 (RTCC1)  
(p.457)

誤)

図8-8 リアルタイム・クロック・コントロール・レジスタ1 (RTCC1) のフォーマット (3/3)

RWST	リアルタイム・クロック2のウェイト状態フラグ
0	カウンタ動作
1	カウンタ値読み出し、書き込みモード中

RWAITビットの設定が有効であることを示すステータス・フラグです。  
 カウンタ値の読み出し、書き込みは、このフラグの値が1になっていることを確認したあとで行ってください。  
 RWAITビットに0を設定しても、カウンタ書き込み動作中はRWSTビットは0になりません。書き込み動作完了後、0になります。

RWAIT	リアルタイム・クロック2のウェイト制御
0	カウンタ動作設定
1	SEC~YEARカウンタ停止設定。カウンタ値読み出し、書き込みモード

カウンタの動作を制御します。  
 カウンタ値を読み出し、書き込みを行う際は必ず“1”を書き込んでください。  
 カウンタ(16ビット)は動作を継続するので、1秒以内に読み出しや書き込みを終了し、0に戻してください。  
 RWAIT = 1に設定後、カウンタ値の読み出し、書き込みが可能(RWST = 1)となるまで最大1クロック(frTC)の時間がかかります。<sup>(注1, 注2)</sup> RWST = 1になっていることを確認したあとカウンタ読み出し、書き込みを行ってください。  
 カウンタ(16ビット)のオーバーフローがRWAIT = 1の時に起きた場合は、オーバーフローが起きたことを保持してRWAIT = 0になったあと、カウント・アップします。  
 ただし、秒カウント・レジスタへの書き込みを行った場合は、オーバーフローが起きたことを保持しません。

正)

図8-8 リアルタイム・クロック・コントロール・レジスタ1 (RTCC1) のフォーマット (3/3)

RWST	リアルタイム・クロック2のウェイト状態フラグ
0	カウンタ動作
1	カウンタ値読み出し、書き込みモード中

RWAITビットの設定が有効であることを示すステータス・フラグです。  
 カウンタ値の読み出し、書き込みは、このフラグの値が1になっていることを確認したあとで行ってください。  
 RWAITビットに0を設定しても、カウンタ書き込み動作中はRWSTビットは0になりません。書き込み動作完了後、0になります。

RWAIT	リアルタイム・クロック2のウェイト制御
0	カウンタ動作設定
1	SEC~YEARカウンタ停止設定。カウンタ値読み出し、書き込みモード

カウンタの動作を制御します。  
 カウンタ値を読み出し、書き込みを行う際は必ず“1”を書き込んでください。  
 カウンタ(16ビット)は動作を継続するので、1秒以内に読み出しや書き込みを終了し、0に戻してください。アラーム割り込みを使用するときに、カウンタの読み出し／書き込みを行う場合は、RTCC0レジスタのCT2~CT0ビットを010B(1秒毎に定周期割り込み発生)にして、RWAIT = 1からRWAIT = 0までの処理を次の定周期割り込みが発生するまでに行ってください。  
 RWAIT = 1に設定後、カウンタ値の読み出し、書き込みが可能(RWST = 1)となるまで最大1クロック(frTC)の時間がかかります。<sup>(注1, 注2)</sup> RWST = 1になっていることを確認したあとカウンタ読み出し、書き込みを行ってください。  
 カウンタ(16ビット)のオーバーフローがRWAIT = 1の時に起きた場合は、オーバーフローが起きたことを保持してRWAIT = 0になったあと、カウント・アップします。  
 ただし、秒カウント・レジスタへの書き込みを行った場合は、オーバーフローが起きたことを保持しません。

## 2. 図8-22 リアルタイム・クロック 2 の読み出し手順 (p.471)

### 誤)

- 注 1. カウンタ停止(RTCE = 0)時は RWST = 1 になりません。  
 注 2. STOP モードに移行する前には、必ず RWST = 0 であることを確認してください。

注意 RWAIT = 1 から RWAIT = 0 とするまでの処理を 1 秒以内で行ってください。

備考 SEC, MIN, HOUR, WEEK, DAY, MONTH, YEAR の読み出しの順番に制限はありません。  
 また、すべてのレジスタを設定する必要はなく、一部のレジスタのみを読み出しても構いません。

## 3. 図8-23 リアルタイム・クロック 2 の書き込み手順 (p.472)

### 誤)

- 注 1. カウンタ停止(RTCE = 0)時は RWST = 1 になりません。  
 注 2. STOP モードに移行する前には、必ず RWST = 0 であることを確認してください。

注意 1. RWAIT = 1 から RWAIT = 0 とするまでの処理を 1 秒以内で行ってください。  
 注意 2. カウンタ動作中(RTCE = 1)に SEC, MIN, HOUR, WEEK, DAY, MONTH, YEAR レジスタを書き換える場合は、INTRTC を割り込みマスク・フラグ・レジスタで割り込み処理禁止にしてから書き換えてください。また、書き換え後に WAFG フラグ、RIFG フラグ、RTCIF フラグをクリアしてください。

備考 SEC, MIN, HOUR, WEEK, DAY, MONTH, YEAR の読み出しの順番に制限はありません。また、すべてのレジスタを設定する必要はなく、一部のレジスタのみを読み出しても構いません。

### 正)

- 注 1. カウンタ停止(RTCE = 0)時は RWST = 1 になりません。  
 注 2. STOP モードに移行する前には、必ず RWST = 0 であることを確認してください。

注意 RWAIT = 1 から RWAIT = 0 とするまでの処理を 1 秒以内で行ってください。アラーム割り込みを使用するときに、カウンタ読み出しを行う場合は、RTCC0 レジスタの CT2~CT0 ビットを 010B (1 秒毎に定周期割り込み発生)にして、RWAIT = 1 から RWAIT = 0 までの処理を次の定周期割り込みが発生するまでに行ってください。

備考 SEC, MIN, HOUR, WEEK, DAY, MONTH, YEAR の読み出しの順番に制限はありません。  
 また、すべてのレジスタを設定する必要はなく、一部のレジスタのみを読み出しても構いません。

### 正)

- 注 1. カウンタ停止(RTCE = 0)時は RWST = 1 になりません。  
 注 2. STOP モードに移行する前には、必ず RWST = 0 であることを確認してください。

注意 1. RWAIT = 1 から RWAIT = 0 とするまでの処理を 1 秒以内で行ってください。アラーム割り込みを使用するときに、カウンタ書き込みを行う場合は、RTCC0 レジスタの CT2~CT0 ビットを 010B (1 秒毎に定周期割り込み発生)にして、RWAIT = 1 から RWAIT = 0 までの処理を次の定周期割り込みが発生するまでに行ってください。  
 注意 2. カウンタ動作中(RTCE = 1)に SEC, MIN, HOUR, WEEK, DAY, MONTH, YEAR レジスタを書き換える場合は、INTRTC を割り込みマスク・フラグ・レジスタで割り込み処理禁止にしてから書き換えてください。また、書き換え後に WAFG フラグ、RIFG フラグ、RTCIF フラグをクリアしてください。

備考 SEC, MIN, HOUR, WEEK, DAY, MONTH, YEAR の書き換えの順番に制限はありません。また、すべてのレジスタを設定する必要はなく、一部のレジスタのみを書き換えても構いません。

4. 34. 3. 2 電源電流特性 (p.1186 ~ p.1189)

誤)

34. 3. 2 電源電流特性

(TA = -40 ~ +85°C, 1.6 V ≤ VDD ≤ 3.6 V, VSS = 0 V) (1/2)

項目	略号	条件				MIN.	TYP.	MAX.	単位
電源電流注1	I <sub>DD1</sub>	動作モード	HS(高速メイン)モード注5	f <sub>HOCO</sub> = 48 MHz注3,	基本動作	V <sub>DD</sub> = 3.6 V	2.2	2.8	mA
				f <sub>IH</sub> = 24 MHz注3		V <sub>DD</sub> = 3.0 V	2.2	2.8	
		通常動作	V <sub>DD</sub> = 3.6 V	4.4	8.5				
			V <sub>DD</sub> = 3.0 V	4.4	8.5				
				f <sub>SUB</sub> = 32.768 kHz注4	通常動作	方形波入力	5.5	9.3	
				TA = +70°C	発振子接続		5.6	9.4	
				f <sub>SUB</sub> = 32.768 kHz注4	通常動作	方形波入力	6.2	13.3	
				TA = +85°C	発振子接続		6.2	13.4	

注 1. V<sub>DD</sub> に流れるトータル電流です。入力端子を V<sub>DD</sub> または V<sub>SS</sub> に固定した状態での入力リーク電流を含みます。また MAX. 値には **周辺動作電流を含みます**。ただし、LCD コントローラ/ドライバ、A/D コンバータ、D/A コンバータ、コンパレータ、LVD 回路、USB 2.0 ファンクション・モジュール、I/O ポート、内蔵プルアップ/プルダウン抵抗、データ・フラッシュ書き換え時に流れる電流は含みません。

注 2. 高速オンチップ・オシレータ、サブシステム・クロックは停止時。

注 3. 高速システム・クロック、サブシステム・クロックは停止時。

注 4. 高速オンチップ・オシレータ、高速システム・クロックは停止時。超低消費発振(AMPHS1 = 1) 設定時。**リアルタイム・クロック 2、12 ビット・インターバル・タイマ、ウォッチドッグ・タイマに流れる電流は含みません。**

注 5 動作モード、動作電圧範囲、CPU 動作周波数の関係を次に示します。

HS (高速メイン)モード : 2.7 V ≤ V<sub>DD</sub> ≤ 3.6 V @ 1 MHz ~ 24 MHz  
2.4 V ≤ V<sub>DD</sub> ≤ 3.6 V @ 1 MHz ~ 16 MHz

LS (低速メイン)モード : 1.8 V ≤ V<sub>DD</sub> ≤ 3.6 V @ 1 MHz ~ 8 MHz

LV (低電圧メイン)モード : 1.6 V ≤ V<sub>DD</sub> ≤ 3.6 V @ 1 MHz ~ 4 MHz

備考 1. f<sub>MX</sub> : 高速システム・クロック周波数(X1 クロック発振周波数または外部メイン・システム・クロック周波数)

備考 2. f<sub>HOCO</sub> : 高速オンチップ・オシレータ・クロック周波数(最大 48 MHz)

備考 3. f<sub>IH</sub> : 高速オンチップ・オシレータ・クロックの 1/2/4/8 分周、もしくは PLL クロックの 2/4/8 分周を選択したメイン・システム・クロック・ソースの周波数(最大 24 MHz)

備考 4. f<sub>SUB</sub> : サブシステム・クロック周波数(XT1 クロック発振周波数)

備考 5. 「サブシステム・クロック動作」以外の TYP.値の温度条件は、T<sub>A</sub> = 25° C です。

正)

34. 3. 2 電源電流特性

(TA = -40 ~ +85°C, 1.6 V ≤ VDD ≤ 3.6 V, VSS = 0 V) (1/2)

項目	略号	条件				MIN.	TYP.	MAX.	単位
電源電流注1	I <sub>DD1</sub>	動作モード	HS(高速メイン)モード注5	f <sub>HOCO</sub> = 48 MHz注3,	基本動作	V <sub>DD</sub> = 3.6 V	2.2	2.8	mA
				f <sub>IH</sub> = 24 MHz注3		V <sub>DD</sub> = 3.0 V	2.2	2.8	
		通常動作	V <sub>DD</sub> = 3.6 V	4.4	8.5				
			V <sub>DD</sub> = 3.0 V	4.4	8.5				
				f <sub>SUB</sub> = 32.768 kHz注4	通常動作	方形波入力	5.5	9.3	
				TA = +70°C	発振子接続		5.6	9.4	
				f <sub>SUB</sub> = 32.768 kHz注4	通常動作	方形波入力	6.2	13.3	
				TA = +85°C	発振子接続		6.2	13.4	

注 1. V<sub>DD</sub> に流れるトータル電流です。入力端子を V<sub>DD</sub> または V<sub>SS</sub> に固定した状態での入力リーク電流を含みます。HS (高速メイン)モード、LS (低速メイン)モード、LV (低電圧メイン)モード時、電源電流の TYP.値は周辺動作電流を含みません。MAX.値は **周辺動作電流を含みます**。ただし、LCD コントローラ/ドライバ、A/D コンバータ、D/A コンバータ、コンパレータ、LVD 回路、USB 2.0 ファンクション・モジュール、I/O ポート、内蔵プルアップ/プルダウン抵抗、データ・フラッシュ書き換え時に流れる電流は含みません。

サブシステム・クロック動作時、電源電流の TYP.値と MAX.値は周辺動作電流を含みません。ただし、HALT モード時はリアルタイム・クロック 2 に流れる電流を含みます

注 2. 高速オンチップ・オシレータ、サブシステム・クロックは停止時。

注 3. 高速システム・クロック、サブシステム・クロックは停止時。

注 4. 高速オンチップ・オシレータ、高速システム・クロックは停止時。

注 5 動作モード、動作電圧範囲、CPU 動作周波数の関係を次に示します。

HS (高速メイン)モード : 2.7 V ≤ V<sub>DD</sub> ≤ 3.6 V @ 1 MHz ~ 24 MHz  
2.4 V ≤ V<sub>DD</sub> ≤ 3.6 V @ 1 MHz ~ 16 MHz

LS (低速メイン)モード : 1.8 V ≤ V<sub>DD</sub> ≤ 3.6 V @ 1 MHz ~ 8 MHz

LV (低電圧メイン)モード : 1.6 V ≤ V<sub>DD</sub> ≤ 3.6 V @ 1 MHz ~ 4 MHz

備考 1. f<sub>MX</sub> : 高速システム・クロック周波数(X1 クロック発振周波数または外部メイン・システム・クロック周波数)

備考 2. f<sub>HOCO</sub> : 高速オンチップ・オシレータ・クロック周波数(最大 48 MHz)

備考 3. f<sub>IH</sub> : 高速オンチップ・オシレータ・クロックの 1/2/4/8 分周、もしくは PLL クロックの 2/4/8 分周を選択したメイン・システム・クロック・ソースの周波数(最大 24 MHz)

備考 4. f<sub>SUB</sub> : サブシステム・クロック周波数(XT1 クロック発振周波数)

備考 5. 「サブシステム・クロック動作」以外の TYP.値の温度条件は、T<sub>A</sub> = 25° C です。

(TA = -40 ~ +85°C, 1.6 V ≤ VDD ≤ 3.6 V, VSS = 0 V)

(2/2)

項目	略号	条件			MIN.	TYP.	MAX.	単位		
電源電流 <sup>注1</sup>	IDD2 <sup>注2</sup>	HALTモード	HS(高速メイン)モード <sup>注3</sup>	fHOCO = 48 MHz <sup>注4</sup> , VDD = 3.6 V		0.77	2.70	mA		
				fIH = 24 MHz <sup>注4</sup> , VDD = 3.0 V		0.77	2.70			
				fHOCO = 24 MHz <sup>注4</sup> , VDD = 3.6 V		0.55	1.91			
				fIH = 24 MHz <sup>注4</sup> , VDD = 3.0 V		0.55	1.90			
				fHOCO = 16 MHz <sup>注4</sup> , VDD = 3.6 V		0.48	1.41			
				fIH = 16 MHz <sup>注4</sup> , VDD = 3.0 V		0.47	1.41			
			LS(低速メイン)モード <sup>注3</sup>	fHOCO = 8 MHz <sup>注4</sup> , VDD = 3.0 V		300	770	μA		
				fIH = 8 MHz <sup>注4</sup> , VDD = 2.0 V		300	770			
				LV(低電圧メイン)モード <sup>注3</sup>	fHOCO = 4 MHz <sup>注4</sup> , VDD = 3.0 V		440		770	μA
					fIH = 4 MHz <sup>注4</sup> , VDD = 2.0 V		440		770	
				HS(高速メイン)モード <sup>注3</sup>	fMX = 20 MHz <sup>注3</sup> , VDD = 3.6 V	方形波入力	0.35		1.63	mA
						発振子接続	0.51		1.68	
		fMX = 20 MHz <sup>注3</sup> , VDD = 3.0 V	方形波入力			0.34	1.63			
		発振子接続	0.51			1.68				
		fMX = 16 MHz <sup>注3</sup> , VDD = 3.6 V	方形波入力			0.30	1.22			
		発振子接続	0.45			1.39				
		fMX = 16 MHz <sup>注3</sup> , VDD = 3.0 V	方形波入力		0.29	1.20				
			発振子接続		0.45	1.38				
			fMX = 10 MHz <sup>注3</sup> , VDD = 3.6 V		方形波入力	0.23	0.82			
					発振子接続	0.30	0.90			
fMX = 10 MHz <sup>注3</sup> , VDD = 3.0 V	方形波入力		0.22		0.81					
	発振子接続		0.30		0.89					
LS(低速メイン)モード <sup>注3</sup>	fMX = 8 MHz <sup>注3</sup> , VDD = 3.0 V	方形波入力	120	510	μA					
		発振子接続	170	560						
	fMX = 8 MHz <sup>注3</sup> , VDD = 2.0 V	方形波入力	130	520						
		発振子接続	170	570						
	IDD3 <sup>注6</sup>	STOPモード <sup>注8</sup>	TA = -40°C		0.18	0.52	μA			
			TA = +25°C		0.25	0.52				
			TA = +50°C		0.34	2.21				
			TA = +70°C		0.64	3.94				
			TA = +85°C		1.18	7.95				

- 注 1. VDD に流れるトータル電流です。入力端子を VDD または VSS に固定した状態での入力リーク電流を含みます。また MAX 値には周辺動作電流を含みます。ただし、LCD コントローラ/ドライバ、A/D コンバータ、D/A コンバータ、コンパレータ、LVD 回路、USB2.0 ファンクション・モジュール、I/O ポート、内蔵ブルアップ/ブルダウン抵抗、データ・フラッシュ書き換え時に流れる電流は含みません。
- 注 2. フラッシュ・メモリでの HALT 命令実行時。
- 注 3. 高速オンチップ・オシレータ、サブシステム・クロックは停止時。
- 注 4. 高速システム・クロック、サブシステム・クロックは停止時。
- 注 5. 高速オンチップ・オシレータ、高速システム・クロックは停止時。RTCLPC = 1, かつ超低消費発振(AMPHS1 = 1)設定時。  
リアルタイム・クロック 2 に流れる電流は含みます。ただし、12 ビット・インターバル・タイマ、ウォッチドッグ・タイマに流れる電流は含みません。
- 注 6. リアルタイム・クロック 2, 12 ビット・インターバル・タイマ、ウォッチドッグ・タイマに流れる電流は含みません。

(TA = -40 ~ +85°C, 1.6 V ≤ VDD ≤ 3.6 V, VSS = 0 V)

(2/2)

項目	略号	条件			MIN.	TYP.	MAX.	単位		
電源電流 <sup>注1</sup>	IDD2 <sup>注2</sup>	HALTモード	HS(高速メイン)モード <sup>注6</sup>	fHOCO = 48 MHz <sup>注4</sup> , VDD = 3.6 V		0.77	2.70	mA		
				fIH = 24 MHz <sup>注4</sup> , VDD = 3.0 V		0.77	2.70			
				fHOCO = 24 MHz <sup>注4</sup> , VDD = 3.6 V		0.55	1.91			
				fIH = 24 MHz <sup>注4</sup> , VDD = 3.0 V		0.55	1.90			
				fHOCO = 16 MHz <sup>注4</sup> , VDD = 3.6 V		0.48	1.41			
				fIH = 16 MHz <sup>注4</sup> , VDD = 3.0 V		0.47	1.41			
			LS(低速メイン)モード <sup>注6</sup>	fHOCO = 8 MHz <sup>注4</sup> , VDD = 3.0 V		300	770	μA		
				fIH = 8 MHz <sup>注4</sup> , VDD = 2.0 V		300	770			
				LV(低電圧メイン)モード <sup>注6</sup>	fHOCO = 4 MHz <sup>注4</sup> , VDD = 3.0 V		440		770	μA
					fIH = 4 MHz <sup>注4</sup> , VDD = 2.0 V		440		770	
				HS(高速メイン)モード <sup>注6</sup>	fMX = 20 MHz <sup>注3</sup> , VDD = 3.6 V	方形波入力	0.35		1.63	mA
						発振子接続	0.51		1.68	
		fMX = 20 MHz <sup>注3</sup> , VDD = 3.0 V	方形波入力			0.34	1.63			
		発振子接続	0.51			1.68				
		fMX = 16 MHz <sup>注3</sup> , VDD = 3.6 V	方形波入力			0.30	1.22			
		発振子接続	0.45			1.39				
		fMX = 16 MHz <sup>注3</sup> , VDD = 3.0 V	方形波入力		0.29	1.20				
			発振子接続		0.45	1.38				
			fMX = 10 MHz <sup>注3</sup> , VDD = 3.6 V		方形波入力	0.23	0.82			
					発振子接続	0.30	0.90			
fMX = 10 MHz <sup>注3</sup> , VDD = 3.0 V	方形波入力		0.22		0.81					
	発振子接続		0.30		0.89					
LS(低速メイン)モード <sup>注6</sup>	fMX = 8 MHz <sup>注3</sup> , VDD = 3.0 V	方形波入力	120	510	μA					
		発振子接続	170	560						
	fMX = 8 MHz <sup>注3</sup> , VDD = 2.0 V	方形波入力	130	520						
		発振子接続	170	570						
	IDD3	STOPモード <sup>注7</sup>	TA = -40°C		0.18	0.52	μA			
			TA = +25°C		0.25	0.52				
			TA = +50°C		0.34	2.21				
			TA = +70°C		0.64	3.94				
			TA = +85°C		1.18	7.95				

- 注 1. VDD に流れるトータル電流です。入力端子を VDD または VSS に固定した状態での入力リーク電流を含みます。HS (高速メイン) モード、LS (低速メイン) モード、LV (低電圧メイン) モード時、電源電流の TYP.値は周辺動作電流を含みません。MAX.値は周辺動作電流を含みます。ただし、LCD コントローラ/ドライバ、A/D コンバータ、D/A コンバータ、コンパレータ、LVD 回路、USB2.0 ファンクション・モジュール、I/O ポート、内蔵ブルアップ/ブルダウン抵抗、データ・フラッシュ書き換え時に流れる電流は含みません。
- サブシステム・クロック動作時、電源電流の TYP.値と MAX.値は周辺動作電流を含みません。ただし、HALT モード時はリアルタイム・クロック 2 に流れる電流を含みます。
- STOP モード時、電源電流の TYP.値と MAX.値は周辺動作電流を含みません。
- 注 2. フラッシュ・メモリでの HALT 命令実行時。
- 注 3. 高速オンチップ・オシレータ、サブシステム・クロックは停止時。
- 注 4. 高速システム・クロック、サブシステム・クロックは停止時。

注7. 動作モード、動作電圧範囲、CPU動作周波数の関係を次に示します。

HS (高速メイン)モード :  $2.7V \leq V_{DD} \leq 3.6V @ 1\text{ MHz} \sim 24\text{ MHz}$

$2.4V \leq V_{DD} \leq 3.6V @ 1\text{ MHz} \sim 16\text{ MHz}$

LS (低速メイン)モード :  $1.8V \leq V_{DD} \leq 3.6V @ 1\text{ MHz} \sim 8\text{ MHz}$

LV (低電圧メイン)モード :  $1.6V \leq V_{DD} \leq 3.6V @ 1\text{ MHz} \sim 4\text{ MHz}$

注8. STOPモード時にサブシステム・クロックを動作させる場合の電流値は、HALTモード時にサブシステム・クロックを動作させる場合の電流値を参照してください。

備考1.  $f_{MX}$  : 高速システム・クロック周波数(X1クロック発振周波数または外部メイン・システム・クロック周波数)

備考2.  $f_{HOCO}$  : 高速オンチップ・オシレータ・クロック周波数(最大48MHz)

備考3.  $f_{IH}$  : 高速オンチップ・オシレータ・クロックの1/2/4/8分周、もしくはPLLクロックの2/4/8分周を選択したメイン・システム・クロック・ソースの周波数(最大24MHz)

備考4.  $f_{SUB}$  : サブシステム・クロック周波数(XT1クロック発振周波数)

備考5. 「サブシステム・クロック動作」以外のTYP.値の温度条件は、 $T_A = 25^\circ\text{C}$ です。

発行日：2023年1月19日

注5. 高速オンチップ・オシレータ、高速システム・クロックは停止時。RTCLPC = 1、かつ超低消費発振(AMPHS1 = 1)設定時。

注6. 動作モード、動作電圧範囲、CPU動作周波数の関係を次に示します。

HS (高速メイン)モード :  $2.7V \leq V_{DD} \leq 3.6V @ 1\text{ MHz} \sim 24\text{ MHz}$

$2.4V \leq V_{DD} \leq 3.6V @ 1\text{ MHz} \sim 16\text{ MHz}$

LS (低速メイン)モード :  $1.8V \leq V_{DD} \leq 3.6V @ 1\text{ MHz} \sim 8\text{ MHz}$

LV (低電圧メイン)モード :  $1.6V \leq V_{DD} \leq 3.6V @ 1\text{ MHz} \sim 4\text{ MHz}$

注7. STOPモード時にサブシステム・クロックを動作させる場合の電流値は、HALTモード時にサブシステム・クロックを動作させる場合の電流値を参照してください。

備考1.  $f_{MX}$  : 高速システム・クロック周波数(X1クロック発振周波数または外部メイン・システム・クロック周波数)

備考2.  $f_{HOCO}$  : 高速オンチップ・オシレータ・クロック周波数(最大48MHz)

備考3.  $f_{IH}$  : 高速オンチップ・オシレータ・クロックの1/2/4/8分周、もしくはPLLクロックの2/4/8分周を選択したメイン・システム・クロック・ソースの周波数(最大24MHz)

備考4.  $f_{SUB}$  : サブシステム・クロック周波数(XT1クロック発振周波数)

備考5. 「サブシステム・クロック動作」、「STOPモード」以外のTYP.値の温度条件は、 $T_A = 25^\circ\text{C}$ です。

5. 35. 3. 2 電源電流特性 (p.1253 ~ p.1256)

誤)

35. 3. 2 電源電流特性

( $T_A = -40 \sim +105^{\circ}\text{C}$ ,  $2.4\text{ V} \leq V_{DD} \leq 3.6\text{ V}$ ,  $V_{SS} = 0\text{ V}$ ) (1/2)

項目	略号	条件				MIN.	TYP.	MAX.	単位
電源電流 <sup>注1</sup>	IDD1	動作モード	HS(高速メイン)モード <sup>注5</sup>	f <sub>HOCO</sub> = 48 MHz <sup>注3</sup> , f <sub>IH</sub> = 24 MHz <sup>注3</sup>	基本動作	VDD = 3.6 V	2.2	2.9	mA
						VDD = 3.0 V	2.2	2.9	
		通常動作	VDD = 3.6 V	4.4	9.2				
			VDD = 3.0 V	4.4	9.2				
				f <sub>SUB</sub> = 32.768 kHz <sup>注4</sup> T <sub>A</sub> = +85°C	通常動作	方形波入力 発振子接続	6.2 6.2	13.3 13.4	
				f <sub>SUB</sub> = 32.768 kHz <sup>注4</sup> T <sub>A</sub> = +105°C	通常動作	方形波入力 発振子接続	8.3 8.4	46.0 46.0	

注 1. VDD に流れるトータル電流です。入力端子を VDD または VSS に固定した状態での入力リーク電流を含みます。また MAX. 値には **周辺動作電流を含みます。**ただし、LCD コントローラ/ドライバ、A/D コンバータ、D/A コンバータ、コンパレータ、LVD 回路、USB 2.0 ファンクション・モジュール、I/O ポート、内蔵プルアップ/プルダウン抵抗、データ・フラッシュ書き換え時に流れる電流は含みません。

注 2. 高速オンチップ・オシレータ、サブシステム・クロックは停止時。

注 3. 高速システム・クロック、サブシステム・クロックは停止時。

注 4. 高速オンチップ・オシレータ、高速システム・クロックは停止時。超低消費発振(AMPHS1 = 1) 設定時。**リアルタイム・クロック 2、12 ビット・インターバル・タイマ、ウォッチドッグ・タイマに流れる電流は含みません。**

注 5. 動作モード、動作電圧範囲、CPU 動作周波数の関係を次に示します。

HS (高速メイン)モード : 2.7 V ≤ V<sub>DD</sub> ≤ 3.6 V @ 1 MHz ~ 24 MHz  
2.4 V ≤ V<sub>DD</sub> ≤ 3.6 V @ 1 MHz ~ 16 MHz

備考 1. f<sub>MX</sub> : 高速システム・クロック周波数(X1 クロック発振周波数または外部メイン・システム・クロック周波数)

備考 2. f<sub>HOCO</sub> : 高速オンチップ・オシレータ・クロック周波数(最大 48 MHz)

備考 3. f<sub>IH</sub> : 高速オンチップ・オシレータ・クロックの 1/2/4/8 分周、もしくは PLL クロックの 2/4/8 分周を選択したメイン・システム・クロック・ソースの周波数(最大 24 MHz)

備考 4. f<sub>SUB</sub> : サブシステム・クロック周波数(XT1 クロック発振周波数)

備考 5. 「サブシステム・クロック動作」以外の TYP. 値の温度条件は、T<sub>A</sub> = 25°C です。

正)

35. 3. 2 電源電流特性

( $T_A = -40 \sim +105^{\circ}\text{C}$ ,  $2.4\text{ V} \leq V_{DD} \leq 3.6\text{ V}$ ,  $V_{SS} = 0\text{ V}$ ) (1/2)

項目	略号	条件				MIN.	TYP.	MAX.	単位
電源電流 <sup>注1</sup>	IDD1	動作モード	HS(高速メイン)モード <sup>注5</sup>	f <sub>HOCO</sub> = 48 MHz <sup>注3</sup> , f <sub>IH</sub> = 24 MHz <sup>注3</sup>	基本動作	VDD = 3.6 V	2.2	2.9	mA
						VDD = 3.0 V	2.2	2.9	
		通常動作	VDD = 3.6 V	4.4	9.2				
			VDD = 3.0 V	4.4	9.2				
				f <sub>SUB</sub> = 32.768 kHz <sup>注4</sup> T <sub>A</sub> = +85°C	通常動作	方形波入力 発振子接続	6.2 6.2	13.3 13.4	
				f <sub>SUB</sub> = 32.768 kHz <sup>注4</sup> T <sub>A</sub> = +105°C	通常動作	方形波入力 発振子接続	8.3 8.4	46.0 46.0	

注 1. VDD に流れるトータル電流です。入力端子を VDD または VSS に固定した状態での入力リーク電流を含みます。HS (高速メイン)モード時、電源電流の TYP. 値は周辺動作電流を含みません。MAX. 値は周辺動作電流を含みます。ただし、LCD コントローラ/ドライバ、A/D コンバータ、D/A コンバータ、コンパレータ、LVD 回路、USB 2.0 ファンクション・モジュール、I/O ポート、内蔵プルアップ/プルダウン抵抗、データ・フラッシュ書き換え時に流れる電流は含みません。

注 2. 高速オンチップ・オシレータ、サブシステム・クロック動作時、電源電流の TYP. 値と MAX. 値は周辺動作電流を含みません。ただし、HALT モード時はリアルタイム・クロック 2 に流れる電流を含みます。

注 3. 高速システム・クロック、サブシステム・クロックは停止時。

注 4. 高速オンチップ・オシレータ、高速システム・クロックは停止時。超低消費発振(AMPHS1 = 1) 設定時。

注 5. 動作モード、動作電圧範囲、CPU 動作周波数の関係を次に示します。

HS (高速メイン)モード : 2.7 V ≤ V<sub>DD</sub> ≤ 3.6 V @ 1 MHz ~ 24 MHz  
2.4 V ≤ V<sub>DD</sub> ≤ 3.6 V @ 1 MHz ~ 16 MHz

備考 1. f<sub>MX</sub> : 高速システム・クロック周波数(X1 クロック発振周波数または外部メイン・システム・クロック周波数)

備考 2. f<sub>HOCO</sub> : 高速オンチップ・オシレータ・クロック周波数(最大 48 MHz)

備考 3. f<sub>IH</sub> : 高速オンチップ・オシレータ・クロックの 1/2/4/8 分周、もしくは PLL クロックの 2/4/8 分周を選択したメイン・システム・クロック・ソースの周波数(最大 24 MHz)

備考 4. f<sub>SUB</sub> : サブシステム・クロック周波数(XT1 クロック発振周波数)

備考 5. 「サブシステム・クロック動作」以外の TYP. 値の温度条件は、T<sub>A</sub> = 25°C です。



(TA = -40 ~ +105°C, 2.4 V ≤ VDD ≤ 3.6 V, VSS = 0 V)

(2/2)

項目	略号	条件			MIN.	TYP.	MAX.	単位
電源電流注1	Idd2注2	HALTモード	HS(高速メイン)モード注7	fHOCO = 48 MHz注4, VDD = 3.6 V		0.77	3.4	mA
				fIH = 24 MHz注4, VDD = 3.0 V		0.77	3.4	
				fHOCO = 24 MHz注4, VDD = 3.6 V		0.55	2.7	
				fIH = 24 MHz注4, VDD = 3.0 V		0.55	2.7	
				fHOCO = 16 MHz注4, VDD = 3.6 V		0.48	1.9	
				fIH = 16 MHz注4, VDD = 3.0 V		0.47	1.9	
			HS(高速メイン)モード注7	fMX = 20 MHz注3, VDD = 3.6 V	方形波入力	0.35	2.10	mA
					発振子接続	0.51	2.20	
				fMX = 20 MHz注3, VDD = 3.0 V	方形波入力	0.34	2.10	
					発振子接続	0.51	2.20	
				fMX = 16 MHz注3, VDD = 3.6 V	方形波入力	0.30	1.25	
					発振子接続	0.45	1.41	
				fMX = 16 MHz注3, VDD = 3.0 V	方形波入力	0.29	1.23	
					発振子接続	0.45	1.41	
fMX = 10 MHz注3, VDD = 3.6 V	方形波入力	0.23	1.10					
	発振子接続	0.30	1.20					
fMX = 10 MHz注3, VDD = 3.0 V	方形波入力	0.22	1.10					
	発振子接続	0.30	1.20					

項目	略号	条件					単位	
	Idd3注6	STOPモード注7	TA = -40°C		0.18	0.52	μA	
				TA = +25°C		0.25		0.52
				TA = +50°C		0.34		2.21
				TA = +70°C		0.64		3.94
				TA = +85°C		1.18		7.95
				TA = +105°C		2.92		40.00

- 注1. VDD に流れるトータル電流です。入力端子をVDD またはVSS に固定した状態での入力リーク電流を含みます。またMAX.値には周辺動作電流を含みます。ただし、LCD コントローラ/ドライバ、A/D コンバータ、D/A コンバータ、コンパレータ、LVD 回路、USB2.0 ファンクション・モジュール、I/O ポート、内蔵ブルアップ/ブルダウン抵抗、データ・フラッシュ書き換え時に流れる電流は含みません。
- 注2. フラッシュ・メモリでのHALT 命令実行時。
- 注3. 高速オンチップ・オシレータ、サブシステム・クロックは停止時。
- 注4. 高速システム・クロック、サブシステム・クロックは停止時。
- 注5. 高速オンチップ・オシレータ、高速システム・クロックは停止時。RTCLPC = 1、かつ超低消費発振(AMPHS1 = 1)設定時。  
リアルタイム・クロック2に流れる電流は含みます。ただし、12ビット・インターバル・タイマ、ウォッチドッグ・タイマに流れる電流は含みません。
- 注6. リアルタイム・クロック2、12ビット・インターバル・タイマ、ウォッチドッグ・タイマに流れる電流は含みません。
- 注7. 動作モード、動作電圧範囲、CPU 動作周波数の関係を次に示します。  
HS (高速メイン)モード : 2.7 V ≤ VDD ≤ 3.6 V @ 1 MHz ~ 24 MHz  
2.4 V ≤ VDD ≤ 3.6 V @ 1 MHz ~ 16 MHz
- 注8. STOP モード時にサブシステム・クロックを動作させる場合の電流値は、HALT モード時にサブシステム・クロックを動作させる場合の電流値を参照してください。

(TA = -40 ~ +105°C, 2.4 V ≤ VDD ≤ 3.6 V, VSS = 0 V)

(2/2)

項目	略号	条件			MIN.	TYP.	MAX.	単位
電源電流注1	Idd2注2	HALTモード	HS(高速メイン)モード注6	fHOCO = 48 MHz注4, VDD = 3.6 V		0.77	3.4	mA
				fIH = 24 MHz注4, VDD = 3.0 V		0.77	3.4	
				fHOCO = 24 MHz注4, VDD = 3.6 V		0.55	2.7	
				fIH = 24 MHz注4, VDD = 3.0 V		0.55	2.7	
				fHOCO = 16 MHz注4, VDD = 3.6 V		0.48	1.9	
				fIH = 16 MHz注4, VDD = 3.0 V		0.47	1.9	
			HS(高速メイン)モード注6	fMX = 20 MHz注3, VDD = 3.6 V	方形波入力	0.35	2.10	mA
					発振子接続	0.51	2.20	
				fMX = 20 MHz注3, VDD = 3.0 V	方形波入力	0.34	2.10	
					発振子接続	0.51	2.20	
				fMX = 16 MHz注3, VDD = 3.6 V	方形波入力	0.30	1.25	
					発振子接続	0.45	1.41	
				fMX = 16 MHz注3, VDD = 3.0 V	方形波入力	0.29	1.23	
					発振子接続	0.45	1.41	
fMX = 10 MHz注3, VDD = 3.6 V	方形波入力	0.23	1.10					
	発振子接続	0.30	1.20					
fMX = 10 MHz注3, VDD = 3.0 V	方形波入力	0.22	1.10					
	発振子接続	0.30	1.20					

項目	略号	条件					単位	
	Idd3	STOPモード注7	TA = -40°C		0.18	0.52	μA	
				TA = +25°C		0.25		0.52
				TA = +50°C		0.34		2.21
				TA = +70°C		0.64		3.94
				TA = +85°C		1.18		7.95
				TA = +105°C		2.92		40.00

- 注1. VDD に流れるトータル電流です。入力端子をVDD またはVSS に固定した状態での入力リーク電流を含みます。HS (高速メイン)モード時、電源電流のTYP.値は周辺動作電流を含みません。MAX.値は周辺動作電流を含みます。ただし、LCD コントローラ/ドライバ、A/D コンバータ、D/A コンバータ、コンパレータ、LVD 回路、USB2.0 ファンクション・モジュール、I/O ポート、内蔵ブルアップ/ブルダウン抵抗、データ・フラッシュ書き換え時に流れる電流は含みません。  
サブシステム・クロック動作時、電源電流のTYP.値とMAX.値は周辺動作電流を含みません。ただし、HALT モード時はリアルタイム・クロック2に流れる電流を含みます。  
STOP モード時、電源電流のTYP.値とMAX.値は周辺動作電流を含みません。
- 注2. フラッシュ・メモリでのHALT 命令実行時。
- 注3. 高速オンチップ・オシレータ、サブシステム・クロックは停止時。
- 注4. 高速システム・クロック、サブシステム・クロックは停止時。
- 注5. 高速オンチップ・オシレータ、高速システム・クロックは停止時。RTCLPC = 1、かつ超低消費発振(AMPHS1 = 1)設定時。
- 注6. 動作モード、動作電圧範囲、CPU 動作周波数の関係を次に示します。  
HS (高速メイン)モード : 2.7 V ≤ VDD ≤ 3.6 V @ 1 MHz ~ 24 MHz  
2.4 V ≤ VDD ≤ 3.6 V @ 1 MHz ~ 16 MHz
- 注7. STOP モード時にサブシステム・クロックを動作させる場合の電流値は、HALT モード時にサブシステム・クロックを動作させる場合の電流値を参照してください。

## RENESAS TECHNICAL UPDATE TN-RL\*-A0112A/J

備考 1.  $f_{MX}$  : 高速システム・クロック周波数(X1 クロック発振周波数または外部メイン・システム・クロック周波数)

備考 2.  $f_{HOCO}$  : 高速オンチップ・オシレータ・クロック周波数(最大 48 MHz)

備考 3.  $f_{IH}$  : 高速オンチップ・オシレータ・クロックの 1/2/4/8 分周, もしくは PLL クロックの 2/4/8 分周を選択したメイン・システム・クロック・ソースの周波数(最大 24 MHz)

備考 4.  $f_{SUB}$  : サブシステム・クロック周波数(XT1 クロック発振周波数)

備考 5. 「サブシステム・クロック動作」以外の TYP.値の温度条件は,  $T_A = 25^\circ\text{C}$  です。

発行日 : 2023年1月19日

備考 1.  $f_{MX}$  : 高速システム・クロック周波数(X1 クロック発振周波数または外部メイン・システム・クロック周波数)

備考 2.  $f_{HOCO}$  : 高速オンチップ・オシレータ・クロック周波数(最大 48 MHz)

備考 3.  $f_{IH}$  : 高速オンチップ・オシレータ・クロックの 1/2/4/8 分周, もしくは PLL クロックの 2/4/8 分周を選択したメイン・システム・クロック・ソースの周波数(最大 24 MHz)

備考 4.  $f_{SUB}$  : サブシステム・クロック周波数(XT1 クロック発振周波数)

備考 5. 「サブシステム・クロック動作」, 「STOP モード」以外の TYP.値の温度条件は,  $T_A = 25^\circ\text{C}$  です。