

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】<http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りが無いことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。



アプリケーション・ノート (暫)

V850E/IF3, V850E/IG3

32ビット・シングルチップ・マイクロコントローラ

サンプル・プログラム A/Dコンバータ0, 1編

V850E/IF3 :

μPD70F3451

μPD70F3452

V850E/IG3 :

μPD70F3453

μPD70F3454

資料番号 U18737JJ1V0AN00 (第1版)

発行年月 July 2007 NS

© NEC Electronics Corporation 2007

〔メモ〕

目次要約

第1章 通常動作モード ... 10

第2章 拡張動作モード ... 31

入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。

CMOSデバイスの入力ノイズなどに起因して、 V_{IL} (MAX.) から V_{IH} (MIN.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定な場合はもちろん、 V_{IL} (MAX.) から V_{IH} (MIN.) までの領域を通過する遷移期間中にチャタリングノイズ等が入らないようご使用ください。

未使用入力の処理

CMOSデバイスの未使用端子の入力レベルは固定してください。

未使用端子入力については、CMOSデバイスの入力に何も接続しない状態で動作させるのではなく、プルアップかプルダウンによって入力レベルを固定してください。また、未使用の入出力端子が出力となる可能性（タイミングは規定しません）を考慮すると、個別に抵抗を介して V_{DD} または GND に接続することが有効です。

資料中に「未使用端子の処理」について記載のある製品については、その内容を守ってください。

静電気対策

MOSデバイス取り扱いの際は静電気防止を心がけてください。

MOSデバイスは強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジン・ケース、または導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。

また、MOSデバイスを実装したボードについても同様の扱いをしてください。

初期化以前の状態

電源投入時、MOSデバイスの初期状態は不定です。

電源投入時の端子の出力状態や入出力設定、レジスタ内容などは保証しておりません。ただし、リセット動作やモード設定で定義している項目については、これらの動作ののちに保証の対象となります。

リセット機能を持つデバイスの電源投入後は、まずリセット動作を実行してください。

電源投入切断順序

内部動作および外部インタフェースで異なる電源を使用するデバイスの場合、原則として内部電源を投入した後に外部電源を投入してください。切断の際には、原則として外部電源を切断した後に内部電源を切断してください。逆の電源投入切断順により、内部素子に過電圧が印加され、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。

資料中に「電源投入切断シーケンス」についての記載のある製品については、その内容を守ってください。

電源OFF時における入力信号

当該デバイスの電源がOFF状態の時に、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。

資料中に「電源OFF時における入力信号」についての記載のある製品については、その内容を守ってください。

注意：本製品は、Silicon Storage Technology, Inc.からライセンスを受けたSuperFlash®を使用しています。

SuperFlashは、米国Silicon Storage Technology, Inc.の米国、日本などの国における登録商標です。

- 本資料は、この製品の企画段階で作成していますので、予告なしに内容を変更することがあります。また本資料で扱う製品の製品化を中止することがあります。
- 文書による当社の承諾なしに本資料の転載複製を禁じます。当社は、本資料の誤りに関し、一切その責を負いません。
- 当社は、本資料に掲載された当社製品の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、一切その責を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
- 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責を負いません。
- 当社は、当社製品の品質、信頼性の向上に努めておりますが、当社製品の不具合が完全に発生しないことを保証するものではありません。当社製品の不具合により生じた生命、身体および財産に対する損害の危険を最小限度にするために、冗長設計、延焼対策設計、誤動作防止設計等安全設計を行ってください。
- 当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定していただく「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。

標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット

特別水準：輸送機器（自動車、電車、船舶等）、交通信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器

特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等

当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。意図されていない用途で当社製品の使用をお客様が希望する場合には、事前に当社販売窓口までお問い合わせください。

(注)

- (1) 本事項において使用されている「当社」とは、NECエレクトロニクス株式会社およびNECエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいう。
- (2) 本事項において使用されている「当社製品」とは、(1)において定義された当社の開発、製造製品をいう。

はじめに

- 注 意**
1. このアプリケーション・ノートでは、V850E/IG3を代表マイコンとして用いた場合で記述しています。V850E/IF3を使用する場合は、このアプリケーション・ノートを参考にしてください。
 2. このアプリケーション・ノートで使用するプログラムは、NECエレクトロニクスのホーム・ページ (<http://www.necel.co.jp/>) のサンプル・プログラムのページ (<http://www.necel.com/micro/ja/designsupports/sampleprogram/index.html>) よりダウンロードしてください。
 3. サンプル・プログラムはあくまで参考用のものであり、当社がこの動作を保証するものではありません。サンプル・プログラムを使用する場合、ユーザのセット上で十分な評価をしたうえで使用してください。
 4. サンプル・プログラムを使用する場合は、次のスタートアップ・ファイル、リンク・ディレクティブ・ファイルを参照し、必要に応じて修正してください。
 - ・ スタートアップ・ファイル : ig3_start.s
 - ・ リンク・ディレクティブ・ファイル : ig3_link.dir

対 象 者 このアプリケーション・ノートは、V850E/IF3 (μ PD70F3451, 70F3452), V850E/IG3 (μ PD70F3453, 70F3454) の機能を理解し、それらを使用した応用システムを設計するユーザを対象とします。

目 的 このアプリケーション・ノートは、V850E/IF3, V850E/IG3製品の基礎的な機能について、応用プログラムを用いてユーザに理解していただくことを目的とします。

読 み 方 このマニュアルの読者には、電気、論理回路、およびマイクロコントローラに関する一般知識を必要とします。

ハードウェア機能の詳細（特にレジスタ機能とその設定方法など）、および電気的特性を知りたいとき別冊のV850E/IF3, V850E/IG3 **ユーザーズ・マニュアル ハードウェア編**を参照してください。

命令機能の詳細を理解しようとするとき

別冊のV850E1 **ユーザーズ・マニュアル アーキテクチャ編**を参照してください。

- 凡 例**
- データ表記の重み：左が上位桁，右が下位桁
- アクティブ・ロウの表記： $\overline{\text{xxx}}$ （端子，信号名称に上線）
- メモリ・マップのアドレス：上部 - 上位，下部 - 下位
- 注：本文中に付けた注の説明
- 注意：気を付けて読んでいただきたい内容
- 備考：本文の補足説明
- 数の表記：2進数 ... xxxxまたはxxxxB
- 10進数 ... xxxx
- 16進数 ... xxxxH
- 2のべき数を示す接頭語（アドレス空間，メモリ容量）：
- K（キ口）... $2^{10} = 1024$

M (メガ) ... $2^{20} = 1024^2$

G (ギガ) ... $2^{30} = 1024^3$

関数一覧表は次のように構成されています。

テーマ

【機能】	テーマの説明
【関数名】	サンプル関数の名前
【引き数】	引き数の型と概要
【処理内容】	サンプル関数の処理内容
【使用SFR】	レジスタ名と設定内容
【call関数】	呼び出し関数の名前と機能
【変数】	サンプル関数での使用変数の型, 名前, 概要
【割り込み】	関数名
【割り込み要因】	名称
【ファイル名】	対応するサンプル・プログラム・ファイル名
【注意事項】	関数使用上の注意。使い方

割り込み関数

【関数名】	割り込み関数の名前
【処理内容】	割り込み関数の処理内容
【使用SFR】	割り込み名と発生条件
【call関数】	なし
【変数】	変数名, 機能
【ファイル名】	対応するサンプル・プログラム・ファイル名
【注意事項】	なし

関連資料 関連資料は暫定版の場合がありますが、この資料では「暫定」の表示をしておりません。あらかじめご了承ください。

V850E/IF3, V850E/IG3に関する資料

資料名	資料番号
V850E1 ユーザーズ・マニュアル アーキテクチャ編	U14559J
V850E/IF3, V850E/IG3 ユーザーズ・マニュアル ハードウェア編	U18279J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム シリアル通信 (UARTA) 編	U18723J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム シリアル通信 (UARTB) 編	U18724J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム シリアル通信 (CSIB) 編	U18725J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム シリアル通信 (I ² C) 編	U18726J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム DMA機能編	U18727J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム タイマM編	U18728J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム ウォッチドッグ・タイマ編	U18729J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム タイマAA編	U18730J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム タイマAB編	U18731J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム タイマT編	U18732J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム ポート機能編	U18733J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム クロック・ジェネレータ編	U18734J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム スタンバイ機能編	U18735J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム 割り込み機能編	U18736J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム A/Dコンバータ0, 1編	このマニュアル
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム A/Dコンバータ2編	U18738J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム 低電圧検出回路 (LVI) 機能編	U18739J
V850E/IF3, V850E/IG3 アプリケーション・ノート タイマAB, タイマQオプション, タイマAA, A/Dコンバータ0, 1による6相PWM出力制御編	U18717J

目 次

第1章 通常動作モード ... 10

- 1.1 A/Dトリガ・モード(1チャンネル変換) ... 10
- 1.2 A/Dトリガ・モード(複数チャンネル変換) ... 15
- 1.3 ハードウェア・トリガ・モード(ITRG1がトリガの場合) ... 20
- 1.4 ハードウェア・トリガ・モード(ITRG2-ITRG4がトリガの場合) ... 25

第2章 拡張動作モード ... 31

- 2.1 変換チャンネル指定モード ... 31
- 2.2 拡張バッファ・モード ... 36

第1章 通常動作モード

1.1 A/Dトリガ・モード（1チャンネル変換）

【機能】	A/D 変換動作開始タイミングを通常動作モードの A/D トリガ・モードに設定し、A/D 変換を行います。
【関数名】	ad0_software_main
【引き数】	なし
【処理内容】	AD0SCM.AD0CE ビットをセット（1）することで、A/D 変換を開始します。 ANI00 端子を A/D 変換し、A/D 変換結果を buf[] に格納します。 1 回の A/D 変換終了ごとに A/D0 変換終了割り込み要求信号（INTAD0）が発生します。 A/D 変換は 10 回行います。
【使用 S F R】	AD0IC : 0x07（A/D0 変換終了割り込み要求信号（INTAD0）クリア， マスク解除，優先レベル 7 に設定）
【call 関数】	ad_port_set, ad_set, ad_start, ad_stop
【変数】	unsigned short int buf[] : 変換データ格納バッファ volatile unsigned char count : 変換カウンタ変数 unsigned int wait_co : WAIT 変数
【割り込み】	ad0_int
【割り込み要因】	INTAD0
【ファイル名】	ad01_software_trigger.c
【注意事項】	なし

【関 数 名】 ad_set

【処 理 内 容】 A/D 変換制御レジスタの設定を行います。

【使 用 S F R】 AD0OCKS : 0x12 (入力クロックを $f_{xx}/4$ に設定)
AD0SCM : 0x0082 (A/D トリガ・モードに設定)
AD0CTC : 0x0C (変換クロック数を 32 ($2\mu\text{s}$) に設定)
OP0CTL0 : 0x10 (オペアンプ 0 動作許可)
OP1CTL0 : 0x00
CMP0CTL0 : 0x00 (コンパレータ 0 動作禁止)
CMP1CTL0 : 0x00

【call 関数】 なし

【変 数】 unsigned int wait_co : WAIT 変数

【フ ァ イ ル 名】 ad01_software_trigger.c

【注 意 事 項】 オペアンプの動作許可後は、 $10\mu\text{s}$ の安定時間が必要となります。

【関 数 名】 ad_port_set

【処 理 内 容】 アナログ入力端子の設定を行います。

【使 用 S F R】 AD0CHEN : 0x0001 (アナログ入力端子を ANI00 端子に設定)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_software_trigger.c

【注 意 事 項】 なし

【関 数 名】 ad_start

【処 理 内 容】 A/D 変換動作を開始します。

【使 用 S F R】 AD0SCM.AD0CE : 1 (A/D 変換動作許可)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_software_trigger.c

【注 意 事 項】 なし

【関 数 名】 ad_stop
【処 理 内 容】 A/D 変換動作を停止します。
【使 用 S F R】 AD0SCM.AD0CE : 0 (A/D 変換動作停止)
【call 関数】 なし
【変 数】 なし
【フ ァ イ ル 名】 ad01_software_trigger.c
【注 意 事 項】 なし

割り込み関数

【関 数 名】 ad0_int
【処 理 内 容】 A/D 変換結果データをバッファに格納します。
【使 用 S F R】 AD0CR0 A/D0 変換結果レジスタ 0
【call 関数】 なし
【変 数】 unsigned short int buf [] : 変換データ格納バッファ
volatile unsigned char count : 変換カウント変数
【フ ァ イ ル 名】 ad01_software_trigger.c
【注 意 事 項】 なし

図1 - 1 A/Dトリガ・モード (1チャンネル変換) (1/2)

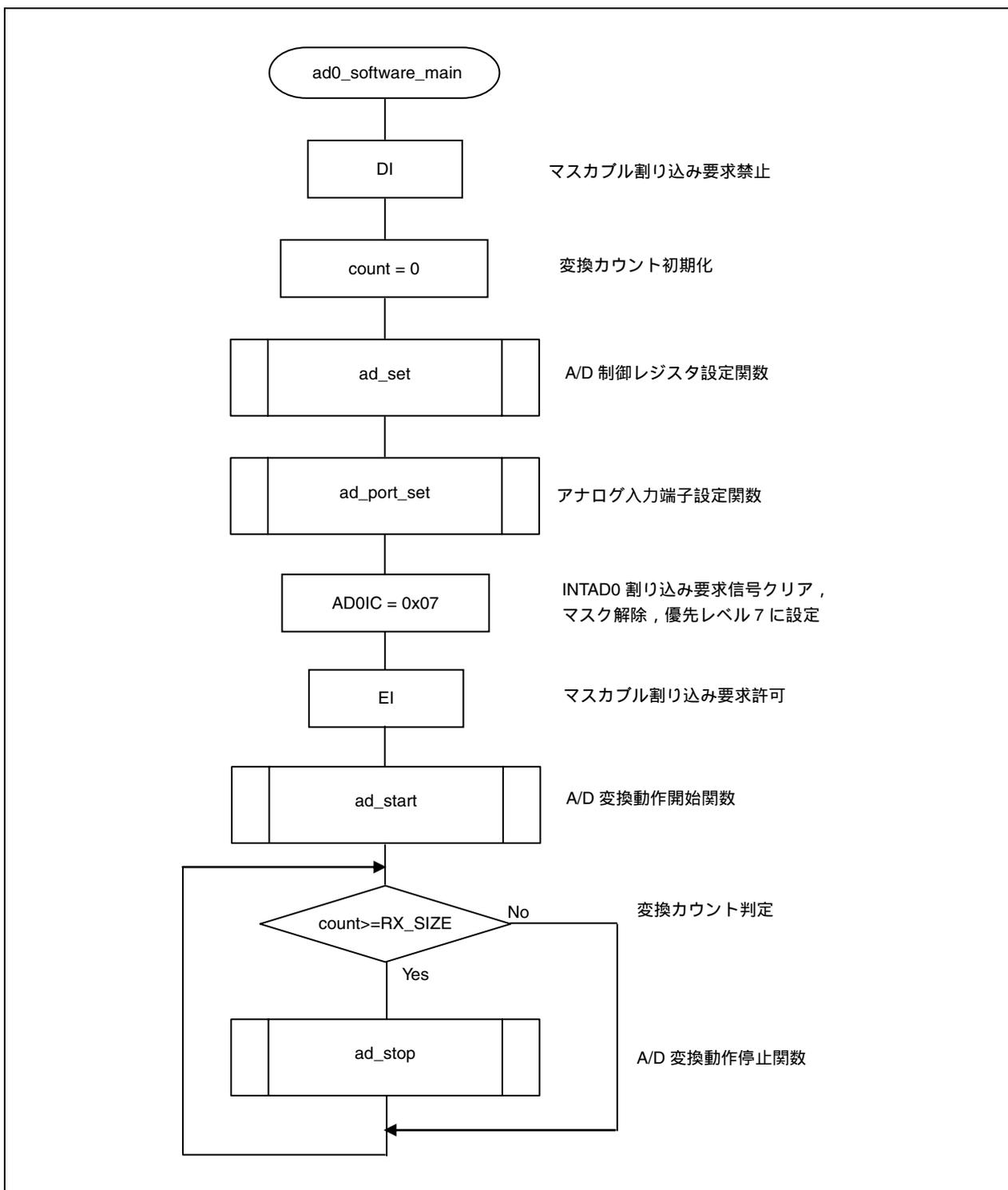
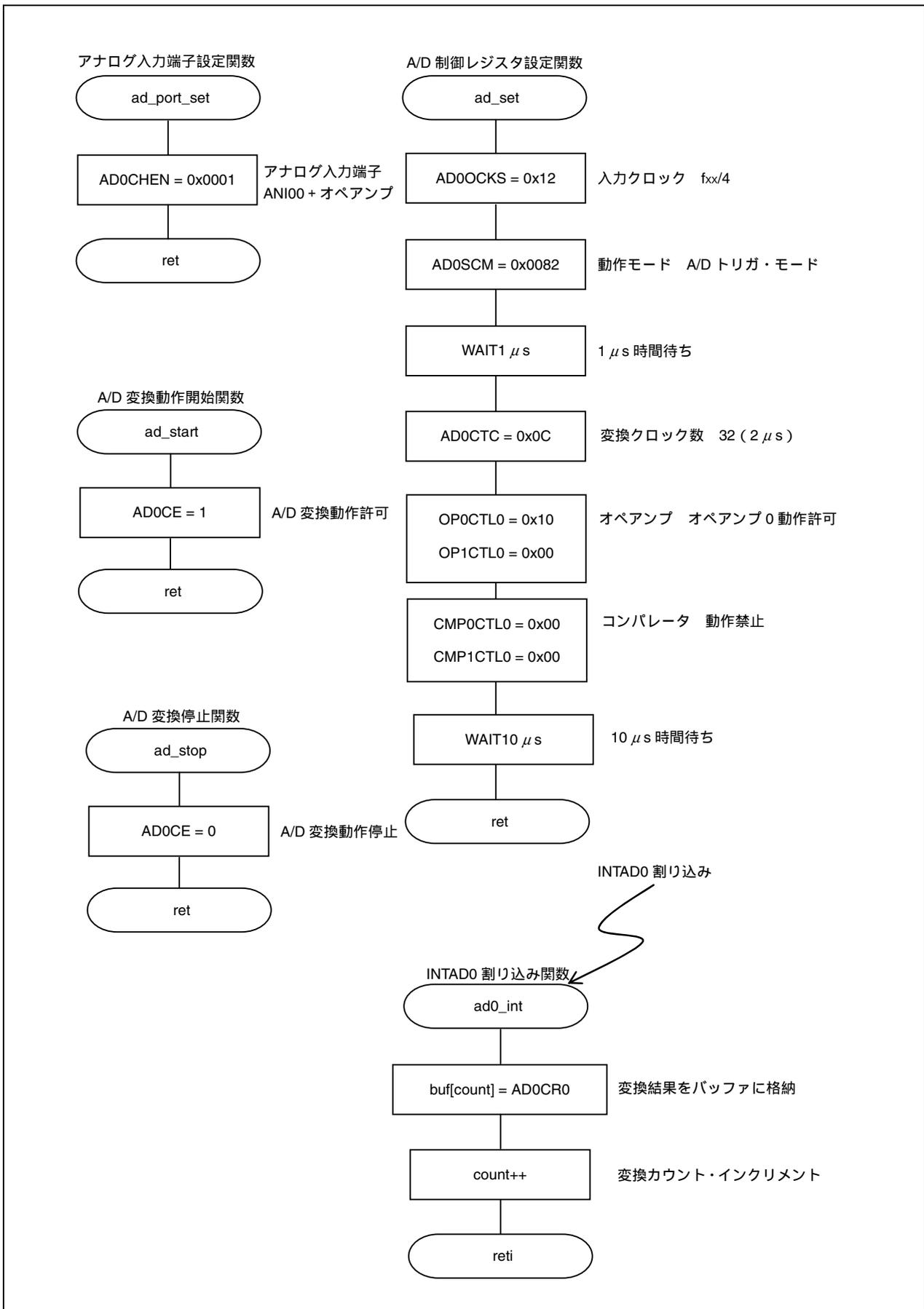


図1-1 A/Dトリガ・モード(1チャンネル変換)(2/2)



1.2 A/Dトリガ・モード（複数チャンネル変換）

【機能】	A/D 変換動作開始タイミングを通常動作モードの A/D トリガ・モードに設定し, A/D 変換を行います。		
【関数名】	ad0_software1_main		
【引き数】	なし		
【処理内容】	<p>AD0SCM.AD0CE ビットをセット (1) することで, A/D 変換を開始します。AD0CHEN レジスタで指定された ANI00 端子, ANI01 端子, ANI02 端子, ANI03 端子を番号の小さいものから順番に A/D 変換し, A/D 変換結果をアナログ入力端子に対応した buf[], buf_1[], buf_2[], buf_3[] に格納します。</p> <p>指定したアナログ入力端子の変換動作が終了すると A/D0 変換終了割り込み要求信号 (INTAD0) が発生します。</p> <p>A/D 変換は 10 回行います。</p>		
【使用 SFR】	AD0IC	:	0x07 (A/D0 変換終了割り込み要求信号 (INTAD0) クリア, マスク解除, 優先レベル 7 に設定)
【call 関数】	ad_port_set, ad_set, ad_start, ad_stop		
【変数】	unsigned short int buf[]	:	変換データ格納バッファ
	unsigned short int buf_1[]	:	変換データ格納バッファ
	unsigned short int buf_2[]	:	変換データ格納バッファ
	unsigned short int buf_3[]	:	変換データ格納バッファ
	volatile unsigned char count	:	変換カウント変数
【割り込み】	ad0_int		
【割り込み要因】	INTAD0		
【ファイル名】	ad01_software1_trigger.c		
【注意事項】	なし		

【関 数 名】 ad_set

【処 理 内 容】 A/D 変換制御レジスタの設定を行います。

【使 用 S F R】 AD0OCKS : 0x12 (入力クロックを $f_{xx}/4$ に設定)
AD0SCM : 0x0082 (A/D トリガ・モードに設定)
AD0CTC : 0x0C (変換クロック数を 32 ($2\mu\text{s}$) に設定)
OP0CTL0 : 0x00 (オペアンプ 0 動作禁止)
OP1CTL0 : 0x00
CMP0CTL0 : 0x00 (コンパレータ 0 動作禁止)
CMP1CTL0 : 0x00

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_software1_trigger.c

【注 意 事 項】 なし

【関 数 名】 ad_port_set

【処 理 内 容】 アナログ入力端子の設定を行います。

【使 用 S F R】 AD0CHEN : 0x000F (アナログ入力端子を ANI00 端子, ANI01 端子, ANI02 端子,
ANI03 端子に設定)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_software1_trigger.c

【注 意 事 項】 なし

【関 数 名】 ad_start

【処 理 内 容】 A/D 変換動作を開始します。

【使 用 S F R】 AD0SCM.AD0CE : 1 (A/D 変換動作許可)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_software1_trigger.c

【注 意 事 項】 なし

【関 数 名】 ad_stop
【処 理 内 容】 A/D 変換動作を停止します。
【使 用 S F R】 AD0SCM.AD0CE : 0 (A/D 変換動作停止)
【call 関数】 なし
【変 数】 なし
【フ ァ イ ル 名】 ad01_software1_trigger.c
【注 意 事 項】 なし

割り込み関数

【関 数 名】 ad0_int
【処 理 内 容】 A/D 変換結果データをバッファに格納します。
【使 用 S F R】 AD0CR0 A/D0 変換結果レジスタ 0
AD0CR1 A/D0 変換結果レジスタ 1
AD0CR2 A/D0 変換結果レジスタ 2
AD0CR3 A/D0 変換結果レジスタ 3
【call 関数】 なし
【変 数】 unsigned short int buf [] : 変換データ格納バッファ
unsigned short int buf_1[] : 変換データ格納バッファ
unsigned short int buf_2[] : 変換データ格納バッファ
unsigned short int buf_3[] : 変換データ格納バッファ
volatile unsigned char count : 変換カウント変数
【フ ァ イ ル 名】 ad01_software1_trigger.c
【注 意 事 項】 なし

図1 - 2 A/Dトリガ・モード（複数チャンネル変換）（1/2）

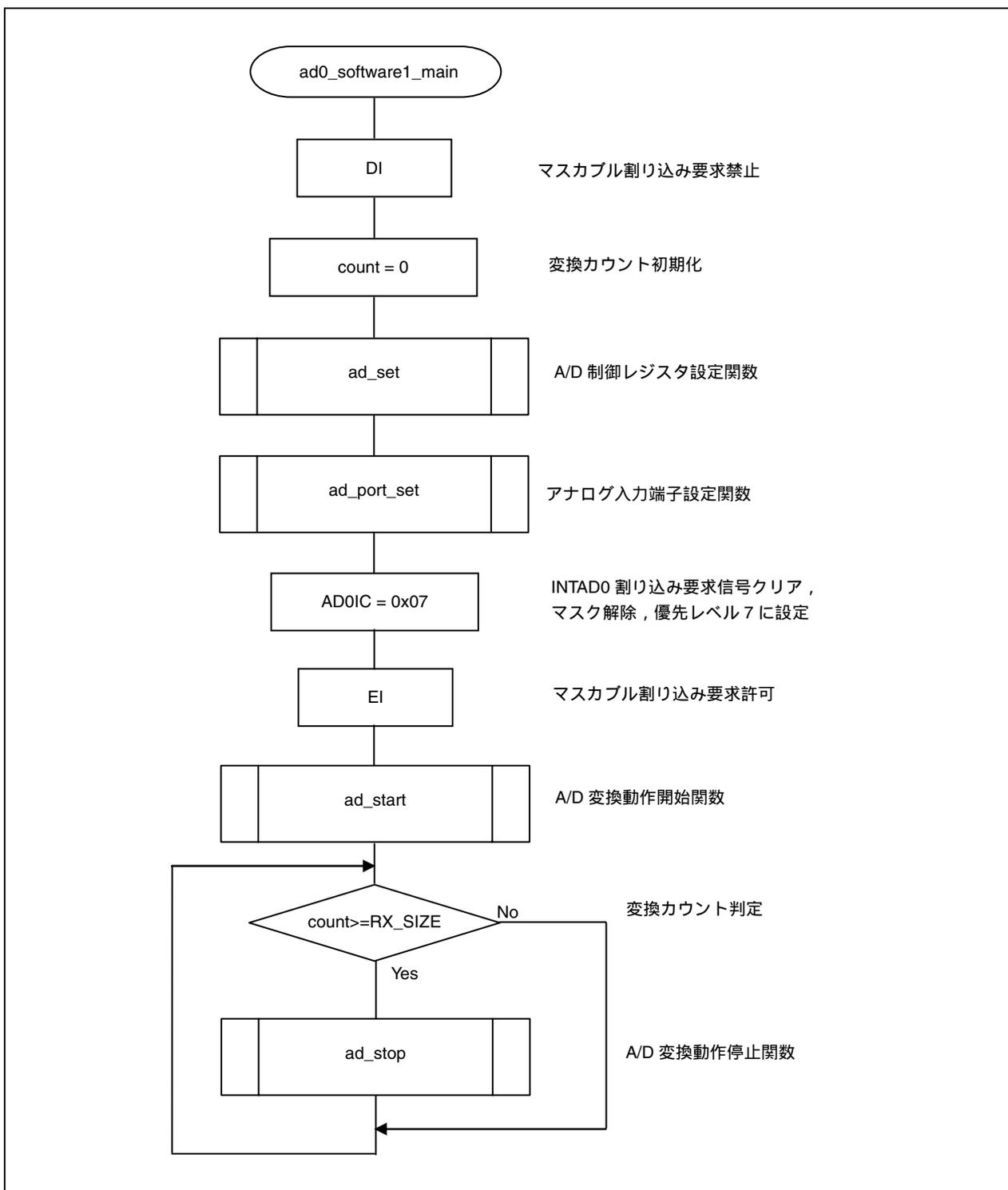
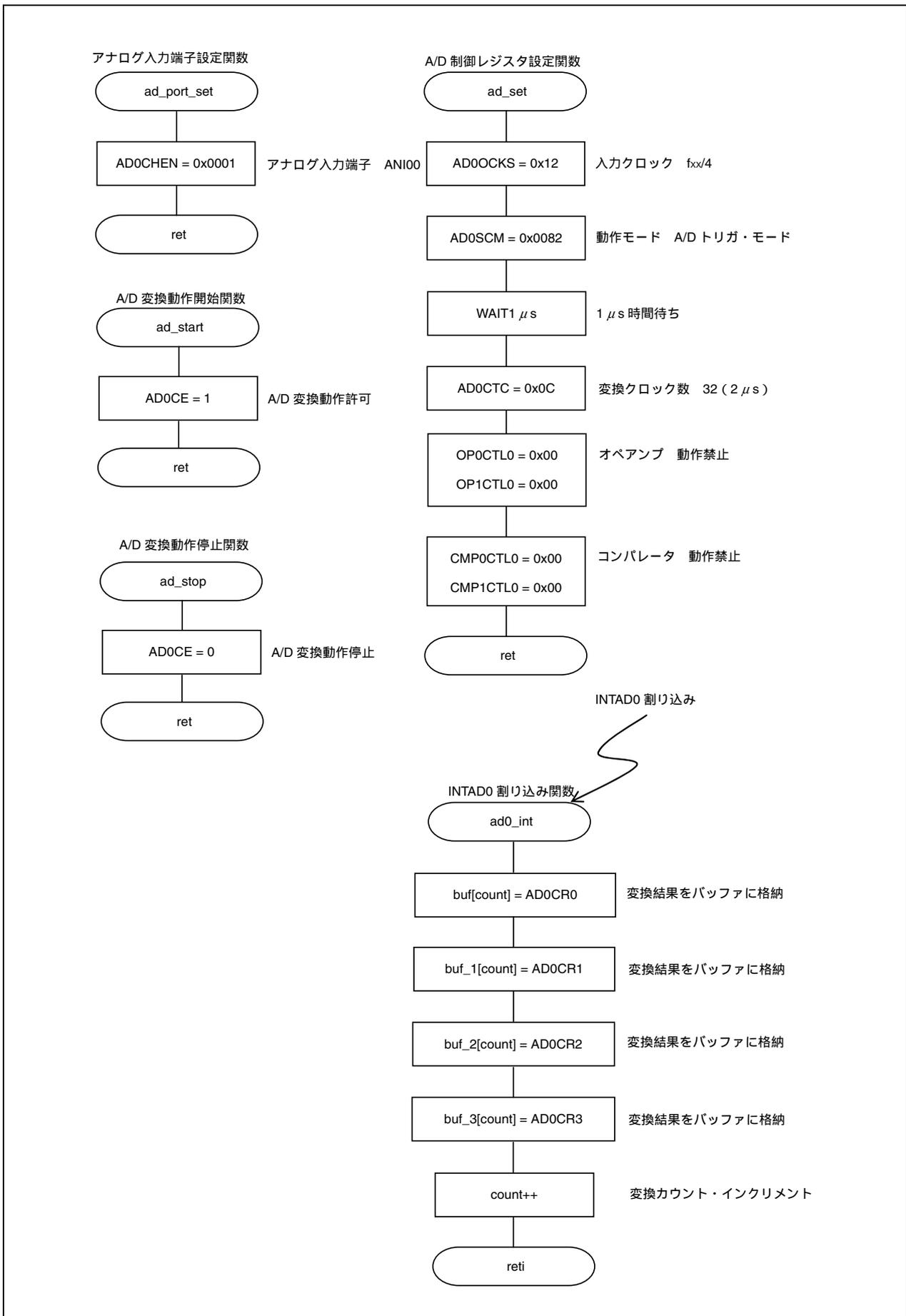


図1-2 A/Dトリガ・モード（複数チャンネル変換）（2/2）



1.3 ハードウェア・トリガ・モード (ITRG1がトリガの場合)

【機能】	A/D 変換動作開始タイミングを通常動作モードのハードウェア・トリガ・モードに設定し、A/D 変換を行います。
【関数名】	ad0_external_main
【引き数】	なし
【処理内容】	ADTRG0 端子からトリガが入力されると、A/D 変換を開始します。AD0CHEN レジスタで指定された ANI00 端子、ANI01 端子、ANI02 端子、ANI03 端子を番号の小さいものから順番に A/D 変換し、A/D 変換結果をアナログ入力端子に対応した buf[], buf_1[], buf_2[], buf_3[] に格納します。 指定したアナログ入力端子の変換動作が終了すると A/D0 変換終了割り込み要求信号 (INTAD0) が発生します。 A/D 変換は 10 回行います。
【使用 SFR】	AD0IC : 0x07 (A/D0 変換終了割り込み要求信号 (INTAD0) クリア、マスク解除、優先レベル 7 に設定)
【call 関数】	ad_trgger_port_set, ad_port_set, ad_set, ad_start, ad_stop
【変数】	unsigned short int buf[] : 変換データ格納バッファ unsigned short int buf_1[] : 変換データ格納バッファ unsigned short int buf_2[] : 変換データ格納バッファ unsigned short int buf_3[] : 変換データ格納バッファ volatile unsigned char count : 変換カウント変数
【割り込み】	ad0_int
【割り込み要因】	INTAD0
【ファイル名】	ad01_external_trigger.c
【注意事項】	なし

【関 数 名】 ad_set

【処 理 内 容】 A/D 変換制御レジスタの設定を行います。

【使 用 S F R】 AD0OCKS : 0x12 (入力クロックを $f_{xx}/4$ に設定)
AD0SCM : 0x0182 (ハードウェア・トリガ・モードに設定)
ADTR : 0x00 (立ち下がリエッジに設定)
ADTF : 0x01 (立ち下がリエッジに設定)
AD0CTC : 0x0C (変換クロック数を 32 ($2\mu\text{s}$) に設定)
OP0CTL0 : 0x00 (オペアンプ 0 動作禁止)
OP1CTL0 : 0x00
CMP0CTL0 : 0x00 (コンパレータ 0 動作禁止)
CMP1CTL0 : 0x00

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_external_trigger.c

【注 意 事 項】 なし

【関 数 名】 ad_trigger_port_set

【処 理 内 容】 兼用端子の設定を行います。

【使 用 S F R】 PFC1 : 0x40 (ADTRG0 入力端子に指定)
PFCE1 : 0x00 (ADTRG0 入力端子に指定)
PMC1 : 0x40 (ADTRG0 入力端子に指定)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_external_trigger.c

【注 意 事 項】 なし

【関 数 名】 ad_port_set

【処 理 内 容】 アナログ入力端子の設定を行います。

【使 用 S F R】 AD0CHEN : 0x000F (アナログ入力端子を ANI00 端子, ANI01 端子, ANI02 端子, ANI03 端子に設定)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_external_trigger.c

【注 意 事 項】 なし

【関 数 名】 ad_start

【処 理 内 容】 A/D 変換動作を許可します。

【使 用 S F R】 AD0SCM.AD0CE : 1 (A/D 変換動作許可)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_external_trigger.c

【注 意 事 項】 なし

【関 数 名】 ad_stop

【処 理 内 容】 A/D 変換動作を停止します。

【使 用 S F R】 AD0SCM.AD0CE : 0 (A/D 変換動作停止)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_external_trigger.c

【注 意 事 項】 なし

割り込み関数

【関 数 名】 ad0_int

【処 理 内 容】 A/D 変換結果データをバッファに格納します。

【使 用 S F R】 AD0CR0 A/D0 変換結果レジスタ 0
AD0CR1 A/D0 変換結果レジスタ 1
AD0CR2 A/D0 変換結果レジスタ 2
AD0CR3 A/D0 変換結果レジスタ 3

【call 関数】 なし

【変 数】 unsigned short int buf [] : 変換データ格納バッファ
unsigned short int buf_1[] : 変換データ格納バッファ
unsigned short int buf_2[] : 変換データ格納バッファ
unsigned short int buf_3[] : 変換データ格納バッファ
volatile unsigned char count : 変換カウント変数

【フ ァ イ ル 名】 ad01_external_trigger.c

【注 意 事 項】 なし

図1-3 ハードウェア・トリガ・モード (ITRG1がトリガの場合) (1/2)

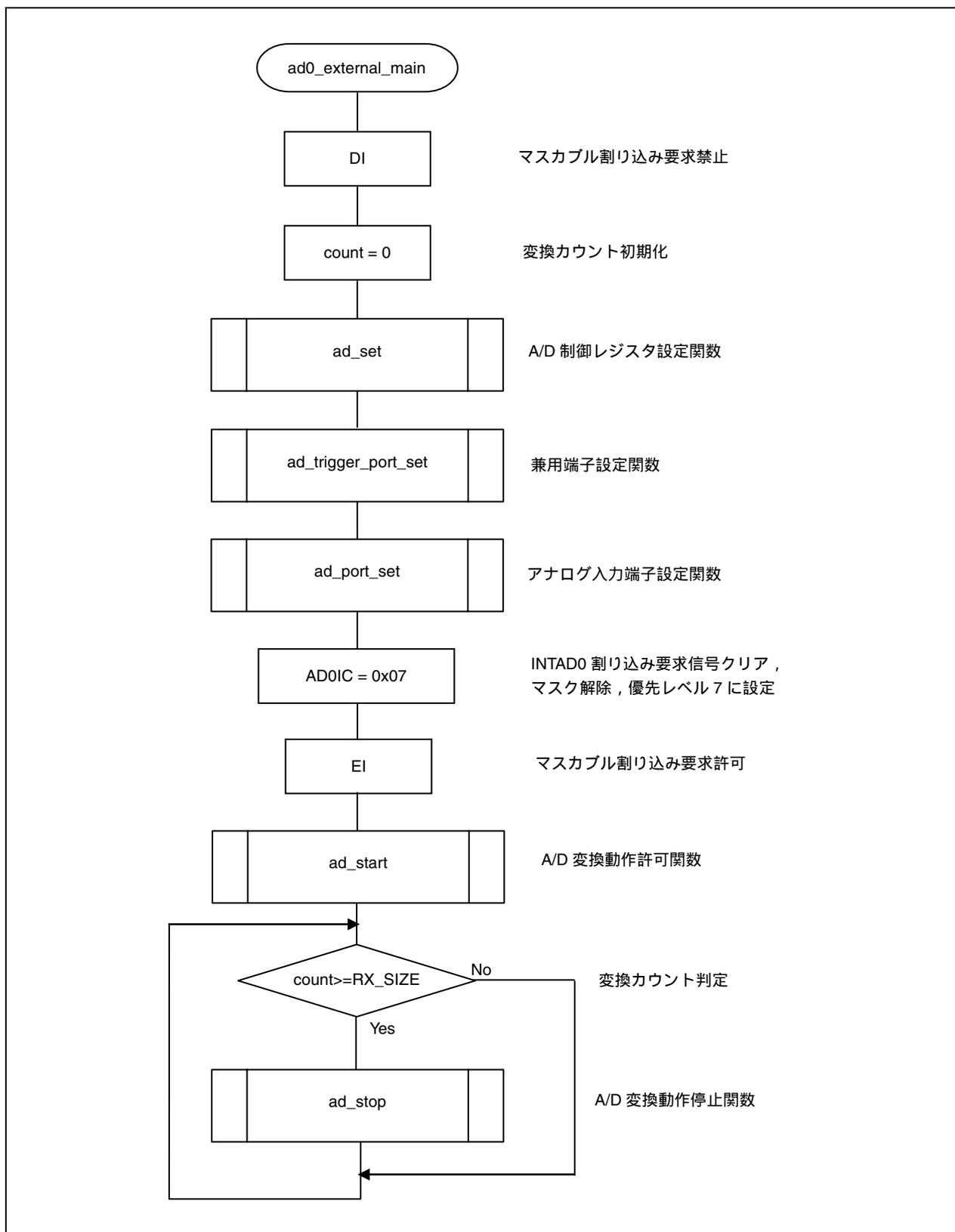
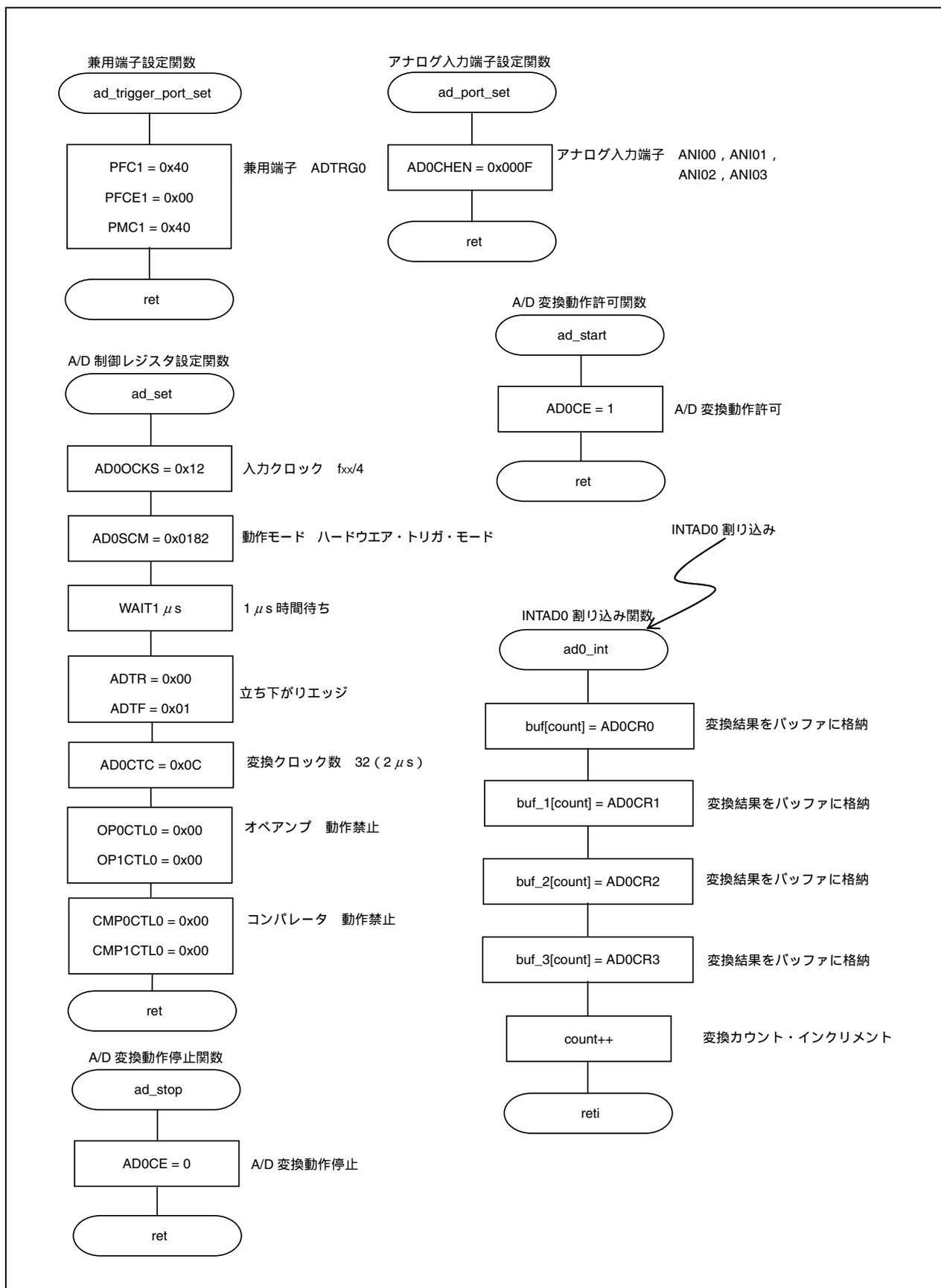


図1-3 ハードウェア・トリガ・モード (ITRG1がトリガの場合) (2/2)



1.4 ハードウェア・トリガ・モード (ITRG2-ITRG4がトリガの場合)

【機能】	A/D 変換動作開始タイミングを通常動作モードのハードウェア・トリガ・モードに設定し、A/D 変換を行います。
【関数名】	ad0_timer_main
【引き数】	なし
【処理内容】	タイマ(モータ制御機能)の A/D 変換開始トリガ信号が入力されると、A/D 変換を開始します。 ANI00 端子を A/D 変換し、A/D 変換結果を buf[] に格納します。 1 回の A/D 変換終了ごとに A/D0 変換終了割り込み要求信号 (INTAD0) が発生します。 A/D 変換は 10 回行います。
【使用 S F R】	AD0IC : 0x07 (A/D0 変換終了割り込み要求信号 (INTAD0) クリア、マスク解除、優先レベル 7 に設定)
【call 関数】	ad_port_set, ad_set, ad_start, ad_timer_trigger, ad_stop
【変数】	unsigned short int buf[] : 変換データ格納バッファ volatile unsigned char count : 変換カウント変数 unsigned int wait_co : WAIT 変数
【割り込み】	ad01_int
【割り込み要因】	INTAD0
【ファイル名】	ad01_timer_trigger.c
【注意事項】	なし

【関数名】	ad_set
【処理内容】	A/D 変換制御レジスタの設定を行います。
【使用 S F R】	AD0OCKS : 0x12 (入力クロックを $f_{xx}/4$ に設定) AD0SCM : 0x0182 (ハードウェア・トリガ・モードに設定) AD0CTC : 0x0C (変換クロック数を 32 (2 μ s) に設定) OP0CTL0 : 0x10 (オペアンプ 0 動作許可) OP1CTL0 : 0x00 CMP0CTL0 : 0x10 (コンパレータ 0 (フル・レンジ) 動作許可) CMP1CTL0 : 0x00
【call 関数】	なし
【変数】	unsigned int wait_co : WAIT 変数
【ファイル名】	ad01_timer_trigger.c
【注意事項】	オペアンプおよびコンパレータの動作許可後は、10 μ s の安定時間が必要となります。

【関 数 名】 ad_port_set

【処 理 内 容】 アナログ入力端子の設定を行います。

【使 用 S F R】 AD0CHEN : 0x0001 (アナログ入力端子を ANI00 端子に設定)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_timer_trigger.c

【注 意 事 項】 なし

【関 数 名】 ad_start

【処 理 内 容】 A/D 変換動作を許可します。

【使 用 S F R】 AD0SCM.AD0CE : 1 (A/D 変換動作許可)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_timer_trigger.c

【注 意 事 項】 なし

【関 数 名】 ad_timer_trigger

【処 理 内 容】 A/D 変換のタイマ・トリガ設定を行います。

【使 用 S F R】 TAA0CTL0.TAA0CE : 1 (TAA0 動作開始)
TAB0CTL0.TAB0CE : 1 (TAB0 動作開始)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_timer_trigger.c

【注 意 事 項】 interrupt.c の int_taa_init 関数 , int_tab_init 関数 , int_tmq_op_init 関数と同一の設定をしているので省略しています。
interrupt.c については , V850E/IF3, V850E/IG3 **アプリケーション・ノート サンプル・プログラム 割り込み機能編 (U18736J)** を参照してください。

【関 数 名】 ad_stop
【処 理 内 容】 A/D 変換動作を停止します。
【使 用 S F R】 AD0SCM.AD0CE : 0 (A/D 変換動作停止)
【call 関数】 なし
【変 数】 なし
【フ ァ イ ル 名】 ad01_timer_trigger.c
【注 意 事 項】 なし

割り込み関数

【関 数 名】 ad0_int
【処 理 内 容】 A/D 変換結果データをバッファに格納します。
【使 用 S F R】 AD0CR0 : A/D0 変換結果レジスタ 0
【call 関数】 なし
【変 数】 unsigned short int buf [] : 変換データ格納バッファ
volatile unsigned char count : 変換カウント変数
【フ ァ イ ル 名】 ad01_timer_trigger.c
【注 意 事 項】 なし

図1 - 4 ハードウェア・トリガ・モード (ITRG2-ITRG4がトリガの場合) (1/3)

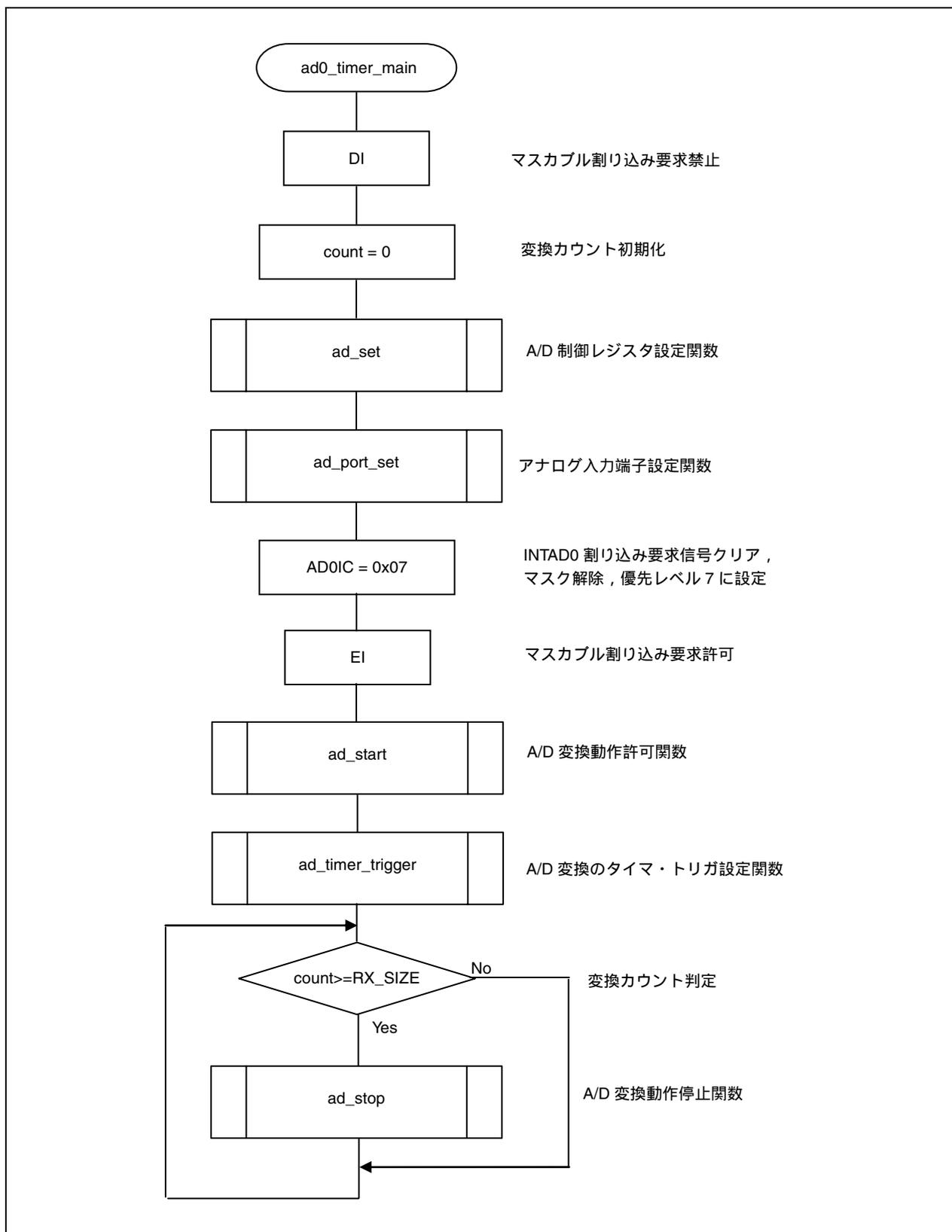


図1-4 ハードウェア・トリガ・モード (ITRG2-ITRG4がトリガの場合) (2/3)

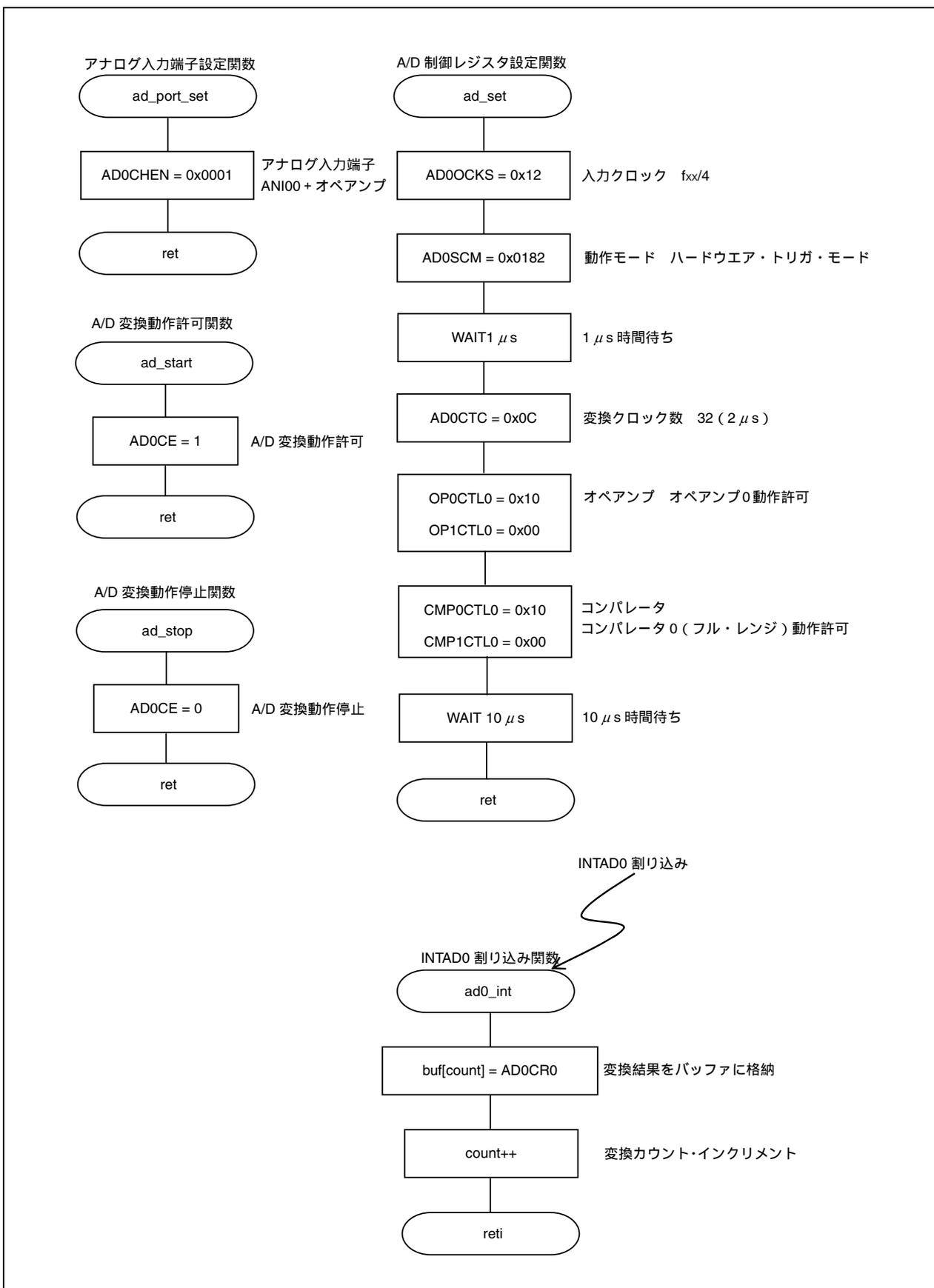
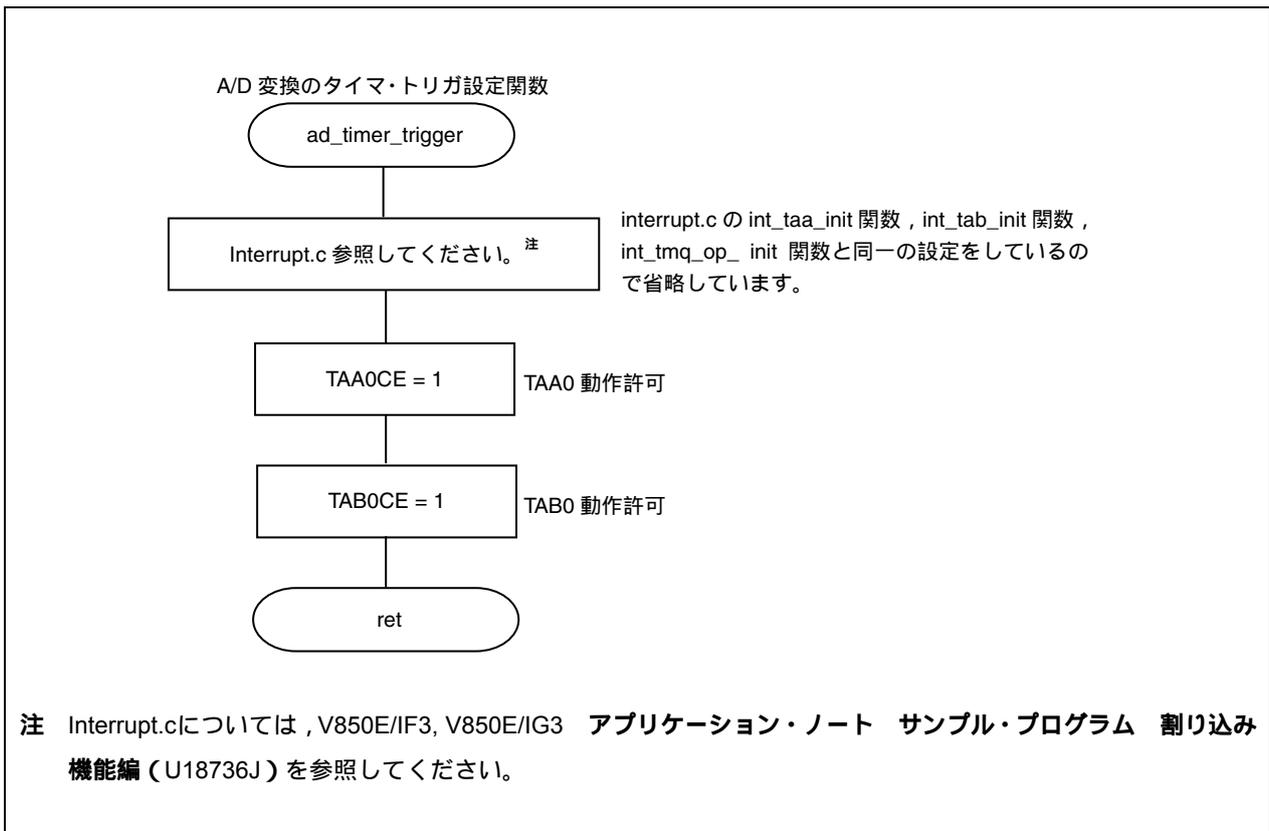


図1 - 4 ハードウェア・トリガ・モード (ITRG2-ITRG4がトリガの場合) (3/3)



第2章 拡張動作モード

2.1 変換チャンネル指定モード

【機能】	A/D 変換動作開始タイミングを拡張動作モードの変換チャンネル指定モードに設定し、A/D 変換を行います。
【関数名】	ad0_change_channel_main
【引き数】	なし
【処理内容】	AD0CE ビットをセット（1）することで、トリガ待機状態となり、ITRG1 信号が発生すると、A/D 変換を開始します。ANI01 端子を 4 回 A/D 変換し、A/D 変換結果を buf[], buf_1[], buf_2[], buf_3[] に格納します。 1 回の A/D 変換終了ごとに A/D0 変換終了割り込み要求信号（INTAD0）が発生します。 A/D 変換は 10 回行います。
【使用 S F R】	AD0IC : 0x07（A/D0 変換終了割り込み要求信号（INTAD0）クリア，マスク解除，優先レベル 7 に設定）
【call 関数】	ad_port_set, ad_set, ad_start, ad_stop
【変数】	unsigned short int buf[] : 変換データ格納バッファ unsigned short int buf_1[] : 変換データ格納バッファ unsigned short int buf_2[] : 変換データ格納バッファ unsigned short int buf_3[] : 変換データ格納バッファ volatile unsigned char count : 変換カウント変数
【割り込み】	ad0_int
【割り込み要因】	INTAD0
【ファイル名】	ad01_change_channel.c
【注意事項】	なし

【関 数 名】 ad_set

【処 理 内 容】 A/D 変換制御レジスタの設定を行います。

【使 用 S F R】 AD0OCKS : 0x12 (入力クロックを $f_{xx}/4$ に設定)
 AD0SCM : 0x0182 (ハードウェア・トリガ・モードに設定)
 AD0TSEL : 0x00 (ITRG1 をトリガ指定)
 AD0CTL0 : 0x02 (変換チャンネル指定モードに設定)
 AD0CTC : 0x0C (変換クロック数を 32 ($2\mu\text{s}$) に設定)
 OP0CTL0 : 0x00 (オペアンプ 0 動作禁止)
 OP1CTL0 : 0x00
 CMP0CTL0 : 0x00 (コンパレータ 0 動作禁止)
 CMP1CTL0 : 0x00

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_change_channel.c

【注 意 事 項】 なし

【関 数 名】 ad_port_set

【処 理 内 容】 アナログ入力端子の設定を行います。

【使 用 S F R】 AD0CHEN : 0x000F (変換回数を 4 回に設定)
 AD0CH1 : 0x11 (アナログ入力端子を ANI01 端子に設定)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_change_channel.c

【注 意 事 項】 なし

【関 数 名】 ad_start

【処 理 内 容】 A/D 変換動作を許可します。

【使 用 S F R】 AD0SCM.AD0CE : 1 (A/D 変換動作許可)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_change_channel.c

【注 意 事 項】 なし

【関 数 名】 ad_stop

【処 理 内 容】 A/D 変換動作を停止します。

【使 用 S F R】 AD0SCM.AD0CE : 0 (A/D 変換動作停止)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_change_channel.c

【注 意 事 項】 なし

割り込み関数

【関 数 名】 ad0_int

【処 理 内 容】 A/D 変換結果データをバッファに格納します。

【使 用 S F R】 AD0CR0 : A/D0 変換結果レジスタ 0
AD0CR1 : A/D0 変換結果レジスタ 1
AD0CR2 : A/D0 変換結果レジスタ 2
AD0CR3 : A/D0 変換結果レジスタ 3

【call 関数】 なし

【変 数】 unsigned short int buf [] : 変換データ格納バッファ
unsigned short int buf_1[] : 変換データ格納バッファ
unsigned short int buf_2[] : 変換データ格納バッファ
unsigned short int buf_3[] : 変換データ格納バッファ
volatile unsigned char count : 変換カウント変数

【フ ァ イ ル 名】 ad01_change_channel.c

【注 意 事 項】 なし

図2 - 1 変換チャンネル指定モード (1/2)

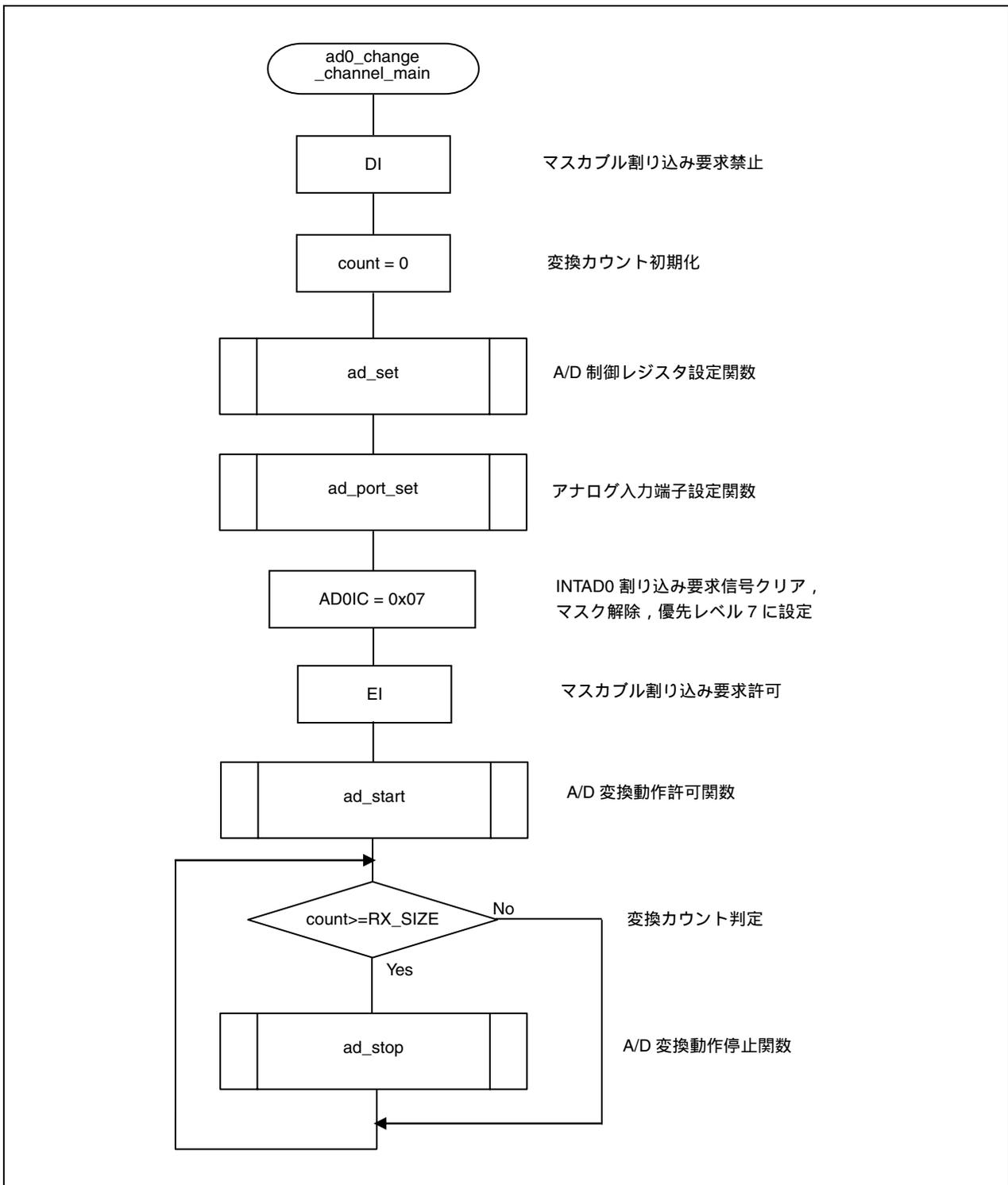
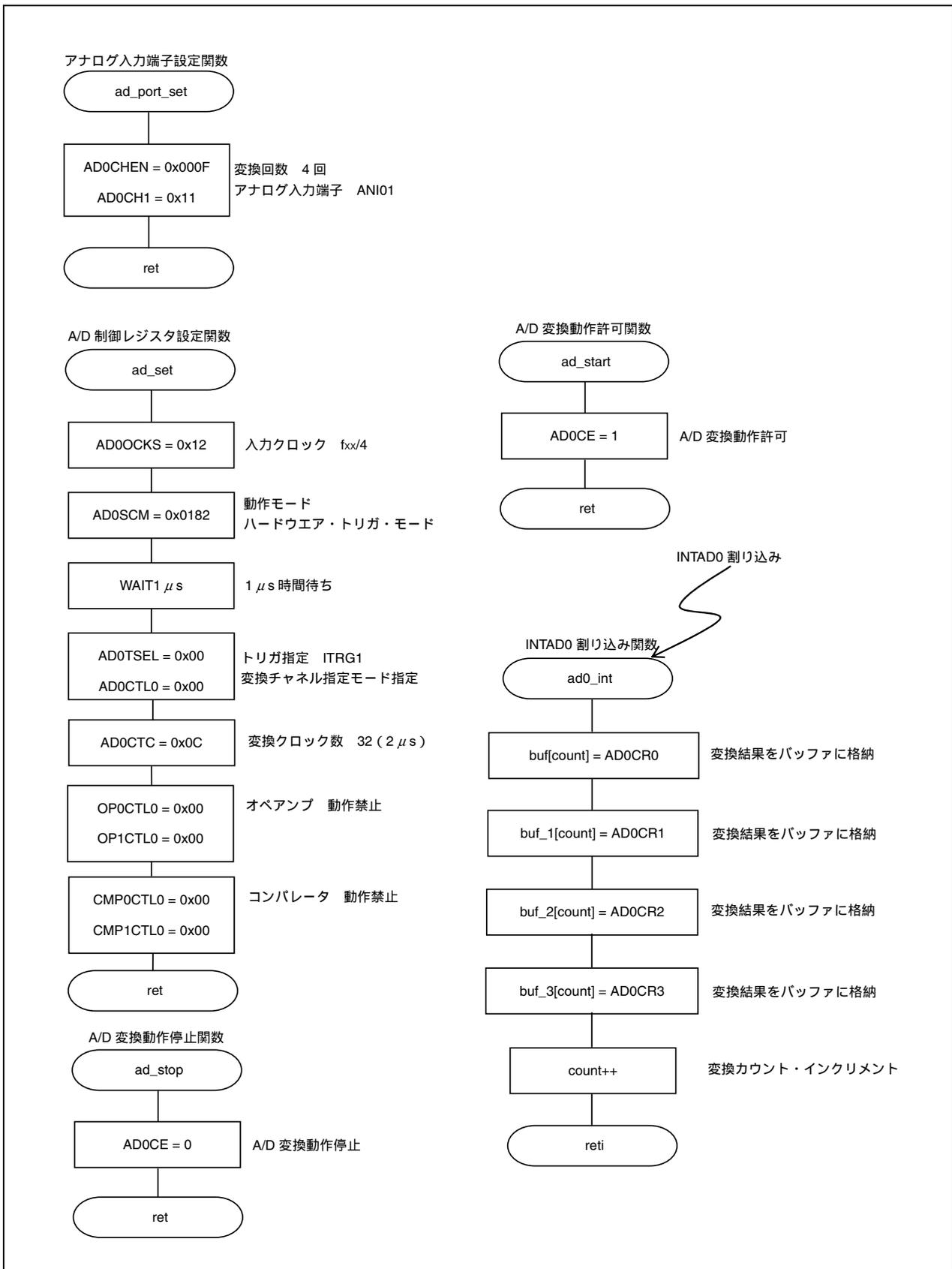


図2 - 1 変換チャンネル指定モード (2/2)



2.2 拡張バッファ・モード

【機能】	A/D 変換動作開始タイミングを拡張動作モードの拡張バッファ・モードに設定し、A/D 変換を行います。
【関数名】	ad0_extension_buffer_main
【引き数】	なし
【処理内容】	<p>AD0CE ビットをセット (1) することで、トリガ待機状態となり、ITRG1, ITRG2 信号が発生すると、A/D 変換を開始します。</p> <p>ITRG1 信号が発生するごとに ANI05, ANI00 の順番でアナログ入力端子を切り替えて A/D 変換し、A/D 変換結果を A/D0 変換結果拡張バッファ・レジスタ 0-2 に格納します。</p> <p>1 回の A/D 変換終了ごとに A/D0 変換終了割り込み要求信号 (INTAD0) が発生します。</p> <p>LDTRG1 信号が発生すると、A/D0 変換結果拡張バッファ・レジスタ 0-2 の値を buf[] に格納します。</p> <p>ITRG2 信号が発生するごとに ANI03, ANI02 の順番でアナログ入力端子を切り替えて A/D 変換し、A/D 変換結果を A/D0 変換結果拡張バッファ・レジスタ 3, 4 に格納します。</p> <p>1 回の A/D 変換終了ごとに A/D0 変換終了割り込み要求信号 (INTAD0) が発生します。</p> <p>LDTRG2 信号が発生すると、A/D0 変換結果拡張バッファ・レジスタ 3, 4 の値を buf[] に格納します。</p> <p>A/D 変換は 1 回行います。</p>
【使用 S F R】	<p>AD0IC : 0x07 (A/D0 変換終了割り込み要求信号 (INTAD0) クリア, マスク解除, 優先レベル 7 に設定)</p> <p>TB0OVIC : 0x07 (TAB0 オーバフロー割り込み要求信号クリア (INTTB0OV), マスク解除, 優先レベル 7 設定)</p> <p>TB0CCIC0 : 0x07 (TAB0 キャプチャ割り込み要求信号クリア, マスク解除, 優先レベル 7 設定)</p>
【call 関数】	ad_port_set, ad_set, ad_start, ad_stop
【変数】	unsigned short int buf[] : 変換データ格納バッファ
【割り込み】	ad0_int, ad0_int_tabcc0, ad0_int_tab0ov
【割り込み要因】	INTAD0, INTTB0CC0, INTTB0OV
【ファイル名】	ad01_extension_buffer.c
【注意事項】	なし

【関 数 名】 ad_set

【処 理 内 容】 A/D 変換制御レジスタの設定を行います。

【使 用 S F R】 AD0OCKS : 0x12 (入力クロックを $f_{xx}/4$ に設定)
 AD0SCM : 0x0182 (ハードウェア・トリガ・モードに設定)
 AD0TSEL : 0x90 (選択トリガ 1 を ITRG1, 選択ロード・トリガ 1 を LDTRG1, 選択トリガ 2 を ITRG2, 選択ロード・トリガ 2 を LDTRG2 に設定)
 AD0CTL0 : 0x03 (拡張バッファ・モードに設定)
 AD0CTC : 0x0C (変換クロック数を 32 ($2\mu\text{s}$) に設定)
 ADLTS1 : 0x00 (LDTRG1 に対する入力信号として TABTIOV0 を指定)
 ADLTS2 : 0x00 (LDTRG2 に対する入力信号として TABTICC0 を指定)
 OP0CTL0 : 0x00 (オペアンプ 0 動作禁止)
 OP1CTL0 : 0x00
 CMP0CTL0 : 0x00 (コンパレータ 0 動作禁止)
 CMP1CTL0 : 0x00

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_extension_buffer.c

【注 意 事 項】 なし

【関 数 名】 ad_port_set

【処 理 内 容】 アナログ入力端子の設定を行います。

【使 用 S F R】 AD0CHEN : 0x0001
 AD0CH1 : 0x05 (選択トリガ 1 に対するアナログ入力端子を ANI05, ANI00 端子に設定)
 AD0CH2 : 0x23 (選択トリガ 2 に対するアナログ入力端子を ANI03, ANI02 端子に設定)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_extension_buffer.c

【注 意 事 項】 なし

【関 数 名】 ad_start
【処 理 内 容】 A/D 変換動作を許可します。
【使 用 S F R】 AD0SCM.AD0CE : 1 (A/D 変換動作許可)
【call 関数】 なし
【変 数】 なし
【フ ァ イ ル 名】 ad01_extension_buffer.c
【注 意 事 項】 なし

【関 数 名】 ad_stop
【処 理 内 容】 A/D 変換動作を停止します。
【使 用 S F R】 AD0SCM.AD0CE : 0 (A/D 変換動作停止)
【call 関数】 なし
【変 数】 なし
【フ ァ イ ル 名】 ad01_extension_buffer.c
【注 意 事 項】 なし

割り込み関数

【関 数 名】 ad0_int
【処 理 内 容】 なし
【使 用 S F R】 なし
【call 関数】 なし
【変 数】 なし
【フ ァ イ ル 名】 ad01_extension_buffer.c
【注 意 事 項】 なし

【関 数 名】 ad0_int_tab0ov

【処 理 内 容】 A/D 変換結果データをバッファに格納します。

【使 用 S F R】 AD0ECR0 : A/D0 変換結果拡張レジスタ 0
AD0ECR1 : A/D0 変換結果拡張レジスタ 1
AD0ECR2 : A/D0 変換結果拡張レジスタ 2

【call 関数】 なし

【変 数】 unsigned short int buf [] : 変換データ格納バッファ

【フ ァ イ ル 名】 ad01_extension_buffer.c

【注 意 事 項】 なし

【関 数 名】 ad0_int_tabcc0

【処 理 内 容】 A/D 変換結果データをバッファに格納します。

【使 用 S F R】 AD0ECR3 : A/D0 変換結果拡張レジスタ 3
AD0ECR4 : A/D0 変換結果拡張レジスタ 4

【call 関数】 ad_stop

【変 数】 unsigned short int buf [] : 変換データ格納バッファ

【フ ァ イ ル 名】 ad01_extension_buffer.c

【注 意 事 項】 なし

図2 - 2 拡張バッファ・モード (1/3)

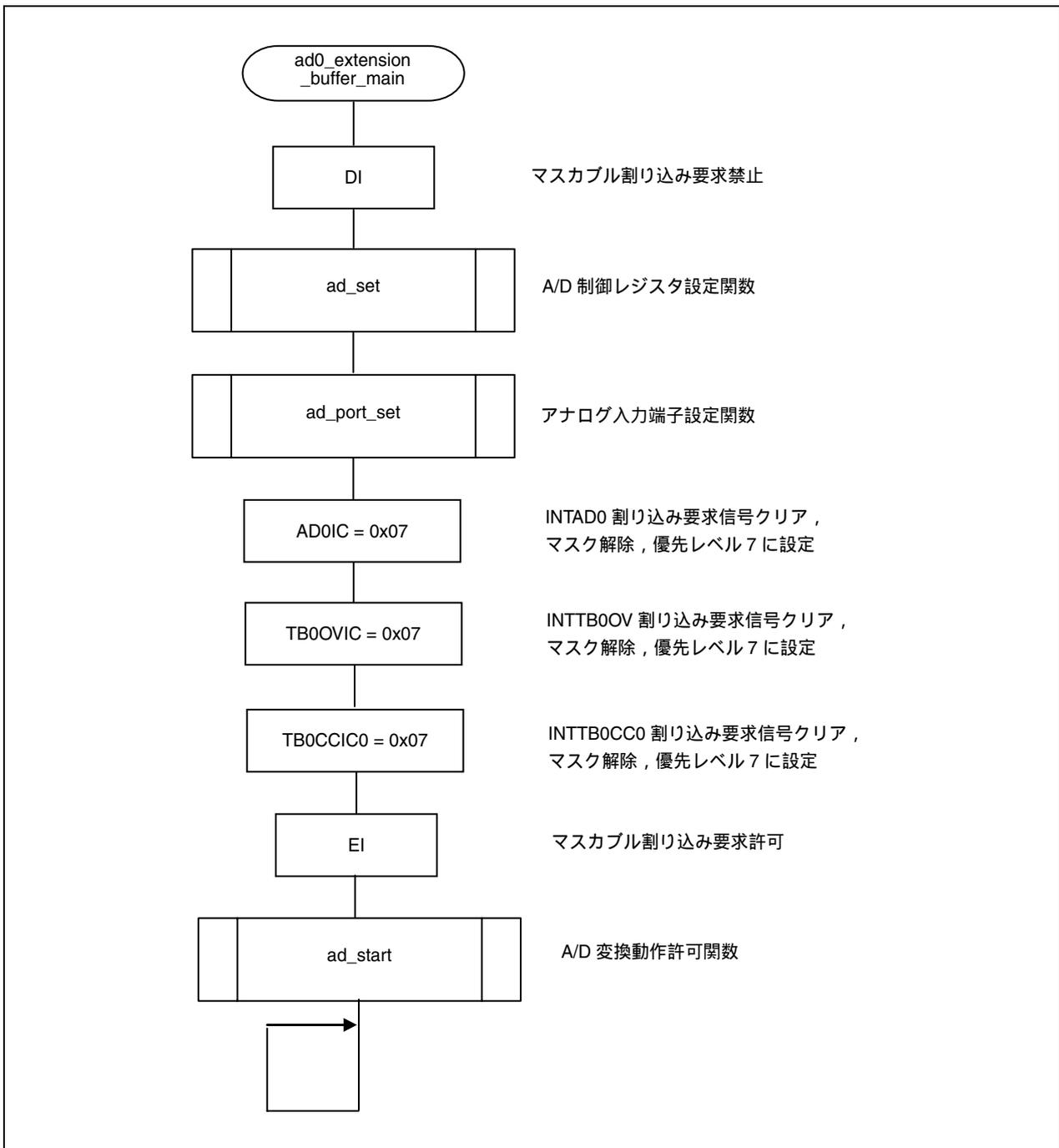


図2-2 拡張バッファ・モード (2/3)

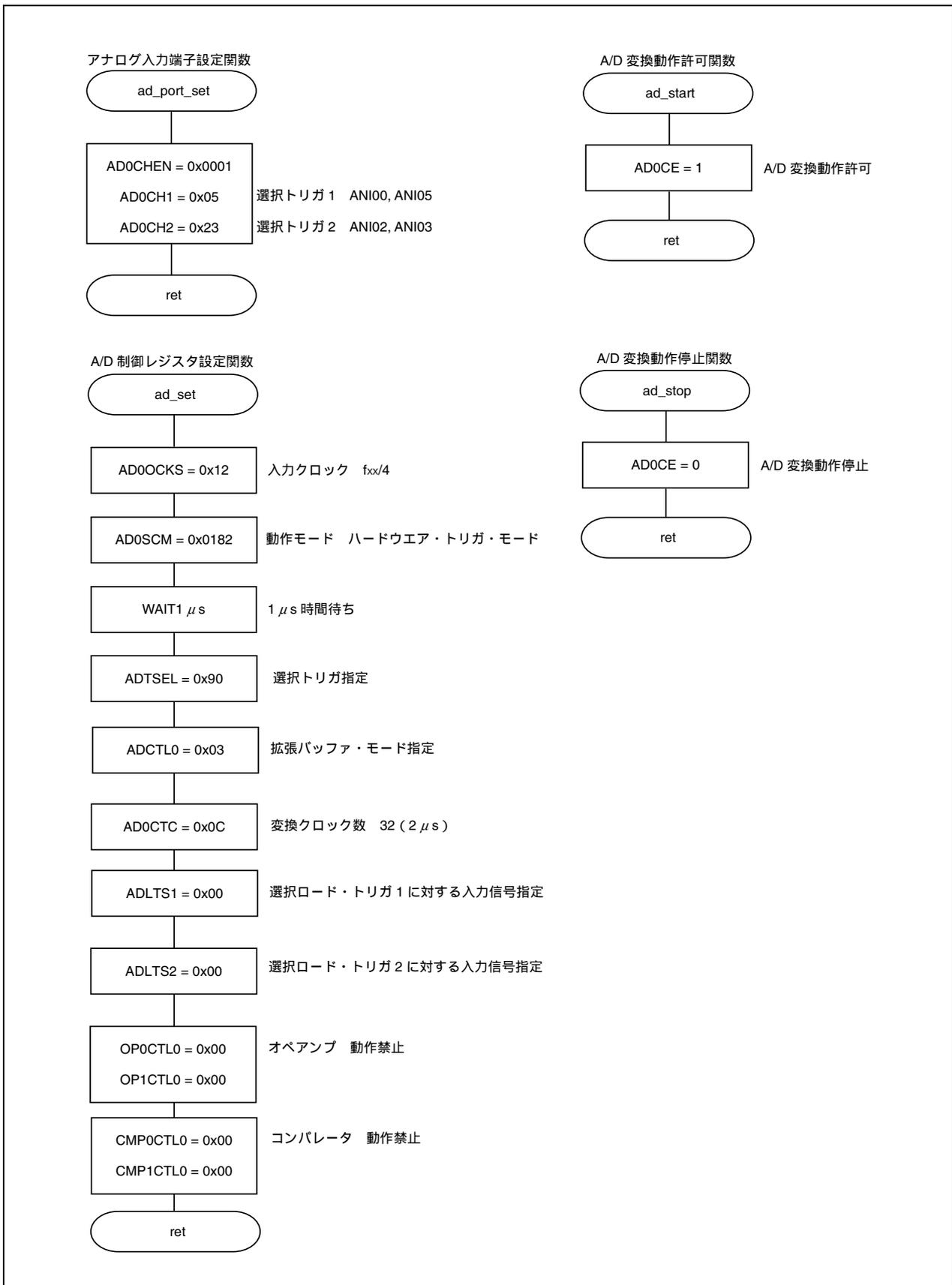
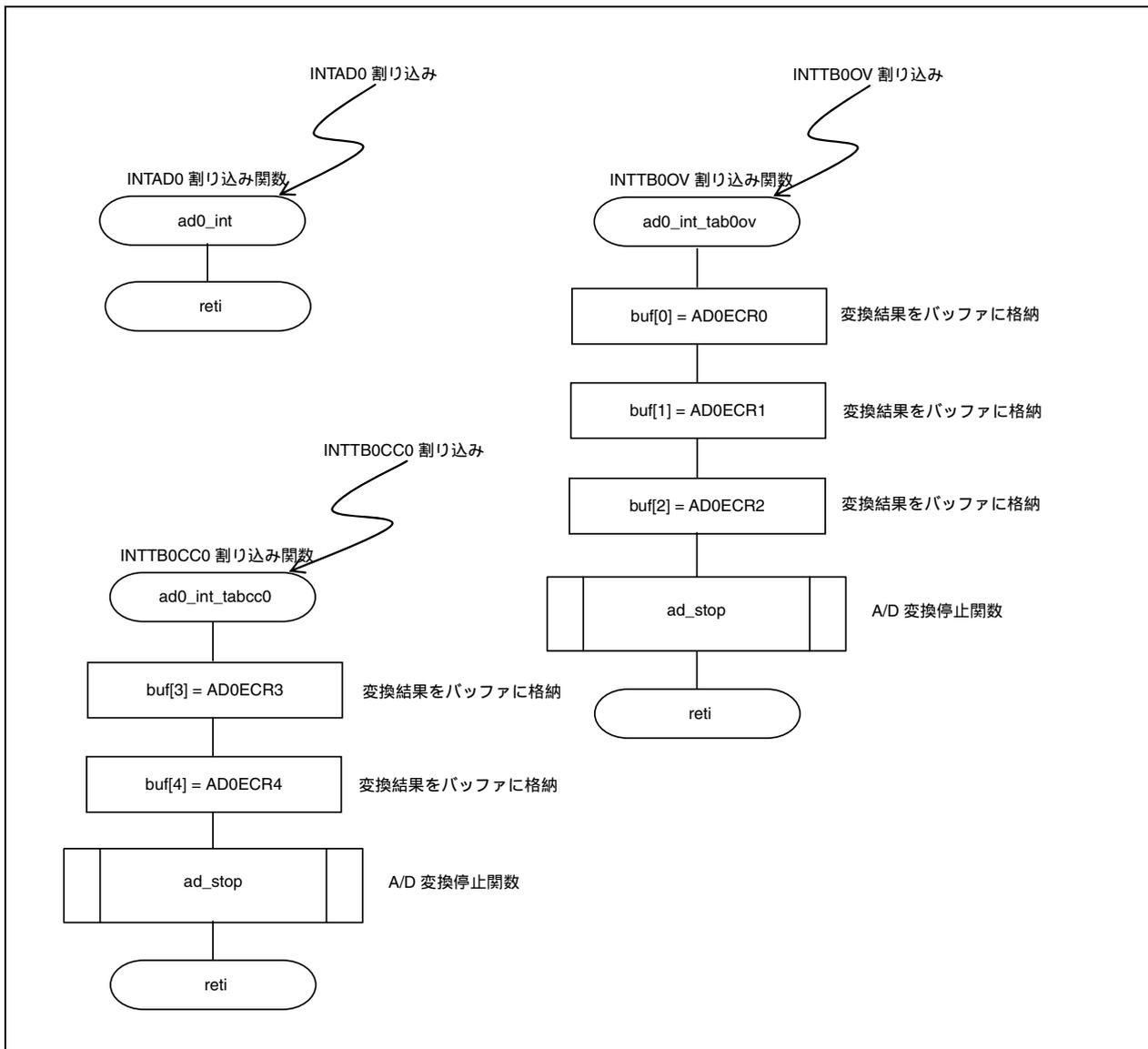


図2-2 拡張バッファ・モード (3/3)



【発 行】

NECエレクトロニクス株式会社

〒211-8668 神奈川県川崎市中原区下沼部1753

電話（代表）：044(435)5111

お問い合わせ先

【ホームページ】

NECエレクトロニクスの情報がインターネットでご覧になれます。

URL(アドレス) <http://www.necel.co.jp/>

【営業関係，技術関係お問い合わせ先】

半導体ホットライン

(電話：午前 9:00～12:00，午後 1:00～5:00)

電 話 : 044-435-9494

E-mail : info@necel.com

【資料請求先】

NECエレクトロニクスのホームページよりダウンロードいただくか，NECエレクトロニクスの販売特約店へお申し付けください。
