

## SuperH RISC engineファミリ用 シミュレータデバッガ V.9.07.01 への リビジョンアップのお知らせ

SuperH RISC engineファミリ用シミュレータデバッガをV.9.07.01にリビジョン アップしました。本製品は、SuperH RISC engine ファミリ用C/C++コンパイラパッケージに含まれています。コンパイラパッケージをインストールすると、統合開発環境 High-performance Embedded Workshopを使用した開発環境に、シミュレータデバッガ の機能が追加されます。

### 1. リビジョンアップ内容

SuperH RISC engineファミリ用シミュレータデバッガに含まれる、SH2A-FPUシミュレータに以下の機能改善および改修を行いました。

#### 1.1 機能改善

- (1) メモリマップを変更できるようにしました。
- (2) 内蔵ROM有効時に、ROMキャッシュのキャッシュミス回数をプロファイルウィンドウに表示するようにしました。

#### 1.2 改修内容

実行サイクル数が正しくない場合がある問題を改修しました。

問題の詳細は、以下のURLで2007年9月16日発行RENESAS TOOL NEWS 資料番号070916/tn3を参照ください。

<http://tool-support.renesas.com/jpn/toolnews/070916/tn3.htm>

### 2. アップデート方法

無償でオンラインアップデートできます。

以下のダウンロードサイトからアップデートプログラムをダウンロードして実行してください。(7月22日からアップデートプログラム掲載予定)

[http://japan.renesas.com/sh\\_sim\\_download](http://japan.renesas.com/sh_sim_download)

オートアップデートユーティリティを使用してもアップデート可能です。  
(7月23日からサービス開始予定)

### 3. 注意事項

- 本製品はコンパイラパッケージに含まれていますので単体販売はありません。
- 本アップデートでは、シミュレータデバッガのみアップデートされます。
- High-performance Embedded Workshop V.4.04.01がインストールされていない場合、本製品へのアップデートはできません。

V.4.04.01の詳細およびアップデート方法などは以下のURLでRENESAS TOOL NEWS資料番号080118/tn1を参照ください。

<http://tool-support.renesas.com/jpn/toolnews/080118/tn1.htm>

---

#### [免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。

© 2010-2016 Renesas Electronics Corporation. All rights reserved.