

**【注意事項】**

R20TS0249JJ0100

Rev.1.00

78K ファミリ 78K0R 用 EEPROM エミュレーションライブラリ Pack03, 2017.12.16 号

**EEPROM Emulation Library T03 for 78K Family 78K0R****概要**

78K ファミリ 78K0R 用 EEPROM エミュレーションライブラリ Pack03 および EEPROM Emulation Library T03 for 78K Family 78K0R の使用上の注意事項を連絡します。

1. データ書き込み処理中にリセットまたは電源断が発生した場合の注意事項

**1. データ書き込み処理中にリセットまたは電源断が発生した場合の注意事項****1.1 該当製品**

- 78K ファミリ 78K0R 用 EEPROM エミュレーションライブラリ Pack03 (78K0R EEL Pack03) パッケージ 日本リリース版 V2.00 より前の全バージョン
- EEPROM Emulation Library T03 for 78K Family 78K0R (78K0R EEL T03) Package, European Release V2.00 より前の全バージョン<sup>(注)</sup>

注：FDL を含まない EEL 単体のインストーラの場合は V1.10 より前の全バージョン

**1.2 該当 MCU**

78K ファミリ：78K0R/Fx3、78K0R/Hx3

**1.3 内容**

以下の現象が発生する場合があります。

- (a) 既存データが 0xFF の場合、EEL が管理するユーザデータまたは参照テーブル(DRP) が破壊される。
- (b) 最終有効ブロックに十分な書き込み領域がない場合、書き込み処理が終了しない。
- (c) EEL データの管理テーブルが破壊される。

**1.4 発生条件**

以下の特定条件をすべて満たしている場合に発生する場合があります。

- (1) データ書き込み処理実行において、78K0R EEL Pack03 または 78K0R EEL T03 の DRP の書き込み中にリセットまたは電源断が発生
- (2) DRP が不完全な書き込みであるにも関わらず偶発的にチェックサム(RCS) が一致
- (3) STARTUP 処理実行後に、書き込み処理(EEL\_WRITE コマンドまたはメンテナンス処理) を実行

## 1.5 現象発生率（参考）

以下の使用条件における発生確率は、約 0.903ppm です。  
(100 万台に 0.903 台の異常が発生する可能性がある)

### ➤ 使用条件例

- ・ 1 日 100 回のデータ書き込みを実施
- ・ 1 年間にリセットおよび電源断が合計 400 回発生
- ・ 20 年継続して装置を稼働

## 1.6 回避策

ありません。

## 1.7 解決策

次期バージョンで改修予定です。（2018 年 1 月 22 日予定）

以上

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2017.12.16	-	新規発行

ルネサスエレクトロニクス株式会社  
 〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

■総合お問い合わせ先  
<https://www.renesas.com/contact/>

本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。

ニュース本文中の URL を予告なしに変更または中止することがありますので、あらかじめご承知ください。

すべての商標および登録商標は、それぞれの所有者に帰属します。