

## M16Cシリーズ用Cコンパイラパッケージ V.5.43 Release 00 ご使用上のお願い

M16Cシリーズ\*用Cコンパイラパッケージ(M3T-NC30WA) V.5.43 Release 00の 使用上の注意事項を連絡します。

\*M16C/60, /30, /20, /10, /TinyおよびR8C/Tinyシリーズの総称です。

- R8C/2Dグループ ROM 48 KBマイコン用プロジェクト作成時の注意事項

### 1. 内容

該当製品と統合開発環境High-performance Embedded Workshopを使用して、R8C/TinyシリーズR8C/2Dグループ ROM 48 KBマイコン用にプロジェクトを作成した場合、誤ったリンカオプション -ORDER (セクションアドレスおよび再配置指定) が生成され、ビルドを実行するとリンクエラーが発生する場合があります。

### 2. 発生条件

以下の条件をすべて満たす場合に発生します。

- (1) 新規プロジェクトワークスペースダイアログでプロジェクトタイプリストから「C source startup Application」を選択する。
- (2) New Project -1/5-Select Target CPU Toolchain versionダイアログボックスでCPU SeriesリストからR8C/Tiny、CPU Groupリストから2Dを選択する。
- (3) New Project-3/6-Setting the Contents of Files to be GeneratedダイアログボックスでROM sizeプルダウンリストから「48 Kバイト」を選択し、かつUse OnChip Debugging Emulatorプルダウンリストから「E8」を選択する。

### 3. 回避策

以下の手順を実行してください。

- (1) ワークスペースウィンドウのプロジェクトタブをクリックして、プロジェ

クツツリーのfirm.cを選択し、右クリックメニューの「ファイルの削除」  
コマンドを実行する。

同じようにfirm\_ram.cも削除する。

(2) メニュー「ビルド」->「Renesas M16C Standard Toolchain」を選択して、  
Renesas M16C Standard Toolchainダイアログボックスを表示する。

(3) リンカタブをクリックする。

(4) リンカタブの一番下にあるリンカオプションテキストボックスに  
表示されている-ORDERオプションを以下の通り編集する。

(コピー&ペーストが可能です)

誤： -ORDER SectionOrder2x¥R8C2c\_2d\_4K.dat=00

正： -ORDER data\_SE=400,bss\_SE,data\_SO,bss\_SO,data\_NE,bss\_NE,

data\_NO,bss\_NO,stack,istack,heap\_NE,rom\_NE=04000,rom\_NO,data\_SEI,data\_SOI,  
data\_NEI,data\_NOI,switch\_table,program,interrupt,vector=0fedc

(5) OKボタンをクリックする。

#### 4. 恒久対策

次期バージョンで改修する予定です。

---

#### [免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。  
ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。