

SuperHファミリ用リアルタイムOS HI7000/4, HI7700/4 およびHI7750/4 英文ユーザーズマニュアル訂正のお知らせ

SuperHファミリ用リアルタイムOS HI7000/4, HI7700/4 およびHI7750/4の英文 ユーザーズマニュアルの正誤情報を連絡します。

1. 該当マニュアル

- (1) HI7000/4 series User's Manual Rev.6.00 (資料番号 REJ10B0060-0600)
- (2) HI7000/4 series User's Manual Rev.5.00 (資料番号 REJ10B0060-0500)
- (3) HI7000/4 series User's Manual Rev.4.00 (資料番号 REJ10B0060-0400H)
- (4) HI7000/4 series User's Manual Rev.3.00 (資料番号 REJ10B0060-0300H)
- (5) HI7000/4 series User's Manual Rev.2.0 (資料番号 ADJ-702-248A)
- (6) HI7000/4 series User's Manual Rev.1.0 (資料番号 ADJ-702-248)

補足 : HI7000/4 series User's Manualは、リアルタイムOS HI7000/4, HI7700/4 およびHI7750/4用の共通マニュアルです。

HI7000/4は、SH-1, SH-2, SH2-DSP, SH-2E (FPUを除く), SH-2A, および SH2A-FPUコアのMCUをサポートしています。

HI7700/4は、SH-3, SH3-DSP, およびSH4AL-DSPコアのMCUをサポートしています。

HI7750/4は、SH-4, およびSH-4AコアのMCUをサポートしています。

2. 訂正内容

3.20.1項「Define Interrupt Handler」の「Packet Structure」を、以下のとおり訂正します。

誤 : FP inhhdr; +4 4 Handler address

正 : FP inthdr; +4 4 Handler address

【免責事項】

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。

© 2010-2016 Renesas Electronics Corporation. All rights reserved.