

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A808A/J	Rev.	第1版
題名	SH7786 DBSC3 ユーザーズマニュアルの訂正		情報分類	技術情報	
適用製品	SH7786 グループ	対象ロット等	関連資料	SH7786 グループ ユーザーズマニュアル ハードウェア編 Rev 1.00 2010年11月30日発行 (RJJ09B0533-0100)	
		全ロット			

SH7786 の DDR3-SDRAM インタフェース (DBSC3) に関して、ハードウェアマニュアルの訂正があります。
下記において、取り消し線部分(abc)が訂正前(削除)、網掛け部分(abc)が訂正後(訂正/追加)となります。

【訂正内容】

関連資料 12-3 表 12.1 DBSC3 端子構成 MZQ 端子

端子名	機能	入出力	説明
MZQ	インピーダンスマッチング リファレンス入力	- 入力	インピーダンスマッチング キャリブレーション用抵抗接続端子 本端子と VSS 端子との間に 120Ω (誤差 1%以内)を接続してください。

以上