

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A778A/J	Rev.	第1版
題名	SH7780 FLCTL マニュアル訂正		情報分類	技術情報	
適用製品	SH7780 グループ	対象ロット等	関連資料	SH7780 ハードウェアマニュアル Rev 1.00 2006 年 1 月 11 日発行 (RJJ09B0221-0100)	
		全ロット			

SH7780 の FLCTL (NAND フラッシュメモリコントローラ) に関して、マニュアルの訂正があります。

下記において、網掛け部分が追加/変更 (例: **ABC**)、取り消し線部分 (例: ~~ABC~~) が削除となります。

【訂正内容】

関連資料 27.3.1 共通コントロールレジスタ(FLCMNCR)のビット 9 (NANDWF : NAND ウェイト挿入動作ビット)およびビット 8(SE : スペアエリアイネーブル)の説明(p27-7)について下記のとおり訂正します。

27.3.1 FLCMNCR 表の説明欄 (ビット 9 および 8)

ビット	ビット名	初期値	R/W	説 明
9	NANDWF	0	R/W	NAND ウェイト挿入動作ビット 0: ウェイトなし 1: ウェイト 1 サイクルあり 設定禁止
8	SE	0	R/W	スペアエリアイネーブルビット イネーブル状態のとき、データエリアとスペアエリア(管理コード領域) を連続してアクセス可能になります。 0: スペアエリアアクセスイネーブル 1: スペアエリアアクセスディスエーブル (セクタアクセスモード時は、0 を設定してください。) リザーブビット 読み出すと常に 0 が読み出されます。書き込む値も常に 0 にしてください。

【補 足】

NANDWF ビットについて、SH7780 では「ウェイト 1 サイクルあり」はサポートされていません。NANDWF=1 を設定した場合、動作が不安定になり、メモリに正しくアクセスできない場合がありますのでご注意ください。

以 上