

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A650A/J	Rev.	第1版
題名	SH7764 グループ ハードウェアマニュアル Rev.1.00 訂正 -その2-		情報分類	技術情報	
適用製品	R5S77640P300BG R5S77640D300BG R5S77640N300BG R5S77641P300BG R5S77641D300BG R5S77641N300BG	対象ロット等	関連資料	SH7764 グループ ハードウェアマニュアル (RJJ09B0395-0100)	
		全ロット			

拝啓 貴社ますますご清栄のこととお喜び申し上げます。また、日頃より弊社半導体製品に格段のご愛顧を賜り深謝申し上げます。さて、SH7764 グループ・ハードウェアマニュアル、汎用入出力ポート（GPIO）の章において記載漏れ及び、電気的特性に関する変更がありましたので、ご案内申し上げます。何卒、ご理解の上、ご使用くださいますようお願い申し上げます。

敬具

— 記 —

- (1) 27. 汎用入出力ポート（GPIO） 記載漏れ
- (2) 33. 電気的特性 バスタイミング 特性変更

(1) 2.7. 汎用入出力ポート (GPIO) 記載漏れ

【変更前】

PTDAT_A は、読み出し／書き込み可能な 16 ビットのレジスタでポート A のデータを格納します。

ビット	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
	-	-	-	-	-	-	-	-	PTDAT_A7	PTDAT_A6	PTDAT_A5	PTDAT_A4	PTDAT_A3	PTDAT_A2	PTDAT_A1	PTDAT_A0
初期値	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
R/W	R	R	R	R	R	R	R	R	R/W							

ビット	ビット名	初期値	R/W	説明
15~8	—	すべて0	R	リザーブビット 読み出すと下位8ビットと同じ値が読み出されます。書き込む値は常に0にしてください。
7	PTDAT_A7	0	R/W	汎用出力ポートとして使用する端子の出力データを格納します。 端子機能が汎用出力ポートの場合には、ポートを読み出すと対応する本レジスタの値が読み出されます。 端子機能が汎用入力ポートの場合には、ポートを読み出すと対応する端子の状態が読み出されます。
6	PTDAT_A6	0	R/W	
5	PTDAT_A5	0	R/W	
4	PTDAT_A4	0	R/W	
3	PTDAT_A3	0	R/W	
2	PTDAT_A2	0	R/W	
1	PTDAT_A1	0	R/W	
0	PTDAT_A0	0	R/W	

【変更後】

PTDAT_A は、読み出し／書き込み可能な 16 ビットのレジスタでポート A のデータを格納します。

ビット	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
	-	-	-	-	-	-	-	-	PTDAT_A7	PTDAT_A6	PTDAT_A5	PTDAT_A4	PTDAT_A3	PTDAT_A2	PTDAT_A1	PTDAT_A0
初期値	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
R/W	R	R	R	R	R	R	R	R	R/W							

ビット	ビット名	初期値	R/W	説明
15~8	—	すべて0	R	リザーブビット 読み出すと下位8ビットと同じ値が読み出されます。書き込む値は常に0にしてください。
7	PTDAT_A7	0	R/W	汎用出力ポートとして使用する端子の出力データを格納します。 端子機能が汎用出力ポートの場合には、ポートを読み出すと対応する本レジスタの値が読み出されます。 端子機能が汎用入力ポートの場合には、ポートを読み出すと対応する端子の状態が読み出されます。 <u>汎用ポート以外の場合、入力ポートについてはリードすると端子の状態、ライトは無効。出力ポートについてはリードは不定、ライトは無効。</u>
6	PTDAT_A6	0	R/W	
5	PTDAT_A5	0	R/W	
4	PTDAT_A4	0	R/W	
3	PTDAT_A3	0	R/W	
2	PTDAT_A2	0	R/W	
1	PTDAT_A1	0	R/W	
0	PTDAT_A0	0	R/W	

(2) 3.3. 電気的特性 バスタイミング 特性変更

3.3.4.3 バスタイミング

表3.3.11 バスタイミング

【変更前】

項目	記号	Min.	Max.	単位	備考	参照図
\overline{DQM} 遅延時間	t_{DQMD}	1.0	7.0	ns		33.12 ~ 33.23

【変更後】

項目	記号	Min.	Max.	単位	備考	参照図
\overline{DQM} 遅延時間	t_{DQMD}	1.0	<u>7.4</u>	ns		33.12 ~ 33.23

以上