

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A880A/J	Rev.	第1版
題名	SH7750、SH7750S、SH7750R グループ ユーザーズマニュアル 電気的特性および外形寸法図の訂正		情報分類	技術情報	
適用製品	SH7750、SH7750S、SH7750R グループ	対象ロット等	関連資料	SH7750、SH7750S、SH7750R グループ ユーザーズマニュアル： ハードウェア編 (R01UH0456JJ0702)	
		全ロット			

SH7750、SH7750S、SH7750R 各グループに関して、電気的特性(AC)および外形寸法図のマニュアル訂正があります。
取り消し線部分(例：「~~42~~」)が訂正前、網掛け部分(例：「**15**」)が訂正後になります。

【内 容】

1. 電気的特性の訂正

関連資料: 22.3.2 制御信号タイミング

1) SH7750R (関連資料 p22-36、表 22.32、5 箇所)

スタンバイからのバスバッファオンタイムおよび STATUS 遅延時間の規定に誤記がありましたので訂正します。

項目	略称	HD6417750 RBP240(V) HD6417750 RBG240(V) HD6417750 RBA240HV		HD6417750 RBP200(V) HD6417750 RBG200(V) HD6417750 RBA240HV*		HD6417750 RF240(V)		HD6417750 RF200(V)		単位
		Min	Max	Min	Max	Min	Max	Min	Max	
スタンバイからのバス バッファオンタイム	tBON2	-	≧ 1	-	≧ 1	-	≧ 1	-	≧ 1	tCYC
STATUS0、STATUS1 遅延時間	tSTD1	-	≦ 5.3	-	6	-	6	-	6	ns

注) *: HD6417750RBA240HV を 200MHz で動作させた場合。

2) SH7750 および SH7750S (関連資料 p22-37、表 22.33、11 箇所)

バスバッファオンタイム、スタンバイからのバスバッファオンタイムおよび STATUS 遅延時間の規定に誤記がありましたので訂正します。

項目	略称	HD6417750 VF128(V)		HD6417750 SVF133(V) HD6417750 SVBT133(V)		HD6417750 F167(V) HD6417750 SF167(V) HD6417750 SF200(V)		HD6417750 BP200M(V) HD6417750 SBP200(V) HD6417750 SBA200V		単位
		Min	Max	Min	Max	Min	Max	Min	Max	
バスバッファオンタイム	tBON1	-	42 15	-	42 15	-	12	-	42 10	ns
スタンバイからのバス バッファオンタイム	tBON2	-	≧ 1	-	≧ 1	-	≧ 1	-	≧ 1	tCYC
STATUS0、STATUS1 遅延時間	tSTD1	-	≦ 11	-	≦ 11	-	≦ 9	-	≦ 7	ns

2. 外形寸法図の訂正

関連資料: 付録 B. 外形寸法図

SH7750R (関連資料 付録-10 ページ、図 B.5)

HD6417750RBA240HV および HD6417750SBA200V の外形寸法図のボール径(ϕb)の規定に誤記がありましたので訂正します。

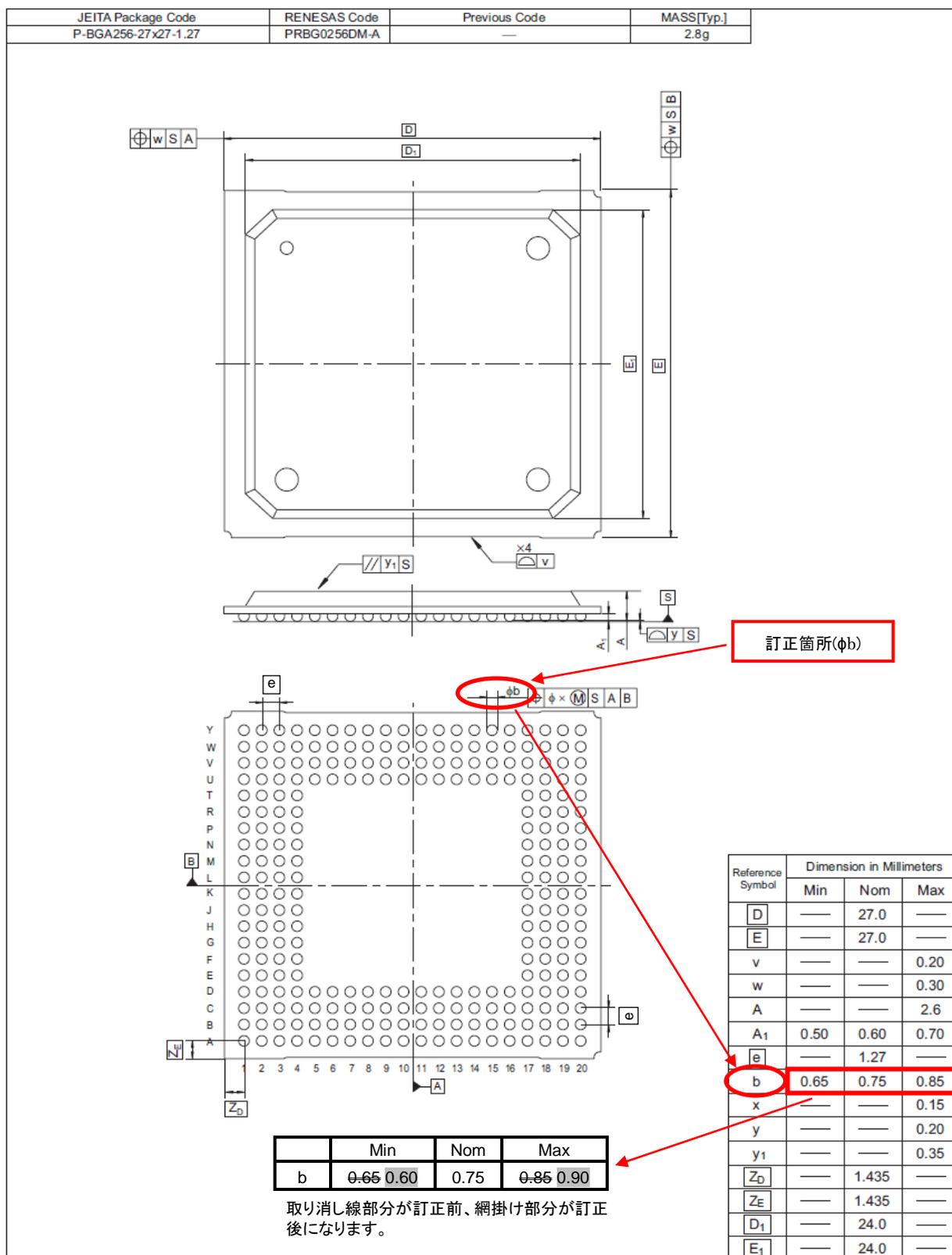


図 B.5 外形寸法図

(256 ピン BGA: HD6417750RBA240HV および HD6417750SBA200V)

以上