

# RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア  
ルネサス エレクトロニクス株式会社問合せ窓口 <http://japan.renesas.com/contact/>E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU & MCU	発行番号	TN-SH7-A919A/J	Rev.	第1版
題名	SH7450 シリーズユーザーズマニュアル ハードウェア編 正誤表		情報分類	技術情報	
適用製品	SH7450 シリーズ	対象ロット等	関連資料	下記関連資料参照	
		—			

## 1. 説明

SH7450 シリーズ ユーザーズマニュアル ハードウェア編の正誤表を示します。

## 【関連資料】

シリーズ	グループ	関連資料	Rev.	管理番号
SH7450	SH7450, 7451	ユーザーズマニュアル ハードウェア編	1. 10	R01UH0286JJ0110
SH7450	SH7455, 7456	ユーザーズマニュアル ハードウェア編	1. 10	R01UH0030JJ0110
SH7450	SH7457, 7459	ユーザーズマニュアル ハードウェア編	1. 20	R01UH0420JJ0120

※下記において、赤字の部分が追加/変更のある部分です。

章/節番号	章/節タイトル	項目	内容
23.4.3	クロック同期式モード時の動作	図 23.13 シリアル送信のフローチャートの例	<div style="display: flex; justify-content: space-between;"> <div style="width: 30px; text-align: center;">誤</div> <div style="width: 670px;"> <pre> graph TD     Start([送信開始]) --&gt; ReadTDFE[SCiFSRレジスタのTDFEフラグを読み出し]     ReadTDFE --&gt; IsTDFE{ TDFE="1"? }     IsTDFE -- No --&gt; ReadTDFE     IsTDFE -- YES --&gt; WriteData[SCiFTDRレジスタに送信データを書き込み、SCiFSRレジスタのTDFEフラグを"0"にクリア]     WriteData --&gt; IsAllData{ 全データ送信? }     IsAllData -- No --&gt; ReadTDFE     IsAllData -- YES --&gt; ReadTEND[SCiFSRレジスタのTENDフラグを読み出し]     ReadTEND --&gt; IsTEND{ TEND="1"? }     IsTEND -- No --&gt; ReadTEND     IsTEND -- YES --&gt; ClearTEND[SCiFSRレジスタのTENDフラグを"0"にクリア]     ClearTEND --&gt; ClearTE[SCiFCRレジスタのTEフラグを"0"にクリア]     ClearTE --&gt; End([終了])                     </pre> </div> </div> <hr/> <div style="display: flex; justify-content: space-between;"> <div style="width: 30px; text-align: center;">正</div> <div style="width: 670px;"> <pre> graph TD     Start([送信開始]) --&gt; ReadTDFE[SCiFSRレジスタのTDFEフラグを読み出し]     ReadTDFE --&gt; IsTDFE{ TDFE="1"? }     IsTDFE -- No --&gt; ReadTDFE     IsTDFE -- YES --&gt; WriteData[SCiFTDRレジスタに送信データを書き込み、SCiFSRレジスタのTDFEフラグ、TENDフラグを"0"にクリア]     WriteData --&gt; IsAllData{ 全データ送信? }     IsAllData -- No --&gt; ReadTDFE     IsAllData -- YES --&gt; ReadTEND[SCiFSRレジスタのTENDフラグを読み出し]     ReadTEND --&gt; IsTEND{ TEND="1"? }     IsTEND -- No --&gt; ReadTEND     IsTEND -- YES --&gt; ClearTEND[SCiFSRレジスタのTENDフラグを"0"にクリア]     ClearTEND --&gt; ClearTE[SCiFCRレジスタのTEフラグを"0"にクリア]     ClearTE --&gt; End([終了])                     </pre> </div> </div>