

RENESAS TECHNICAL UPDATE

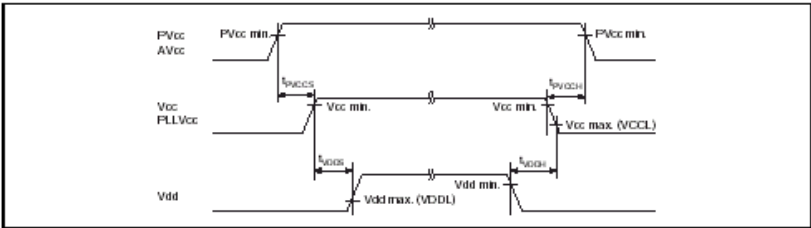
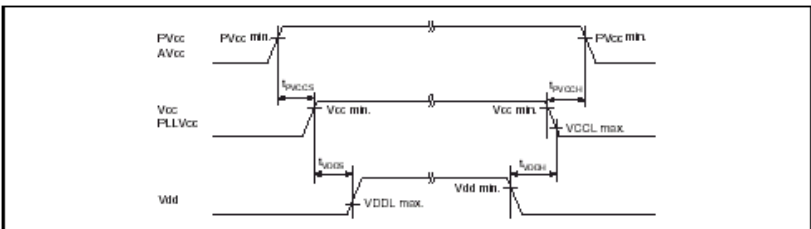
〒211-8668 神奈川県川崎市中原区下沼部 1753
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A781A/J	Rev.	第1版
題名	SH7450 グループ、SH7451 グループ ハードウェアマニュアル 正誤表 Rev. A		情報分類	技術情報	
適用製品	SH7450 グループ、SH7451 グループ	対象ロット等	関連資料	SH7450 グループ、SH7451 グループ ハードウェアマニュアル REV. 1.00 (RJJ09B0470-0100)	

2010年1月25日に発行致しました「SH7450 グループ、SH7451 グループ ハードウェアマニュアル REV. 1.00」の内容に訂正がありますので、お知らせいたします。

「SH7450 グループ、SH7451 グループ ハードウェアマニュアル REV. 1.00」をご利用の際は、添付の正誤表をご使用ください。

添付資料：「SH7450 グループ、SH7451 グループ ハードウェアマニュアル REV. 1.00」正誤表 Rev. A...2枚

Rev.	ページ	箇所	内容																								
REV. A	11-1	11. アドレス空間	誤 図 11.1～図 11.6 に本MCU のアドレス空間を示します。本MCU は、32 ビット (4G バイト) 物理アドレス空間を有します。最上位の 512M バイト (H' 0000 0000～H' 1FFF FFFF) には、内蔵ROM や内蔵RAM (SHwYRAM)、外部アドレス空間がマッピングされています。最下位の 512M バイト (H' E000 0000～H' FFFF FFFF) には、IL メモリ、OL メモリ、およびその他の内部リソースがマッピングされています。CPU は、32 ビットの仮想アドレス空間から 29 ビットの物理アドレス空間を扱うことができます。																								
			正 図 11.1～図 11.6 に本MCU のアドレス空間を示します。本MCU は、32 ビット (4G バイト) 物理アドレス空間を有します。最下位の 512M バイト (H' 0000 0000～H' 1FFF FFFF) には、内蔵ROM や内蔵RAM (SHwYRAM)、外部アドレス空間がマッピングされています。最上位の 512M バイト (H' E000 0000～H' FFFF FFFF) には、IL メモリ、OL メモリ、およびその他の内部リソースがマッピングされています。CPU は、32 ビットの仮想アドレス空間から 29 ビットの物理アドレス空間を扱うことができます。																								
REV. A	38-4	38. 電気的特性 38.2 DC 特性 "L"レベル入力電圧	誤 表 38.3 DC 特性 (入力電圧 : 5.0V 使用時) <table border="1"> <thead> <tr> <th colspan="3">項目</th> <th rowspan="2">記号</th> <th colspan="3">定格値</th> <th rowspan="2">単位</th> <th rowspan="2">測定条件</th> </tr> <tr> <th>"L"レベル</th> <th>しきい値</th> <th>EXTAL</th> <th>Min.</th> <th>Typ.</th> <th>Max.</th> </tr> </thead> <tbody> <tr> <td>入力電圧</td> <td>切り替え機能がない端子</td> <td></td> <td>VIL</td> <td>0</td> <td></td> <td>0.25 V_{Vcc}</td> <td>V</td> <td></td> </tr> </tbody> </table>	項目			記号	定格値			単位	測定条件	"L"レベル	しきい値	EXTAL	Min.	Typ.	Max.	入力電圧	切り替え機能がない端子		VIL	0		0.25 V _{Vcc}	V	
			項目			記号		定格値					単位	測定条件													
"L"レベル	しきい値	EXTAL	Min.	Typ.	Max.																						
入力電圧	切り替え機能がない端子		VIL	0		0.25 V _{Vcc}	V																				
正 表 38.3 DC 特性 (入力電圧 : 5.0V 使用時) <table border="1"> <thead> <tr> <th colspan="3">項目</th> <th rowspan="2">記号</th> <th colspan="3">定格値</th> <th rowspan="2">単位</th> <th rowspan="2">測定条件</th> </tr> <tr> <th>"L"レベル</th> <th>しきい値</th> <th>EXTAL</th> <th>Min.</th> <th>Typ.</th> <th>Max.</th> </tr> </thead> <tbody> <tr> <td>入力電圧</td> <td>切り替え機能がない端子</td> <td></td> <td>VIL</td> <td>0</td> <td></td> <td>0.125 V_{Vcc}</td> <td>V</td> <td></td> </tr> </tbody> </table>	項目			記号	定格値			単位	測定条件	"L"レベル	しきい値	EXTAL	Min.	Typ.	Max.	入力電圧	切り替え機能がない端子		VIL	0		0.125 V _{Vcc}	V				
項目			記号		定格値					単位	測定条件																
"L"レベル	しきい値	EXTAL		Min.	Typ.	Max.																					
入力電圧	切り替え機能がない端子		VIL	0		0.125 V _{Vcc}	V																				
REV. A	38-14	38. 電気的特性 38.3 AC 特性 38.3.1 電源投入・切断タイミング	誤 表 38.16 電源投入・切断タイミング <table border="1"> <thead> <tr> <th>項目</th> <th>記号</th> <th>Min.</th> <th>Max.</th> <th>単位</th> <th>参考図</th> </tr> </thead> <tbody> <tr> <td>V_{Vcc} 切断時 PV_{Vcc} ホールド時間</td> <td>t_{PVCCH}</td> <td>-</td> <td>0</td> <td>μs</td> <td rowspan="2">38.4</td> </tr> <tr> <td>電源立ち下げ時の PV_{Vcc} 電圧</td> <td>VCCL</td> <td>0</td> <td>1.0</td> <td>V</td> </tr> </tbody> </table>  <p style="text-align: center;">図 38.4 電源投入・切断タイミング</p>	項目	記号	Min.	Max.	単位	参考図	V _{Vcc} 切断時 PV _{Vcc} ホールド時間	t _{PVCCH}	-	0	μs	38.4	電源立ち下げ時の PV _{Vcc} 電圧	VCCL	0	1.0	V							
			項目	記号	Min.	Max.	単位	参考図																			
V _{Vcc} 切断時 PV _{Vcc} ホールド時間	t _{PVCCH}	-	0	μs	38.4																						
電源立ち下げ時の PV _{Vcc} 電圧	VCCL	0	1.0	V																							
正 表 38.16 電源投入・切断タイミング <table border="1"> <thead> <tr> <th>項目</th> <th>記号</th> <th>Min.</th> <th>Max.</th> <th>単位</th> <th>参考図</th> </tr> </thead> <tbody> <tr> <td>PV_{Vcc} 切断時 V_{Vcc} ホールド時間</td> <td>t_{PVCCCH}</td> <td>-</td> <td>0</td> <td>μs</td> <td rowspan="2">38.4</td> </tr> <tr> <td>電源立ち下げ時の V_{Vcc} 電圧</td> <td>VCCL</td> <td>0</td> <td>1.0</td> <td>V</td> </tr> </tbody> </table>  <p style="text-align: center;">図 38.4 電源投入・切断タイミング</p>	項目	記号	Min.	Max.	単位	参考図	PV _{Vcc} 切断時 V _{Vcc} ホールド時間	t _{PVCCCH}	-	0	μs	38.4	電源立ち下げ時の V _{Vcc} 電圧	VCCL	0	1.0	V										
項目	記号	Min.	Max.	単位	参考図																						
PV _{Vcc} 切断時 V _{Vcc} ホールド時間	t _{PVCCCH}	-	0	μs	38.4																						
電源立ち下げ時の V _{Vcc} 電圧	VCCL	0	1.0	V																							

Rev.	ページ	箇所	内容
REV. A	25-39	25.8.10	<p>追加</p> <p>25.8.10 I2C バスインタフェース マスタ受信モードに関する注意 停止条件発行または開始条件の再発行がSCLの9クロック目の立ち下がりとなった場合、9クロック目の後に、SCLが1クロック余分に出力されます。マスタ受信完了後、SCLの9クロック目の立ち下がりを確認してから、停止条件を発行または開始条件を再発行してください。 SCLの9クロック目の立ち下がり、次の方法で確認してください。 ICSRレジスタのRDRFビット(受信データレジスタフルフラグ)が"1"になったことを確認後、ICCR2レジスタのSCL0ビット(SCLモニタフラグ)が"0"(SCL端子は"L")になったことを確認してください。</p>

REV. A	12-29	12章 ROM 12.6.3 FCU コマンド使用方法 図 12.10 ROM リードモード移行フロー	<p>誤</p> <pre> graph TD Start([開始]) --> FRDY{FRDYビット確認} FRDY -- "0" --> Next1[] FRDY -- "1" --> Error{エラー確認} Error -- "ILGLERR、PRGERR、またはERSERR=0" --> Next2[] </pre>	
			<p>正</p> <pre> graph TD Start([開始]) --> FRDY{FRDYビット確認} FRDY -- "0" --> Next1[] FRDY -- "1" --> Error{エラー確認} Error -- "ILGLERR、PRGERR、またはERSERR=1" --> Next2[] </pre>	

以上