

# 日立マイクロコンピュータ技術情報

〒100-0004  
 東京都千代田区大手町2丁目6番2号  
 (日本ビル)  
 TEL (03)-5201-5197  
 株式会社 日立製作所 半導体グループ

題 目	SH3, SH3-DSP 全割り込みマスク(MAI)に関するマニュアル誤記訂正		発行番号	TN-SH7-278A	
			分類	1. 仕様変更 ② ドキュメント訂正追加等 3. 使用上の注意事項	
適用製品	HD6417707 HD6417709 HD6417709A HD6417729	対象ロット等	関連資料	SH7707ハードウェアマニュアル (ADJ-602-169 第1版) SH7709ハードウェアマニュアル (ADJ-602-178C 第4版) SH7709Aハードウェアマニュアル (ADJ-602-193B 第3版) SH7729ハードウェアマニュアル (ADJ-602-195A 第2版)	有効期限
		全ロット			永年

SH7707, SH7709, SH7709A, SH7729において下記のマニュアル誤記がありましたので、ご理解、ご了承頂きたくお願いいたします。

## SH7707

6.3.3 割り込みコントロールレジスタ1 (ICR1)  
 ビット15 : 全割り込みマスク(MAI)

誤: 1にセットするとNMI割り込みをマスクします。また、NMI端子にLowレベルが入力されているときに、すべての割り込み要求をマスクするか否かを選択します。

ビット15	機 能	
MAI		
0	全割り込み要求に対してのマスクを行いません。	(初期値)
1	全割り込み要求をマスクします。	

## SH7709

6.3.3 割り込みコントロールレジスタ1 (ICR1)  
 ビット15 : 全割り込みマスク(MAI)

誤: 1にセットするとNMI割り込みをマスクします。また、NMI端子にLowレベルを入力中、すべての割り込み要求をマスクするか否かを選択します。

ビット15	機 能	
MAI		
0	全割り込み要求に対してのマスクを行いません。	(初期値)
1	全割り込み要求をマスクします。	

SH7709A

6.3.3 割り込みコントロールレジスタ1 (ICR1)

ビット15: すべての割り込みのマスク(MAI)

誤: 1にセットするとNMI割り込みをマスクします。また、NMI端子にLowレベルを入力中、すべての割り込み要求をマスクするかどうかを選択します。

ビット15	機 能
MAI	
0	すべての割り込み要求をマスクしない (初期値)
1	すべての割り込み要求をマスクする

SH7729

7.3.3 割り込みコントロールレジスタ1 (ICR1)

ビット15: 全割り込みマスク(MAI)

誤: 1にセットするとNMI割り込みをマスクします。また、NMI端子にローレベルを入力中、すべての割り込み要求をマスクするかどうかを選択します。

ビット15	機 能
MAI	
0	すべての割り込み要求をマスクしない (初期値)
1	すべての割り込み要求をマスクする

上記すべての製品において、ビット15 MAIの説明を以下のようにいたします。

正: 1にセットすると、NMI端子にローレベルを入力中、すべての割り込み要求をマスクします。また、スタンバイモード中、NMI割り込みをマスクします。

ビット15	機 能
MAI	
0	NMI端子がローレベルのとき、すべての割り込み要求をマスクしない (初期値)
1	NMI端子がローレベルのとき、すべての割り込み要求をマスクする

-以上-