

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# — 日立半導体技術情報 —

前略、下記日立マイクロコンピュータ技術情報をお送り致しますので、御検討よろしくお願ひ申し上げます。

〒 1 0 0 - 0 0 0 4

東京都千代田区大手町 2 丁目 6 番 2 号

(日本ビル)

TEL (03)5201-5022 (ダイヤルイン)

株式会社 日立製作所 半導体事業部 マイコン製品技術部

題 目	SH7040 シリーズ用 E7000 エミュレータ(HS7040EPD71H) ライトプロテクトエリア設定の制限について		発行番号	TN- EML- 038A	
			分類	1. 仕様変更 2. ドキュメント訂正追加等 ③ 使用上の注意事項	
適用 製品	HS7040EPD71H	対象ロット等	関連資料	SH7040 シリーズ用 E7000 エミュレータ HS7040EPD70H ユーザーズマニュアル (HS7040EPD70HJ)	
		全ロット		有効期限	永年

SH7040 シリーズ用 E7000 エミュレータ(HS7040EPD71H)において、メモリアクセス機能でライトプロテクトエリア設定を行なうことができます。

しかしながら、エバチップ内蔵メモリマップ制御回路に不具合があり、ライトプロテクトエリアへのライトサイクルが発生しなくても、不当にライトプロテクトエリアへのライト判定を行ない、ブレークする場合があります。

本不具合には周波数依存があるため、ライトプロテクトエリア設定を行なわれる場合には、28.7MHz 以下でご使用頂くようお願い致します。

#### 【注意事項について】

改訂版の注意事項 (HS7040EPD71HJ-P(C))を添付しますので、現行の「E7000 SH7040 シリーズ用エミュレータ ご使用上の注意事項」と差し替えをお願い致します。

— 以上 —

## E7000 SH7040シリーズ用エミュレータご使用上のお願い

日頃、弊社製品をご使用頂きありがとうございます。

今回、使用して頂くSH7040シリーズ用E7000エミュレータ(HS7040EPD71H)には以下に示すお願い事項があります。

### 1. 保証書返送に関するお願い

この度は弊社マイクロコンピュータ開発装置をお買い上げ戴きましてありがとうございます。

保証書は、弊社営業所にて記入の上納入させて戴くようにしております。万一記入なき場合は、お買い上げの営業所にお申し出戴き、必要事項を記載の上、保守用控えを同封の封筒にて弊社保守担当宛にご返送戴きますようお願い致します。

なお、ご返送なき場合は、フィールドチェンジ、不具合情報の連絡等の保守サービスが受けられなくなりますので、必ずご返送戴きますようお願い致します。

### 2. エミュレータ使用上の制限事項

#### 2.1 トレースモニタ機能

(1) 8bit領域をワードアクセスした場合、下位8bitしかモニタ表示しません。

#### 2.2 MODEコマンド

MODEコマンドにおいて、内蔵ROM(64kB/128kB/256kB)のサイズを選択することができますが、以下の仕様になっておりますので、注意してください。

(1) 内蔵ROM：64kBまたは128kBを選択した場合でも、256kBのエリアが有効になっており、トレース表示におけるステータスも"ROM"と表示します。

(2) デバイスにおいては内蔵RAM：4kBですが、本エミュレータでは内蔵RAM：6kBのエリアが有効になっており、トレース表示におけるステータスも"RAM"と表示します。

#### 2.3 メモリ内容の変更機能

キャッシュメモリを使用するプログラムのデバッグにおいて、メモリ上（内蔵ROM、内蔵RAMおよび外部RAM）の命令を変更した場合、メモリとキャッシュメモリの内容が不一致になる可能性があります。

下記コマンドでメモリ上の命令を変更した場合は、キャッシュの初期化を行ってから、エミュレーションを開始してください。

```
ASSEMBLE      DATA_CHANGE  FILL          MEMORY      MOVE
MOVE_TO_RAM  LOAD           FILE_LOAD   LAN_LOAD    INTFC_LOAD
```

#### 2.4 メモリアクセス機能

メモリアクセス機能において、ライトプロテクトエリア設定を行なう場合には、動作周波数：28.7MHz以下で使用してください。

### 3. デバイスの制限事項

3.1 デバイスの機能・性能の制限事項は本エミュレータにも適用されます。

#### 3.2 A/Dモジュール

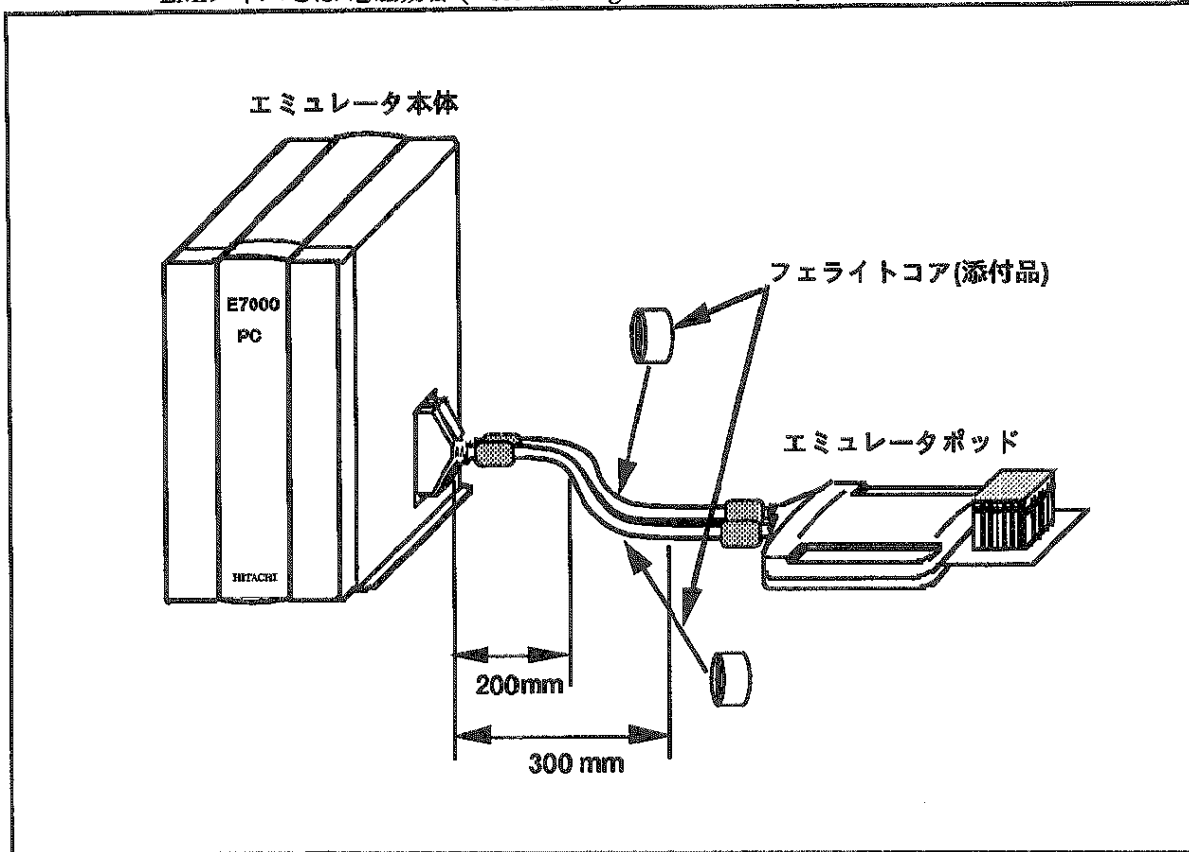
本エミュレータは、中速A/Dをサポートしております。

ご使用の際は、A/Dモジュール関係のレジスタ仕様に注意してください。詳細は、SH7040シリーズハードウェアマニュアルを参照してください。

### 3.3 EMIノイズの最小限化

EMIノイズを防ぐには、エミュレータをご使用になる前に、下図に示すように、本エミュレータに添付されているフェライトコアをエミュレータ・ポッド接続ケーブルに一つずつ装着してください。フェライトコアはエミュレータ本体より200mm から300mm の間に装着してください。

EMIノイズとは 電磁妨害 (Electrical Magnetic Interference)の略称です。



フェライトコア装着図

以上