発行日:2021年6月8日

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア ルネサス エレクトロニクス株式会社

問合せ窓口 https://www.renesas.com/jp/ja/support/contact/

製	品分類	MPU & MCU	発行番号	TN-RA*-A	0022A/J	Rev.	第1版
題名	RA6M5	ケループ、ADC チャネル数に関する注意		情報分類	技術情報		
適			対象ロット等				
用製品	RA6M5 グループ		すべて	関連資料	Renesas RA6M5 グ マニュアル ハート		

ADC のチャネル数に関する記述を修正します。

- 1. 概要
- 1. 1 65ページ
- ・修正前

表 1.9 アナログ (1/2)

機能の説明	
逐次比較方式の 12 ビットの A/D コンバータを内蔵しています。最大 29 チャネルのアナログ入力を選択可能です。変換には温度センサ出力および内部基準電圧を選択できます。 「43. 12 ビット A/D コンバータ (ADC12)」を参照してください。	

• 修正後

表 1.9 アナログ (1/2)

機能の説明
逐次比較方式の12ビットA/Dコンバータ (ADC12) を2ユニット内蔵しています。ユニットOでは最大13チャネル、ユニット1では最大16チャネルのアナログ入力を選択可能です。ただしユニット0およびユニット1の各3つのアナログ入力は共通のポートに割り当てられており(AN000/AN100, AN001/AN101, AN002/AN102)、同時に使用可能なアナログ入力は、最大26端子です。また内蔵の温度センサ出力および内部基準電圧を各ユニットのアナログ入力として選択できます。 「43. 12 ビット A/D コンバータ (ADC12)」を参照してください。

1. 2 71ページ

• 修正前

表 1.15 機能の比較 (1/2)

型名		R7FA6M5XX2CBG	R7FA6M5XX3CFC	R7FA6M5XX3CFB	R7FA6M5XX3CFP
端子総数		176		144	100
ነ	I			•	
アナログ	ADC12	ユニット0:13、	、ユニット1 : 16	ユニット 0:12、ユ ニット 1:13	ユニット 0:11、ユ ニット 1:9

• 修正後

表 1.15 機能の比較 (1/2)

型名		R7FA6M5XX2CBG	R7FA6M5XX3CFC	R7FA6M5XX3CFB	R7FA6M5XX3CFP
端子総数		176		144	100
アナログ	ADC12	ユニット ユニット 端子共有:	1:16	ユニット0:12 ユニット1:13 端子共有:3(注2)	ユニット0:11 ユニット1:9 端子共有:3(注2)

注2. 各ADC ユニットの入力チャネルが、同一ポートにアサインされています。

- 2. 12 ビット A/D コンバータ (ADC12)
- 2. 1 1941ページ
- 修正前

43. 12 ビットA/D コンバータ (ADC12)

43.1 概要

本MCU は、逐次比較方式の12 ビットのA/D コンバータ (ADC12) ユニットを内蔵しています。ユニット0 では、変換には最大13 チャネルのアナログ入力を選択できます。ユニット1 では、変換には最大16 チャネルのアナログ入力を選択できます。また、各ユニットに対して、温度センサ出力、内部基準電圧を選択できます。

・修正後

43. 12 ビットA/D コンバータ (ADC12)

43.1 概要

本MCUは、逐次比較方式の12ビットA/Dコンバータ(ADC12)ユニット内蔵しています。ユニット0では最大13 チャネル、ユニット1では最大16チャネルのアナログ入力を選択可能です。ただしユニット0およびユニット1の各3つのアナログ入力は共通のポートに割り当てられており(AN000/AN100, AN001/AN101, AN002/AN102)、同時に使用可能なアナログ入力は、最大26端子です。また内蔵の温度センサ出力および内部基準電圧を各ユニットのアナログ入力として選択できます。

発行日:2021年6月8日

RENESAS TECHNICAL UPDATE TN-RA*-A0022A/J

2. 2 1941 ページ

・修正前

表 43.1 ADC12 の仕様 (1/3)

項目	内容
ユニット数	2ユニット
入力チャネル	最大 29 チャネル (AN000~AN010, AN012, AN013, AN100~AN102, AN116~AN128) 拡張

• 修正後

表 43.1 ADC12 の仕様 (1/3)

項目	内容
ユニット数	2ユニット
入力チャネル	最大 <mark>26</mark> チャネル (AN000~AN010, AN012, AN013, AN100~AN102, AN116~AN128) ^(注4) 拡張

注 4. AN000 と AN100、AN001 と AN101、および AN002 と AN102 はそれぞれ同じポートに割り当てられています。

2. 3 1943 ページ

修正前

表 43.2 ADC12 の機能一覧 (1/2)

項目		機能
アナログ入力チャネル		AN000~AN010, AN012, AN013 (ユニット 0)、AN100~AN102, AN116~AN128 (ユニット 1) 内部基準電圧 温度センサ出力

• 修正後

表 43.2 ADC12 の機能一覧 (1/2)

項目			機能
アナログ入力チャネル	(注 3)		AN000~AN010, AN012, AN013 (ユニット 0)、AN100~AN102, AN116~AN128 (ユニット 1) 内部基準電圧 温度センサ出力

注 3. ANOOO と AN1OO、ANOO1 と AN1O1、および ANOO2 と AN1O2 はそれぞれ同じポートに割り当てられています。

発行日:2021年6月8日

2. 4 1945 ページ

・修正前

表 43.3 ADC12 の入出力端子 (ユニット 0)

端子名称	入出力	機能
AVCC0	入力	アナログ部の電源端子 (ADC12/DAC12 を使用しないときは VCC に接続してください)
AVSS0	入力	アナログ部の電源グランド端子 (ADC12/DAC12 を使用しないときは VSS に接続してください)
VREFH0	入力	高電位基準電源端子
VREFL0	入力	低電位基準グランド端子
AN000~AN010, AN012, AN013	入力	アナログ入力端子 0~10, 12, 13
ADTRG0	入力	A/D 変換開始のための外部トリガ入力端子

表 43.4 ADC12 の入出力端子 (ユニット 1)

端子名称	入出力	機能
AVCC0	入力	アナログ部の電源端子
AVSS0	入力	アナログ部の電源グランド端子
VREFH	入力	基準電源端子
VREFL	入力	基準電源グランド端子
AN100~AN102, AN116~AN128	入力	アナログ入力端子 0~2, 16~28
ADTRG1	入力	A/D 変換開始のための外部トリガ入力端子

• 修正後

表 43.3 ADC12 の入出力端子 (ユニット 0)

端子名称	入出力	機能			
AVCC0	入力	アナログ部の電源端子 (ADC12/DAC12 を使用しないときは VCC に接続してください)			
AVSS0	入力	アナログ部の電源グランド端子 (ADC12/DAC12 を使用しないときは VSS に接続してください)			
VREFH0	入力	高電位基準電源端子			
VREFL0	入力	低電位基準グランド端子			
AN000~AN010, AN012, AN013 (注1)	入力	アナログ入力端子 0~10, 12, 13			
ADTRG0	入力	A/D 変換開始のための外部トリガ入力端子			

注 1. AN000 と AN100、AN001 と AN101、および AN002 と AN102 はそれぞれ同じポートに割り当てられています。

表 43.4 ADC12 の入出力端子 (ユニット 1)

端子名称	入出力	機能
AVCC0	入力	アナログ部の電源端子
AVSS0	入力	アナログ部の電源グランド端子
VREFH	入力	基準電源端子
VREFL	入力	基準電源グランド端子
AN100~AN102, AN116~AN128(注1)	入力	アナログ入力端子 0~2, 16~28
ADTRG1	入力	A/D 変換開始のための外部トリガ入力端子

注 1. AN000 と AN100、AN001 と AN101、および AN002 と AN102 はそれぞれ同じポートに割り当てられています。

発行日:2021年6月8日