

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社

問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

製品分類	MPU & MCU	発行番号	TN-RA*-A0055A/J	Rev.	第1版
題名	RA6M4 グループ、RA6M5 グループ、RA4M3 グループ、RA6E1 グループ、キャッシュの仕様に関する注意事項の修正		情報分類	技術情報	
適用製品	RA6M4 グループ RA6M5 グループ RA4M3 グループ RA6E1 グループ	対象ロット等 すべて	関連資料	Renesas RA6M4 グループ ユーザーズ マニュアル ハードウェア編 Rev1.10 Renesas RA6M5 グループ ユーザーズ マニュアル ハードウェア編 Rev1.10 Renesas RA4M3 グループ ユーザーズ マニュアル ハードウェア編 Rev1.20 Renesas RA6E1 グループ ユーザーズ マニュアル ハードウェア編 Rev1.10	

キャッシュの仕様に関する注意事項を修正します。

・修正前

表 14.9 キャッシュの仕様

パラメータ	C キャッシュ	S キャッシュ
容量	2 KB	2 KB
ウェイ	2 ウェイセットアソシアティブ	2 ウェイセットアソシアティブ
ラインサイズ	32/64 バイト	32/64 バイト
エントリ数	32/16 エントリ/ウェイ	32/16 エントリ/ウェイ
ライトウェイ	書き込みなし	ライトスルー、非書き込み割り当て
置き換えウェイ	2 ウェイ : LRU (least recently used)	2 ウェイ : LRU (least recently used)
キャッシュサポート領域	0x0000_0000~0x1FFF_FFFF	スタンドバイ SRAM 領域 (0x2800_0000 ~ 0x2FFFF_FFFF) を除く 0x20000000 ~ 0xDFFFFFFF ^(注1)

注 1. Arm MPU において、周辺領域 0x4000_0000~0x5FFF_FFFF の属性はキャッシュ可能属性ではありません。

・修正後

表 14.9 キャッシュの仕様

パラメータ	C キャッシュ	S キャッシュ
容量	2 KB	2 KB
ウェイ	2 ウェイセットアソシアティブ	2 ウェイセットアソシアティブ
ラインサイズ	32/64 バイト	32/64 バイト
エントリ数	32/16 エントリ/ウェイ	32/16 エントリ/ウェイ
ライトウェイ	書き込みなし	ライトスルー、非書き込み割り当て
置き換えウェイ	2 ウェイ : LRU (least recently used)	2 ウェイ : LRU (least recently used)
キャッシュサポート領域	0x0000_0000~0x1FFF_FFFF	スタンドバイ SRAM 領域 (0x2800_0000 ~ 0x2FFFF_FFFF) を除く 0x20000000 ~ 0xDFFFFFFF ^(注1)

注 1. Arm MPU において、周辺領域 0x4000_0000~0x5FFF_FFFF と QSPI IO レジスタ領域 0x6400_0000 to 0x67FF_FFFF の属性はキャッシュ可能属性ではありません。