

# RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア  
ルネサス エレクトロニクス株式会社

問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

製品分類	MPU & MCU	発行番号	TN-RA*-A0096A/J	Rev.	第1版
題名	RA4E2 グループ、RA4M2 グループ、RA4M3 グループ、RA6E1 グループ、RA6E2 グループ、RA6M4 グループ、RA6M5 グループ 拡張シリアルサウンドインタフェース (SSIE)に関する修正		情報分類	技術情報	
適用製品	RA4E2 グループ RA4M2 グループ RA4M3 グループ RA6E1 グループ RA6E2 グループ RA6M4 グループ RA6M5 グループ	対象ロット等	すべて	関連資料	Renesas RA4E2 グループ ユーザーズマニユアル ハードウェア編 Rev1.20 Renesas RA4M2 グループ ユーザーズマニユアル ハードウェア編 Rev1.30 Renesas RA4M3 グループ ユーザーズマニユアル ハードウェア編 Rev1.40 Renesas RA6E1 グループ ユーザーズマニユアル ハードウェア編 Rev1.10 Renesas RA6E2 グループ ユーザーズマニユアル ハードウェア編 Rev1.20 Renesas RA6M4 グループ ユーザーズマニユアル ハードウェア編 Rev1.30 Renesas RA6M5 グループ ユーザーズマニユアル ハードウェア編 Rev1.30
<p>拡張シリアルサウンドインタフェース (SSIE)に関する記述を修正します。</p> <p>32.4.1 SSICR : コントロールレジスタ (RA4E2、RA4M2、RA4M3 用)</p> <p>34.4.1 SSICR : コントロールレジスタ (RA6E1 用)</p> <p>33.4.1 SSICR : コントロールレジスタ (RA6E2 用)</p> <p>35.4.1 SSICR : コントロールレジスタ (RA6M4 用)</p> <p>38.4.1 SSICR : コントロールレジスタ (RA6M5 用)</p>					

[修正前]

Bit position:	31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16
Bit field:	—	CKS	TUIEN	TOIEN	RUIEN	ROIEN	IIEN	—	FRM[1:0]	DWL[2:0]			SWL[2:0]			
Value after reset:	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Bit position:	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
Bit field:	—	MST	BCKP	LRCK P	SPDP	SDTA	PDTA	DEL	CKDV[3:0]			MUEN	—	TEN	REN	
Value after reset:	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0

ビット	シンボル	機能	R/W																								
23:22	FRM[1:0]	フレームワード数の選択(注1) <table border="1"> <thead> <tr> <th colspan="4">通信フォーマット (SSIOFR.OMOD[1:0])</th> </tr> <tr> <th>FRM[1:0]</th> <th>I<sup>2</sup>S (00b)</th> <th>モノラル (10b)</th> <th>TDM (01b)</th> </tr> </thead> <tbody> <tr> <td>00b</td> <td>2</td> <td>1</td> <td>設定禁止</td> </tr> <tr> <td>01b</td> <td>設定禁止</td> <td>設定禁止</td> <td>4</td> </tr> <tr> <td>10b</td> <td></td> <td></td> <td>5</td> </tr> <tr> <td>11b</td> <td></td> <td></td> <td>6</td> </tr> </tbody> </table>	通信フォーマット (SSIOFR.OMOD[1:0])				FRM[1:0]	I <sup>2</sup> S (00b)	モノラル (10b)	TDM (01b)	00b	2	1	設定禁止	01b	設定禁止	設定禁止	4	10b			5	11b			6	R/W
通信フォーマット (SSIOFR.OMOD[1:0])																											
FRM[1:0]	I <sup>2</sup> S (00b)	モノラル (10b)	TDM (01b)																								
00b	2	1	設定禁止																								
01b	設定禁止	設定禁止	4																								
10b			5																								
11b			6																								

[修正後]

Bit position:	31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16
Bit field:	—	CKS	TUIEN	TOIEN	RUIEN	ROIEN	IIEN	—	FRM[1:0]	DWL[2:0]			SWL[2:0]			
Value after reset:	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Bit position:	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
Bit field:	—	MST	BCKP	LRCK P	SPDP	SDTA	PDTA	DEL	CKDV[3:0]			MUEN	—	TEN	REN	
Value after reset:	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0

ビット	シンボル	機能	R/W																								
23:22	FRM[1:0]	フレームワード数の選択(注1) <table border="1"> <thead> <tr> <th colspan="4">通信フォーマット (SSIOFR.OMOD[1:0])</th> </tr> <tr> <th>FRM[1:0]</th> <th>I<sup>2</sup>S (00b)</th> <th>モノラル (10b)</th> <th>TDM (01b)</th> </tr> </thead> <tbody> <tr> <td>00b</td> <td>2</td> <td>1</td> <td>設定禁止</td> </tr> <tr> <td>01b</td> <td>設定禁止</td> <td>設定禁止</td> <td>4</td> </tr> <tr> <td>10b</td> <td></td> <td></td> <td>6</td> </tr> <tr> <td>11b</td> <td></td> <td></td> <td>8</td> </tr> </tbody> </table>	通信フォーマット (SSIOFR.OMOD[1:0])				FRM[1:0]	I <sup>2</sup> S (00b)	モノラル (10b)	TDM (01b)	00b	2	1	設定禁止	01b	設定禁止	設定禁止	4	10b			6	11b			8	R/W
通信フォーマット (SSIOFR.OMOD[1:0])																											
FRM[1:0]	I <sup>2</sup> S (00b)	モノラル (10b)	TDM (01b)																								
00b	2	1	設定禁止																								
01b	設定禁止	設定禁止	4																								
10b			6																								
11b			8																								