

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル  
株式会社 ルネサス テクノロジ  
問合せ窓口 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A560A/J	Rev.	第1版
題名	バースト ROM インタフェース使用上の注意事項について (TN-SH7-A553A/J に対する誤記訂正および追記事項)		情報分類	技術情報	
適用製品	R5S72060W200FPV R5E72060W200FPV	対象ロット等  全ロット	関連資料	・ SH7206 グループ ハードウェアマニュアル (2005年3月17日 Rev.1.00 RJJ09B0183-0100) ・ TN-SH7-A553A/J	

SH2A の上記製品において、TN-SH7-A553A/J として発行させていただきました「クロック非同期のバースト ROM インタフェースへのライト動作に関する制限事項」に関し、誤記訂正および追記事項がございます。ご理解、ご了承いただきたくよろしくお願いいたします。

## 1. TN-SH7-A553A/J に対する誤記訂正

誤：

### 3. 注意事項

- 2) DMA による当該バースト ROM 空間へのライトアクセスが存在する場合は、転送サイズをバイト/ワード/ロングワードでご使用、もしくは、16 バイト転送の場合は転送開始アドレスの下位 4 ビットを H'0 または H'8 に設定してご使用してください。

正：

### 3. 注意事項

- 2) DMA による当該バースト ROM 空間へのライトアクセスが存在する場合は、転送サイズをバイト/ワード/ロングワードでご使用してください。16 バイト転送はご使用しないでください。

## 2. 追記事項

CS0(または CS4)でバースト ROM(クロック非同期)を選択した時、8 ビットバス幅に対し、バースト数を 16 バースト × 1 回の動作にする際は、CS0WCR(または CS4WCR)の BST[1:0]ビットの設定を 2'b00 にしてください。2'b10 は設定禁止です。

以上