

お客様各位

カタログ等資料中の旧社名の扱いについて

2010 年 4 月 1 日を以って NEC エレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010 年 4 月 1 日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ
問合せ窓口 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A564A/J	Rev.	第 1 版
題名	マルチファンクションタイマパルスユニット 2(MTU2)、マルチファンクションタイマパルスユニット 2S(MTU2S)の相補 PWM モードにおけるバッファレジスタに関する制限事項		情報分類	技術情報	
適用製品	R5S72060W200FPV R5E72060W200FPV	対象ロット等	関連資料	SH7206 グループ ハードウェアマニュアル (2005 年 3 月 17 日 RJJ09B0183-0100 Rev.1.00))	
		全ロット			

拝啓、貴社益々ご清栄の事とお喜び申し上げます。また、日頃より格段のご愛顧を賜り深謝申し上げます。

さて、SH7206 において、マルチファンクションタイマパルスユニット 2(MTU2)及びマルチファンクションタイマパルスユニット 2S(MTU2S)の相補 PWM モードにおけるバッファレジスタに関する制限事項がありますので、下記の通りご報告します。

お手数をお掛けしますが、本内容をご配慮の上、ご使用くださいますよう、よろしくお願い申し上げます。

敬具

－ 記 －

1. 内容

マルチファンクションタイマパルスユニット 2(MTU2)及びマルチファンクションタイマパルスユニット 2S(MTU2S)の相補 PWM モード 1,2,3 で、バッファ動作に設定したレジスタ(TGRD_3,TGRC_4,TGRD_4)でコンペアマッチが発生したとき、ステータスレジスタ(TSR_3,TSR_4)の該当ビットに 1 がセットされる。

2. 不具合条件

相補 PWM モード 1,2,3 において、山もしくは谷の Tb 区間で TCNT とバッファ動作に設定したタイマジェネラルレジスタ (TGRD_3,TGRC_4,TGRD_4)でコンペアマッチが発生したとき。

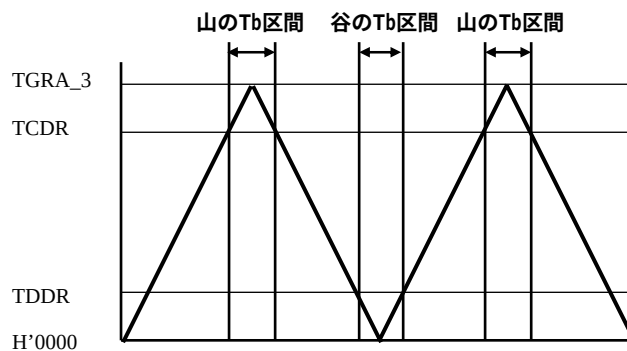


図1 相補PWMモードにおけるTb区間

3 回避策

バッファ動作に設定したレジスタのコンペアマッチ割り込み要求を抑止するため、バッファ動作に設定したタイマジェネラルレジスタのタイマインタラプトイネーブルレジスタ(TIER)の該当ビットは 0 に設定してください。

以上、宜しくお願い致します。