

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
 株式会社 ルネサス テクノロジ
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A697A/J	Rev.	第1版
題名	DMA のフラグビット使用上の注意事項について		情報分類	技術情報	
適用製品	<ul style="list-style-type: none"> ・ SH7280 グループ ・ SH7211 グループ ・ SH7080 グループ ・ SH7243 グループ 	対象ロット等	関連資料	<ul style="list-style-type: none"> ・ SH7280 グループハードウェアマニュアル Rev.1.00(RJJ09B0366-0100) ・ SH7211 グループハードウェアマニュアル Rev. 2.00 (RJJ09B0338-0200) ・ SH7080 グループハードウェアマニュアル Rev.3.00(RJJ09B0144-0300(H)) 	
		全ロット			

上記適用製品の DMA について、以下の注意事項および回避方法について連絡差し上げます。

【注意事項】

DMA オペレーションレジスタ (DMAOR) の NMIFbit (NMI フラグ) に関して、当該フラグが 1 にセットされるタイミングでリードを行うと、0 が読み出されますが、内部的に 1 をリードした状態となる場合があります。そのため、0 ライトを行うと、当該フラグが 1 リード後の 0 ライトと同じ状態となり 0 クリアされることがあります。

【回避方法】

当該フラグを使用する場合は、意図せずにビットをクリアしないように以下の方法でリードライトを行ってください。当該レジスタの書き込み時は、明示的にクリアする時意外は当該ビットへ 1 ライトを行い、明示的にクリアする時のみ 1 リード後の 0 ライトを行ってください。

なお、当該フラグビットを使用しない場合は、常に 0 ライト (明示的にクリアする時は 1 リード後 0 ライト) で問題ありません。

以上