

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A866A/J	Rev.	第1版
題名	A/D 変換器(ADC)における ADSR 使用上の注意事項について		情報分類	技術情報	
適用製品	SH7210 シリーズ SH7243 シリーズ SH7280 シリーズ	対象ロット等	関連資料	SH7211 グループハードウェアマニュアル(RJJ09B0338-0300) SH7280 グループ、SH7243 グループ ユーザーズマニュアル ハードウェア編(R01UH0229JJ0300)	
		全ロット			

上記適用製品の A/D 変換器について、使用上の注意事項があります。

【注意事項】

ADSR のライトアクセスについて

AD 変換終了による ADF ビットのセットと ADSR のライトアクセスによる ADF のクリアが競合すると、以降、ADF が 0 に固定される場合があります。

【回避方法】

下記の回避方法を全て実施してください。

- ADF ビットが 0 のとき、ADF に 0 をライトしないでください。
- ADI 割り込みを起動要因とした DMA 転送を使用する場合、DMA 転送が終了するまで ADF に 0 をライトしないでください。^{*1}
- ADI 割り込みを起動要因とした DTC 転送を使用する場合、DTC 転送が終了するまで ADF に 0 をライトしないでください。^{*2}

^{*1} SH7210 シリーズ, SH7243 シリーズ, SH7280 シリーズが該当します。

^{*2} SH7243 シリーズ, SH7280 シリーズが該当します。

以上