

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-V85-A014A/J	Rev.	第1版
題名	クロック同期シリアル・インタフェース（CSIH）の RYO 出力遅延時間に関する注意事項		情報分類	技術情報	
適用製品	V850E2/Sx4-H シリーズ	対象ロット等	全ロット	関連資料	適用製品のデータシート

クロック同期シリアル・インタフェース（CSIH）の電気的特性（RYO 出力遅延時間）におきまして、記載事項の変更がありますので、ご連絡いたします。以下、変更内容およびマニュアル修正内容を記載いたします。

1. 変更内容

(1) CSIH スレーブモード時の電気的特性（RYO 出力遅延時間）の変更

下図 1 の通り、CSIHnSC サイクル時間(t_{KCYSHn})が、CSIH 動作クロック・サイクル・タイム(t_{KCYHn})の 8 倍よりも小さい場合、RYO 出力遅延(t_{SRYOHn})の最大値に対し、1 クロック分の t_{KCYHn} が追加されます。

8 倍以上の場合については、スペック変更はありません。

※レジスタ、ビットの詳細は各製品のユーザーズマニュアルを参照下さい。

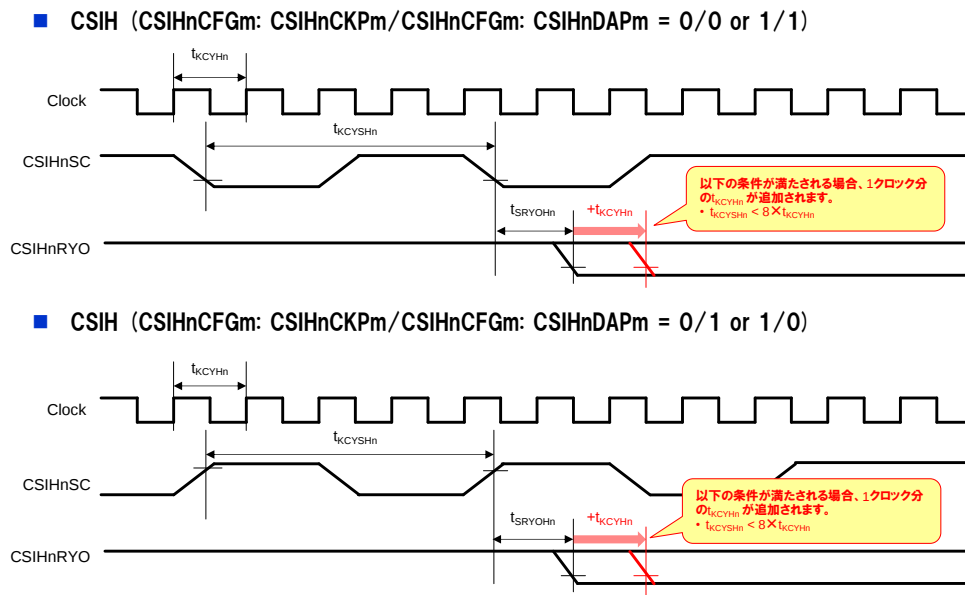


図 1. CSIHnSC 及び CSIHnRYO のタイミングチャート図

2. マニュアル修正内容

(1) CSH 電気的特性 変更内容

CSHnRYO 出力遅延時間 (tSRYOHn)の説明を、以下の通り変更します。

項目	略号	条件	MIN.	TYP.	MAX.	単位
CSHnRYO 出力遅延時間	tSRYOHn	tKCYSHn ≥ 8×tKCYHn			30	ns
		tKCYSHn < 8×tKCYHn			30 + tKCYHn	ns

以上