

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A870A/J	Rev.	第1版
題名	SH7727 ハードウェアマニュアルの SC ポートコントロールレジスタの誤記訂正		情報分類	技術情報	
適用製品	SH7727 グループ	対象ロット等	関連資料	SH7727 グループ ユーザーズマニュアル ハードウェア編 (RJJ09B0279-0600) Rev.6.00	
		全ロット			

SH7727 ハードウェアマニュアルの「26. ピンファンクションコントローラ」の「SC ポートコントロールレジスタ (SCPCR)」の「ビット 5、4 : SCP2 モード 1、0 (SCP2MD1、SCP2MD0)」の記載内容に関しまして、訂正があります。

【変更前】26 章の 26-23 ページ

- ・ ビット 5、4 : SCP2 モード 1、0 (SCP2MD1、SCP2MD0)

これらのビットは端子機能と入力プルアップ MOS 制御を選択します。

ビット 5	ビット 4	端子機能
SCP2MD1	SCP2MD0	
0	0	送信データ出力 1 (TxD_SIO) 受信データ入力 1 (RxD_SIO) (初期値)
	1	汎用出力 (SCPT[2] 出力端子) 受信データ入力 1 (RxD_SIO)
1	0	SCPT[2] 入力端子プルアップ (入力端子) 送信データ出力 1 (TxD_SIO)
	1	汎用入力 (SCPT[2] 入力端子) 送信データ出力 1 (TxD_SIO)

【注】 1 ビット (SCP2DT) を TxD_SIO、RxD_SIO の 2 つの端子を用いてアクセスするため、SCPT[2] の同時入出力の組み合わせはありません。

ポート入力をセット (ビット SCPnMD1 を 1 にセット) すると、SCSCR の TE ビットを 1 にセットしたとき TxD_SiO 端子は出力状態になり、TE ビットを 0 にクリアしたときハイインピーダンスになります。

【変更後】

- ・ ビット 5、4：SCP2 モード 1、0（SCP2MD1、SCP2MD0）

これらのビットは端子機能と入力プルアップ MOS 制御を選択します。

ビット 5 SCP2MD1	ビット 4 SCP2MD0	端子機能
0	0	送信データ出力 1（TxD_SIO） 受信データ入力 1（RxD_SIO） （初期値）
	1	汎用出力（SCPT[2]出力端子） 受信データ入力 1（RxD_SIO）
1	0	SCPT[2]入力端子プルアップ（入力端子） ハイインピーダンス（TxD_SIO）
	1	汎用入力（SCPT[2]入力端子） ハイインピーダンス（TxD_SIO）

【注】 1 ビット（SCP2DT）を TxD_SIO、RxD_SIO の 2 つの端子を用いてアクセスするため、SCPT[2]の
同時入出力の組み合わせはありません。

ポート入力をセット（ビット SCPnMD1 を 1 にセット）すると、TxD_SiO 端子はハイインピーダンスに
なります。送信データ出力はできません。

以上