

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A871A/J	Rev.	第1版
題名	SH7730 ハードウェアマニュアル SCIF モジュールの SCFCR レジスタの誤記訂正	情報分類	技術情報		
適用製品	SH7730 グループ	対象ロット等	すべて	関連資料	SH7730 グループ ユーザーズマニュアル ハードウェア編 R01UH0346JJ0400 Rev.4.00

SH7730 ハードウェアマニュアルの「22. FIFO 内蔵シリアルコミュニケーションインタフェース (SCIF)」の「22.3.9 FIFO コントロールレジスタ (SCFCR)」の「ビット 3 MCE」の記載内容に関して、誤記訂正があります。

【変更前】 22 章 22-19 ページ 22.3.9 FIFO コントロールレジスタ (SCFCR) の表

ビット	ビット名	初期値	R/W	説 明
3	MCE	0	R/W	モデムコントロールイネーブル _____ モデムコントロール信号CTS、RTSを有効にします。クロック同期モードでは MCE ビットを常に 0 にしてください。 0: モデム信号を無効* 1: モデム信号を有効 _____ 【注】* 入力値に関係なくCTSはアクティブ 0 に固定され、RTS出力も 0 に固定されます。

【変更後】

ビット	ビット名	初期値	R/W	説 明
3	MCE	0	R/W	モデムコントロールイネーブル _____ モデムコントロール信号CTS、RTSを有効にします。クロック同期モードでは MCE ビットを常に 0 にしてください。 0: モデム信号を無効* 1: モデム信号を有効 _____ 【注】* 入力値に関係なくCTSはアクティブ 0 に固定され、RTS出力はハイインピーダンスになります。

以上