

NECマイクロコンピュータ技術情報

μ PD789104A, 789114A, 789124A, 789134A サブシリーズ用エミュレーション・ボード (IE-789136-NS-EM1) バージョン・アップのお知らせ	発行番号	SBG-TT-0059号	1/1
	発行日	平成14年1月25日	
	発行元	日本電気株式会社 NECエレクトロニクス 販売技術本部 マイコンツールグループ	
関連資料	ユーザース・マニュアル(U14363JJ1V0UM00)	文書分類	1 使用制限事項通知 バージョン・アップ通知 3 ドキュメント修正通知 4 その他の通知

CP(K),0

1. 対象製品

製品	概要	管理記号 ^{注1)}
IE-789136-NS-EM1	μ PD789104A, 789114A, 789124A, 789134A サブシリーズ用 エミュレーション・ボード	A, B

管理記号 C は、バージョン・アップの必要はありません。

2. バージョン・アップ内容

以下の仕様が追加されます。また、バージョン・アップ後、管理記号 C となります。詳細は、別紙 1-3/3 を参照して下さい。

No.10 対象デバイス (μ PD78F9116B, 789136B) の追加

管理記号 A, B

3. バージョン・アップ受付開始時期

2002年2月12日から開始致します。

なお、本件につきましては無償バージョン・アップを行いますが、無償期間をバージョン・アップ開始日から1年間とさせて頂きたくお願い申し上げます。なお、無償期間が過ぎますと有償バージョン・アップとなりますので、なるべく無償期間内にバージョン・アップされることを推奨します。

注1) 管理記号とは、ご購入時(バージョン・アップを行っていない)は、本体に添付されている保証書に記載されている10桁のシリアル・ナンバーの左から2桁目の記号です。バージョン・アップを行っている場合は、バージョン・アップ・ラベルが本体に貼ってあり、その中に記載されている V - U P L E V E L X の X が管理記号になります。

以上

IE-789136-NS-EM1 使用上の注意

1. 製品バージョン

製品名：IE-789136-NS-EM1

管理記号 注	備考
A	I/O Eva chip(μ PD78F9116CU)
B	I/O Eva chip(μ PD78F9116ACUまたは μ PD78F9136ACU)
C	I/O Eva chip(μ PD78F9136BCU)

注) 管理記号は、E から始まる 10 桁の製造番号 (シリアル No.) の左から 2 桁目に表示されています。
バージョン・アップを行っている場合は、バージョン・アップ・ラベルが本体に貼ってあり、その中に記載されている V-UP LEVEL X の X が管理記号になります。

2. 製品履歴

No.	仕様変更・追加 / 不具合事項	管理記号		
		A	B	C
1	10ビットA/Dコンバータ制限事項	×		
2	ポート5の低電圧での入力制限事項	×		
3	STOPモードの使用制限事項	×		
4	16ビットタイマ制限事項A	×	×	×
5	16ビットタイマ制限事項C	×	×	×
6	8bitタイマPWM制限事項A	×	×	×
7	8bitタイマPWM制限事項B	×	×	×
8	μ PD78910xA, 911xA, 912xA, 913xA (A品) のサポート追加	×		
9	UART制限事項	×	×	×
10	μ PD78F9116B, 78F9136Bのサポート追加	×	×	

× : 該当する
: 該当しない
(仕様追加)

3. 不具合および仕様追加事項の詳細

No.1 10ビットA/Dコンバータ制限事項

【内容】 詳細に関しては対象デバイスの制限事項を参考願います。(SBG-T-1680, SBG-DT-0012)

【回避策】 詳細に関しては対象デバイスの制限事項を参考願います。
IE-789136-NS-EM1 管理記号 B で修正をしています。

No.2 ポート5の低電圧での入力制限事項

【内容】 詳細に関しては対象デバイスの制限事項を参考願います。(SBG-T-0800, SBG-DT-0012)

【回避策】 詳細に関しては対象デバイスの制限事項を参考願います。
IE-789136-NS-EM1 管理記号 B で修正をしています。

No.3 STOPモードの使用制限事項

【内容】 詳細に関しては対象デバイスの制限事項を参考願います。(SBG-T-0800)

【回避策】 詳細に関しては対象デバイスの制限事項を参考願います。
IE-789136-NS-EM1 管理記号 B で修正をしています。

No.4 16ビットタイマ制限事項A

【内容】 詳細に関しては対象デバイスの制限事項を参考願います。(SBG-DT-0012)

【回避策】 IE-789136-NS-EM1 管理記号 C においても同様の使用制限です。詳細に関しては対象デバイスの制限事項を参考願います。

No.5 16ビットタイマ制限事項C

【内容】 詳細に関しては対象デバイスの制限事項を参考願います。(SBG-DT-0012)

【回避策】 IE-789136-NS-EM1 管理記号 C においても同様の使用制限です。詳細に関しては対象デバイスの制限事項を参考願います。

No.6 8bitタイマPWM制限事項A

【内容】 詳細に関しては対象デバイスの制限事項を参考願います。(SBG-DT-0012)

【回避策】 IE-789136-NS-EM1 管理記号 C においても同様の使用制限です。詳細に関しては対象デバイスの制限事項を参考願います。

No.7 8bitタイマPWM制限事項B

【内容】 詳細に関しては対象デバイスの制限事項を参考願います。(SBG-DT-0012)

【回避策】 IE-789136-NS-EM1 管理記号 C においても同様の使用制限です。詳細に関しては対象デバイスの制限事項を参考願います。

No.8 μ PD78910xA, 911xA, 912xA, 913xA (A品) のサポート追加

【内容】 IE-789136-NS-EM1 管理記号 B より μ PD78910xA, 911xA, 912xA, 913xA (A品) のサポートを仕様追加しました。

No.9 UART制限事項

【内 容】 詳細に関しては対象デバイスの制限事項を参考願います。(SBG-DT-0012)

【回避策】 IE-789136-NS-EM1 管理記号 C においても同様の使用制限です。詳細に関しては対象デバイスの制限事項を参考願います。

No.10 μ PD78F9116B, 78F9136Bのサポート追加

【内 容】 IE-789136-NS-EM1 管理記号 C より μ PD78F9116B, 78F9136B のサポートを仕様追加しました。

4. その他注意事項

本製品には下記の注意事項があります。

- 管理記号 B 以降を使用して対象デバイスのA無し品を開発する場合、次のことに注意してください。
8ビットタイマをPWMモードで使用する場合に、コンペアレジスタ(CR80)の値の書き換えは、タイマ動作を停止した状態で行ってください。
- 不具合および仕様追加事項について
No.1~7, 9の制限事項は、対象デバイスの仕様制限がエミュレーションボードに反映しています。
なお、No.4~7, 9の制限事項は、対象デバイス同様に修正予定がありません。

以上