

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ

問合せ窓口 <http://japan.renesas.com/inquiry>

E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-H8*-A343A/J	Rev.	第1版
題名	H8SX/1520R シリーズ 電気的特性に関する変更とハードウェアマニュアル誤記訂正		情報分類	技術情報	
適用製品	下記参照	対象ロット等	関連資料	下記参照	
		全ロット			

H8SX/1520R グループの 16 ビットタイマパルスユニット(TPU)、シンクロナスシリアルコミュニケーションユニット(SSU)の章において誤記、および電気的特性に関する変更がありましたので、ご案内申し上げます。

- 記 -

- (1) 9. 16 ビットタイマパルスユニット(TPU) 誤記修正
- (2) 14. シンクロナスシリアルコミュニケーションユニット(SSU) 誤記修正
- (3) 21. 電気的特性 消費電流(スタンバイ時) 特性変更

【適用製品 & 関連資料】

適用製品		関連資料
シリーズ	グループ	
H8SX/1500 シリーズ	H8SX/1520R	H8SX/1520Rグループ ハードウェアマニュアル(RJJ09B0263-0100 Rev.1.00)

(1) 9. 16ビットタイマパルスユニット(TPU) 誤記修正

9.4 動作説明

9.4.1 基本動作

(1) カウンタの動作

(a) カウント動作の設定手順例

図9.3 カウンタ動作設定手順例の説明で、以下に訂正させていただきます。

【変更前】

[2] 周期カウンタ動作の場合

TCRのLLCR2 ~ CCLR0

ビットでTCNTのクリア

要因とするTGRを選択し

てください。

【変更後】

[2] 周期カウンタ動作の場合

TCRのCCLR2 ~ CCLR0

ビットでTCNTのクリア

要因とするTGRを選択し

てください。

9.4 動作説明

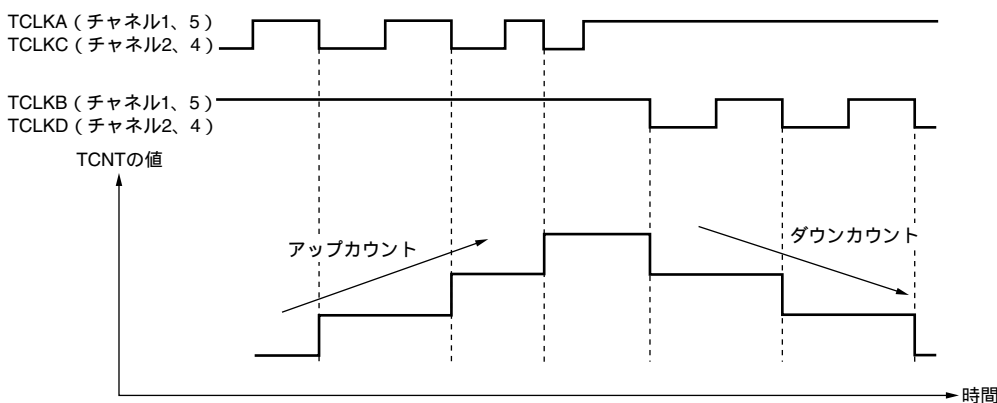
9.4.6 位相計数モード

(2) 位相計数モードの動作例

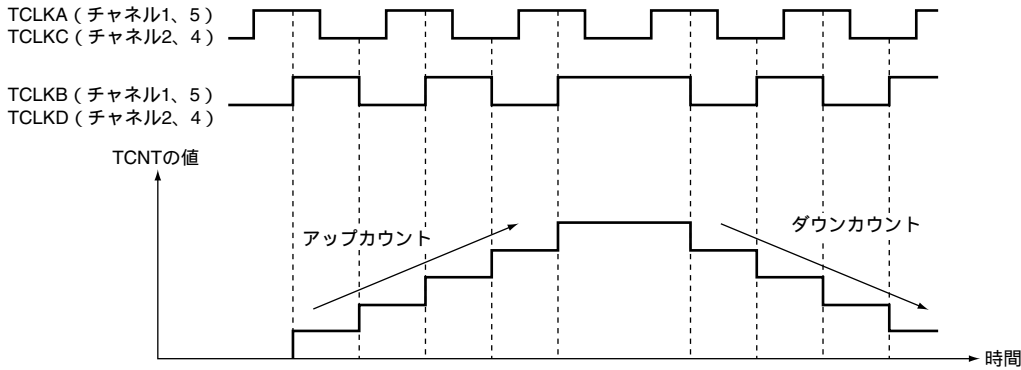
(d) 位相計数モード4

図9.29 位相計数モード4の動作例の図を、以下に訂正させていただきます。

【変更前】



【変更後】



(2) 14. シンクロナスシリアルコミュニケーションユニット (SSU) 誤記修正

14.3 レジスタの説明

14.3.7 SS トランスミットデータレジスタ 0~3 (SSTDRO ~ SSTDR3)

表 14.2 DATS ビットの設定と SSTDR の対応表を、以下に訂正させていただきます。

【変更前】

表 14.2 DATS ビットの設定と SSTDR の対応表

SSTD R	DATS[1:0] (SSCRL[1:0])			
	00	01	10	11(設定無効)
0	有効	有効	有効	有効
1	無効	有効	有効	有効
2	無効	無効	有効	有効
3	無効	無効	有効	無効

【変更後】

表 14.2 DATS ビットの設定と SSTDR の対応表

SSTD R	DATS[1:0] (SSCRL[1:0])			
	00	01	10	11
0	有効	有効	有効	有効
1	無効	有効	有効	有効
2	無効	無効	有効	有効
3	無効	無効	有効	無効

14.3.8 SS レシーブデータレジスタ 0~3 (SSRDRO ~ SSRDR3)

表 14.3 DATS ビットの設定と SSRDR の対応表を、以下に訂正させていただきます。

【変更前】

表 14.3 DATS ビットの設定と SSRDR の対応表

SSRDR	DATS[1:0] (SSCRL[1:0])			
	00	01	10	11(設定無効)
0	有効	有効	有効	有効
1	無効	有効	有効	有効
2	無効	無効	有効	有効
3	無効	無効	有効	無効

【変更後】

表 14.3 DATS ビットの設定と SSRDR の対応表

SSRDR	DATS[1:0] (SSCRL[1:0])			
	00	01	10	11
0	有効	有効	有効	有効
1	無効	有効	有効	有効
2	無効	無効	有効	有効
3	無効	無効	有効	無効

(3) 21. 電気的特性 消費電流 (スタンバイ時) 特性変更

21. 電気的特性

21.2 DC 特性

表 21.2 DC 特性 (2)

【変更前】

項目	記号	min	typ	max	単位	測定条件	
消費電流* ²	スタンバイ時* ³	I _{CC} * ⁴	-	50	300	μA	Ta 50
			-	-	1	mA	50 < Ta

【変更後】

項目	記号	min	typ	max	単位	測定条件	
消費電流* ²	スタンバイ時* ³	I _{CC} * ⁴	-	50	500	μA	Ta 50
			-	-	1.5	mA	50 < Ta