

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A844A/J	Rev.	第1版
題名	SCIFのTEIEとMPIEビットの誤記訂正		情報分類	技術情報	
適用製品	SH7709グループ SH7709Aグループ SH7729グループ SH7706グループ SH7709Sグループ SH7729Rグループ	対象ロット等 全ロット	関連資料	SH7709 ハードウェアマニュアル Rev.4.00 (ADJ-602-178C) SH7709A ハードウェアマニュアル Rev.5.00 (ADJ-602-193D) SH7729 ハードウェアマニュアル Rev.4.00 (ADJ-602-195C) SH7706 ハードウェアマニュアル Rev.5.00 (RJJ09B0163-0500) SH7709S ハードウェアマニュアル Rev.5.00 (RJJ09B0074-0500H) SH7729R ハードウェアマニュアル Rev.5.00 (RJJ09B0088-0500H)	

ハードウェアマニュアルのFIFO付きシリアルコミュニケーションインタフェース(SCIF)の誤記を訂正いたします。

図「SCIFの初期化フローチャートの例」の中の「TEIE」と「MPIE」ビットを削除いたします。

【誤】

SCSCR2のTE、REビットを1にセット
RIE、TIE、TEIE、MPIEビットを設定

終了

【正】

SCSCR2のTE、REビットを1にセット
RIE、TIEビットを設定

終了

以上