

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
 株式会社 ルネサス テクノロジ
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A716A/J	Rev.	第1版
題名	DACK 信号の誤記訂正、他		情報分類	技術情報	
適用製品	SH7709S グループ SH7729R グループ	対象ロット等 全ロット	関連資料	SH7709S ハードウェアマニュアル Rev5.00 (RJJ09B0074-0500) SH7729R ハードウェアマニュアル Rev5.00 (RJJ09B0088-0500)	

SH7709S、及び、SH7729R に下記の誤記がございます。
 ご理解、ご了承いただけますよう、お願いいたします。

1. SH7709S ハードウェアマニュアル Rev5.00

(1) 「D1」端子の端子番号の誤記訂正

(誤) 付録-5 ページ 端子番号 (BP-240A) の「D1」端子の端子番号が「V2」

(正) 付録-5 ページ 端子番号 (BP-240A) の「D1」端子の端子番号が「U2」

(2) 「DACK」端子の誤記訂正 (図 11.1、図 11.6 他)

(誤) 「 $\overline{\text{DACK0}}$ 」「 $\overline{\text{DACK1}}$ 」

(正) 「DACK0」「DACK1」

2. SH7729R ハードウェアマニュアル Rev5.00

(1) 「D1」端子の端子番号の誤記訂正

(誤) 付録-5 ページ 端子番号 (BP-240A) の「D1」端子の端子番号が「V2」

(正) 付録-5 ページ 端子番号 (BP-240A) の「D1」端子の端子番号が「U2」

(2) 「DACK」端子の誤記訂正 (図 12.1、図 12.6 他)

(誤) 「 $\overline{\text{DACK0}}$ 」「 $\overline{\text{DACK1}}$ 」

(正) 「DACK0」「DACK1」

以上