

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A819A/J	Rev.	第1版
題名	LCD コントローラに関する誤記訂正と追加		情報分類	技術情報	
適用製品	SH7203 グループ	対象ロット等	関連資料	<ul style="list-style-type: none"> ・ SH7203 グループハードウェアマニュアル (RJJ09B0341-0300) ・ SH7263 グループハードウェアマニュアル (RJJ09B0284-0300) 	
	SH7263 グループ	全ロット			

上記適用製品に内蔵されている LCD コントローラ (LCDC) に関して、ハードウェアマニュアルの誤記訂正と追加がございます。

以下の章番号、図表番号は、SH7203 グループハードウェアマニュアルのものです。SH7263 グループハードウェアマニュアルの場合は 26 になります。

1. 「24.3.19 LCDC コントロールレジスタ(LDCNTR)」の【注】3.

[変更前]

3. LDCNTR 書き込み後、実際に表示動作が開始/終了するまで時間がかります。そのため、LDCNTR 書き込み後に LCDC の別のレジスタにアクセスを行う場合は、その前に LDCNTR のダミーリードを 1 回行ってください。

[変更後]

3. LDCNTR 書き込み後に LCDC の別のレジスタにアクセスを行う場合は、P クロック 4 サイクル以上間をあけるか STBCR4 のダミーリードを 1 回行ってください。

2. 「24.4.6 電源制御シーケンス処理」の第二段落

[変更前]

電源制御シーケンスの概略タイミングチャートを図 24.4～図 24.7 に、設定可能な電源制御シーケンス期間の説明を表 24.6 に示します。

[変更後]

電源制御シーケンスのフローチャートを図 24.4 に、概略タイミングチャートを図 24.5～図 24.8 に、設定可能な電源制御シーケンス期間の説明を表 24.6 に示します。

3. 追加の図 24.4

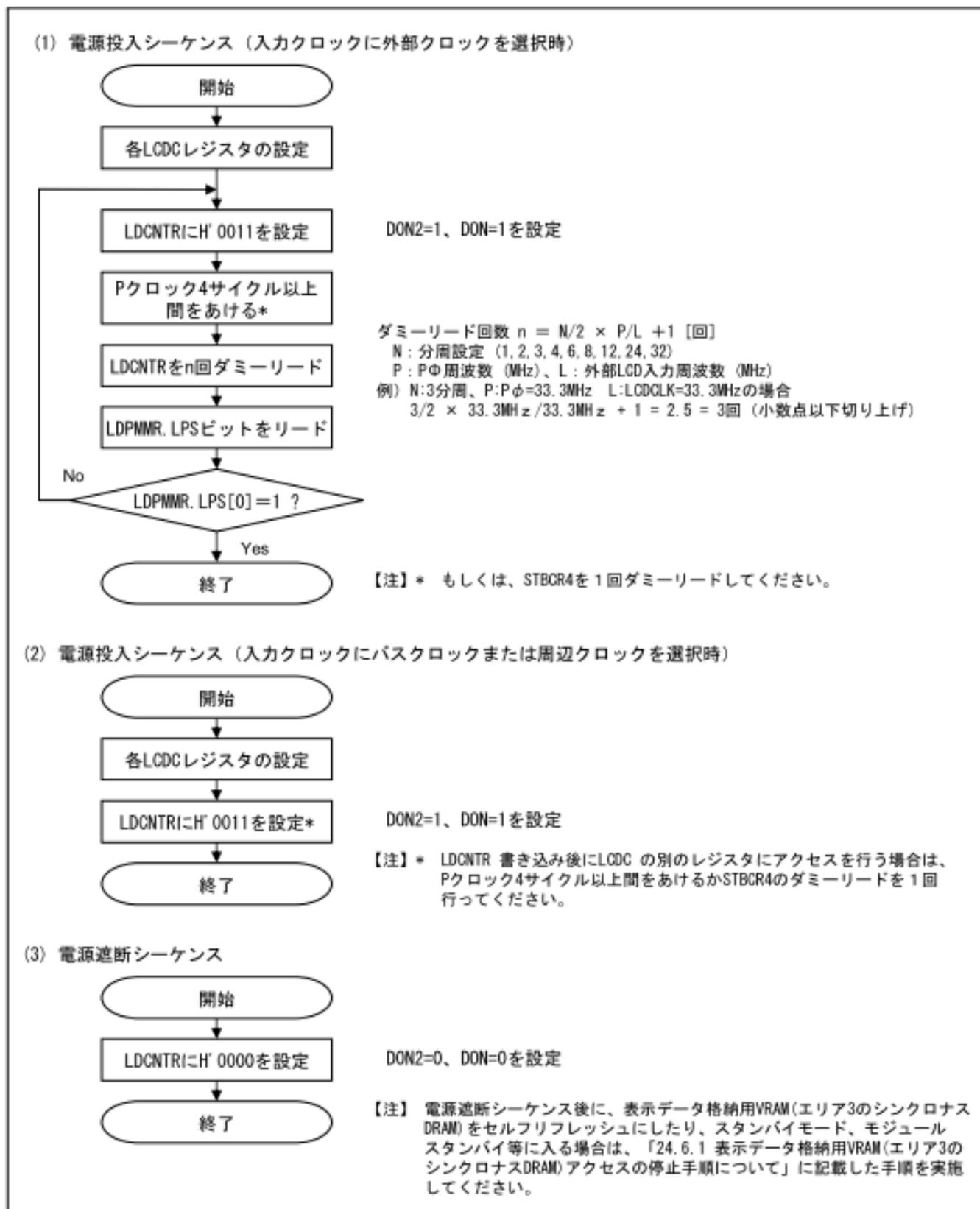


図24.4 電源制御シーケンスのフローチャート

以上