

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A816A/J	Rev.	第1版
題名	LCD コントローラに関する誤記訂正と追加		情報分類	技術情報	
適用製品	SH7764 グループ	対象ロット等	関連資料	SH7764 グループハードウェアマニュアル (RJJ09B0395-0200)	
		全ロット			

上記適用製品に内蔵されている LCD コントローラ (LCDC) に関して、ハードウェアマニュアルの誤記訂正と追加がございます。

1. 「24.4.5 電源制御シーケンス処理」の第二段落

[変更前]

電源制御シーケンスの概略タイミングチャートを図 22.4 ~ 図 22.7 に、設定可能な電源制御シーケンス期間の説明を表 22.5 に示します。

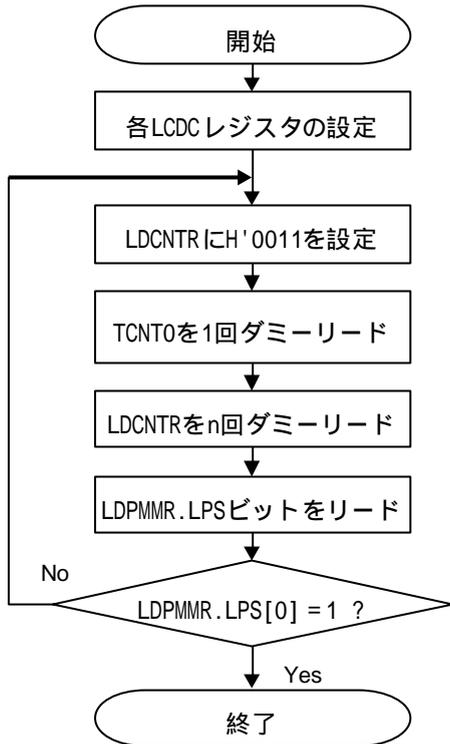
[変更後]

電源制御シーケンスのフローチャートを図 22.4 に、概略タイミングチャートを図 22.5 ~ 図 22.8 に、設定可能な電源制御シーケンス期間の説明を表 22.5 に示します。

2. 追加の図 22.4

図 22.4 ~ 図 22.22 を、それぞれ図 22.5 ~ 図 22.23 に図番号を変更します。さらに図 22.4 を追加します。

(1) 電源投入シーケンス（入力クロックに外部クロックを選択時）



DON2=1、DON=1を設定

TMUのTCNT0レジスタを1回ダミーリードしてください。

ダミーリード回数 $n = N/2 \times P/L + 2$ [回]

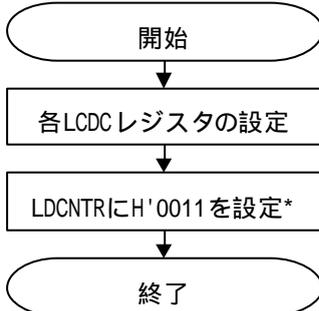
N：分周設定（1,2,3,4,6,8,12,24,32）

P：P 周波数（MHz）、L：外部LCD入力周波数（MHz）

例）N:3分周、P:P =50MHz L:LCDCLK=50MHzの場合

$3/2 \times 50\text{MHz}/50\text{MHz} + 2 = 3.5 = 4$ 回（小数点以下切り上げ）

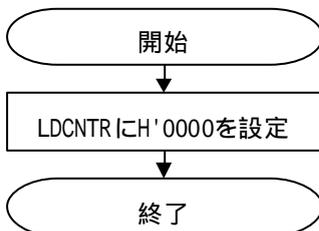
(2) 電源投入シーケンス（入力クロックに周辺クロックを選択時）



DON2=1、DON=1を設定

【注】* LDCNTR 書き込み後にLCDC の別のレジスタにアクセスを行う場合は、TMUのTCNT0レジスタのダミーリードを1回行ってください。

(3) 電源遮断シーケンス



DON2=0、DON=0を設定

【注】 電源遮断シーケンス後に、表示データ格納用VRAM(エリア1、2のSDRAM)をセルフリフレッシュにしたり、スタンバイモード、モジュールスタンバイ等に入る場合は、「22.6.1 表示データ格納用VRAM(エリア1、2のSDRAM)アクセスの停止手順について」に記載した手順を実施してください。

図22.4 電源制御シーケンスのフローチャート

以上