

お客様各位

カタログ等資料中の旧社名の扱いについて

2010 年 4 月 1 日を以って NEC エレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010 年 4 月 1 日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ

問合せ窓口 <http://japan.renesas.com/inquiry>

E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A602A/J	Rev.	第1版
題名	BSC SDRAM のアドレスマルチプレクス説明の誤記訂正		情報分類	技術情報	
適用製品	R5S72060W200FPV R5E72060W200FPV	対象ロット等	関連資料	SH7206 グループハードウェアマニュアル(RJJ09B0183-0200 Rev.2.00)	
		全ロット			

SH2A の上記製品のハードウェアマニュアルにおきまして誤記がございましたので訂正させていただきます。

16M ビット(512K ワード×16 ビット×2 バンク、カラム 8 ビット)の SDRAM をお使いになる場合にはご注意ください。

1. 誤記訂正箇所

第 8 章 バスステートコントローラ(BSC)、8-73 ページ、表 8.11 BSZ[1:0]、A2/3ROW[1:0]、A2/3COL[1:0]とアドレスマルチプレクスの関係(4) の左表

2. 誤記訂正内容

表 8.11 の左側は 2 バンク SDRAM を接続する場合の SH マイコン端子と SDRAM 端子の接続関係を示したのですが、2 バンク SDRAM には存在しない A12(BA1)が記述されています。

(1) 訂正前

設 定				
BSZ [1:0]	A2/3 ROW [1:0]	A2/3 COL [1:0]		
10 (16bit)	00 (11bit)	00 (8bit)		
本 LSI の 出力端子	ロウアドレス 出力サイクル	カラムアドレス 出力サイクル	SDRAM の 端子	機能
A17	A25	A17		未使用
A16	A24	A16		
A15	A23	A15		
A14	A22	A14		
A13	A21 ⁺²	A21 ⁺²	A12(BA1)	バンク指定
A12	A20 ⁺²	A20 ⁺²	A11(BA0)	
A11	A19	L/H ⁺¹	A10/AP	アドレス／ プリチャージ 指定
A10	A18	A10	A9	アドレス
A9	A17	A9	A8	
A8	A16	A8	A7	
A7	A15	A7	A6	
A6	A14	A6	A5	
A5	A13	A5	A4	
A4	A12	A4	A3	
A3	A11	A3	A2	
A2	A10	A2	A1	
A1	A9	A1	A0	
A0	A8	A0		未使用
接続メモリ例				
16M ビット品 (512K ワード×16 ビット×2 バンク、カラム 8 ビット品) 1 個				

(2) 訂正後

設 定				
BSZ [1:0]	A2/3 ROW [1:0]	A2/3 COL [1:0]		
10 (16bit)	00 (11bit)	00 (8bit)		
本 LSI の 出力端子	ロウアドレス 出力サイクル	カラムアドレス 出力サイクル	SDRAM の 端子	機能
A17	A25	A17		未使用
A16	A24	A16		
A15	A23	A15		
A14	A22	A14		
A13	A21	A21		
A12	A20* ²	A20* ²	A11(BA)	バンク指定
A11	A19	L/H* ¹	A10/AP	アドレス／ プリチャージ 指定
A10	A18	A10	A9	アドレス
A9	A17	A9	A8	
A8	A16	A8	A7	
A7	A15	A7	A6	
A6	A14	A6	A5	
A5	A13	A5	A4	
A4	A12	A4	A3	
A3	A11	A3	A2	
A2	A10	A2	A1	
A1	A9	A1	A0	
A0	A8	A0		未使用
接続メモリ例				
16M ビット品 (512K ワード×16 ビット×2 バンク、カラム 8 ビット品) 1 個				

以上