

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル  
株式会社 ルネサス テクノロジ  
問合せ窓口 <http://japan.renesas.com/inquiry>  
E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU&MCU	発行番号	TN-SH7-A619A/J	Rev.	第1版
題名	MTU2/2Sに関する誤記訂正		情報分類	技術情報	
適用製品	R5S72060W200FPV R5E72060W200FPV	対象ロット等	関連資料	SH7206 グループハードウェアマニュアル(RJJ09B0183-0200 Rev.2.00)	
		全ロット			

SH2A の上記製品に内蔵されているマルチファンクションタイマパルスユニット 2 / 2S (MTU2 / 2S)において、タイマインタラプトイネーブルレジスタ(TIER\_5)と「表 10.1 機能一覧」に誤記修正がございますので、ご連絡させていただきます。

## 1. 10.3.5 「タイマインタラプトイネーブルレジスタ(TIER)」の TIER\_5

誤：

ビット	ビット名	初期値	R/W	説明
2	TGIE5U	0	R/W	TGR インタラプトイネーブル 5U TCNT_5 と TGRU_5 のコンペアマッチによる TGIU_5 割り込み要求の発生を許可または禁止します。 0 : TGIU_5 割り込み要求を禁止 1 : TGIU_5 割り込み要求を許可
1	TGIE5V	0	R/W	TGR インタラプトイネーブル 5V TCNT_5 と TGRV_5 のコンペアマッチによる TGIV_5 割り込み要求の発生を許可または禁止します。 0 : TGIV_5 割り込み要求を禁止 1 : TGIV_5 割り込み要求を許可
0	TGIE5W	0	R/W	TGR インタラプトイネーブル 5W TCNT_5 と TGRW_5 のコンペアマッチによる TGIW_5 割り込み要求の発生を許可または禁止します。 0 : TGIW_5 割り込み要求を禁止 1 : TGIW_5 割り込み要求を許可

正：

ビット	ビット名	初期値	R/W	説明
2	TGIE5U	0	R/W	TGR インタラプトイネーブル 5U <b>TSR_5 の CMFU5 ビットがセットされたとき、CMFU5 ビットによる割り込み要求(TGIU_5)を許可または禁止します。</b> 0 : TGIU_5 割り込み要求を禁止 1 : TGIU_5 割り込み要求を許可
1	TGIE5V	0	R/W	TGR インタラプトイネーブル 5V <b>TSR_5 の CMFV5 ビットがセットされたとき、CMFV5 ビットによる割り込み要求(TGIV_5)を許可または禁止します。</b> 0 : TGIV_5 割り込み要求を禁止 1 : TGIV_5 割り込み要求を許可
0	TGIE5W	0	R/W	TGR インタラプトイネーブル 5W <b>TSR_5 の CMFW5 ビットがセットされたとき、CMFW5 ビットによる割り込み要求(TGIW_5)を許可または禁止します。</b> 0 : TGIW_5 割り込み要求を禁止 1 : TGIW_5 割り込み要求を許可

2. 「表 10.1 MTU2 の機能一覧」

誤：

項目	チャンネル 5
DMAC の起動	TGR のコンペアマッチまたはインプットキャプチャ

正：

項目	チャンネル 5
DMAC の起動	-

以上