

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>

E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RZ*-A0072A/J	Rev.	第1版
題名	RZ/A2Mグループ ダイレクトメモリアクセスコントローラのシリアルコミュニケーションインターフェースチャンネル0、1およびイーサネットMACコントローラを対象にしたLVLビット設定値の誤記訂正		情報分類	技術情報	
適用製品	RZ/A2M グループ	対象ロット等	関連資料	RZ/A2M グループ ユーザーズ マニュアル ハードウェア編 Rev.3.00 (R01UH0746JJ0300)	
		全ロット			

RZ/A2M グループのダイレクトメモリアクセスコントローラのシリアルコミュニケーションインターフェースチャンネル0、1およびイーサネットMACコントローラを対象にしたLVLビット設定値に関して誤記があることが判明いたしましたので、ご案内致します。

[LVLビット設定値（変更後）]

表9.4 内蔵周辺モジュールリクエスト

DMA転送要求元	DMA転送要求信号	転送元	転送先	DMARSn/nS		CHCFG_n/nS(注1)						
				MID	RID	TM	AM [2:0]	LVL	HIEN	LOEN	REQD	SEL[2:0]
シリアル コミュニケーション インターフェース チャンネル0	RX10 (受信FIFOデータフル)	RDR0	任意	1011_1000	10	0	010	0	1	0	0	Ch0:000 Ch1:001 Ch2:010 Ch3:011 Ch4:100 Ch5:101
	TX10 (送信FIFOデータ エンブティ)	任意	TDR0	1011_1000	01	0	010	0	1	0	1	Ch6:110 Ch7:111 Ch8:000
シリアル コミュニケーション インターフェース チャンネル1	RX11 (受信FIFOデータフル)	RDR1	任意	1011_1001	10	0	010	0	1	0	0	Ch9:001 Ch10:010 Ch11:011 Ch12:100
	TX11 (送信FIFOデータ エンブティ)	任意	TDR1	1011_1001	01	0	010	0	1	0	1	Ch13:101 Ch14:110 Ch15:111
イーサネット MACコント ローラ	IPLS (パルスタイマ出力検出)	任意	任意	1011_1010	11	0	001	0	1	0	0/1	

以上