

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社
問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

製品分類	MPU & MCU	発行番号	TN-RA*-A0089A/J	Rev.	第1版
題名	CANFD のモジュールバージョンの訂正		情報分類	技術情報	
適用製品	RA6T2 グループ	対象ロット等	関連資料	Renesas RA6T2 グループ ユーザーズマニュアル ハードウェア編 Rev.1.30	
		全ロット			

本ドキュメントでは、CANFD のモジュールバージョンの訂正を示します。

[訂正前]

28. CAN フレキシブルデータレート (CANFD)
CANFD モジュールの CANFD_B バージョンです。
この章では、CANFD_B を CANFD と表記します。

[訂正後]

28. CAN フレキシブルデータレート (CANFD)
(削除)

[訂正前]

(該当する章は表 1 を参照ください)
Base address: CANFD_B = 0x400B_0000

[訂正後]

Base address: CANFD = 0x400B_0000

表 1. List of applicable chapters

28.2.3	CFDC0NCFG：チャンネル 0 公称ビットレートコンフィグレーションレジスタ
28.2.4	CFDC0CTR：チャンネル 0 コントロールレジスタ
28.2.5	CFDC0STS：チャンネル 0 ステータスレジスタ
28.2.6	CFDC0ERFL：チャンネル 0 エラーフラグレジスタ
28.2.7	CFDC0DCFG：チャンネル 0 データビットレートコンフィグレーションレジスタ
28.2.8	CFDC0FDCFG：チャンネル 0 CANFD コンフィグレーションレジスタ
28.2.9	CFDC0FDCTR：チャンネル 0 CANFD コントロールレジスタ
28.2.10	CFDC0FDSTS：チャンネル 0 CANFD ステータスレジスタ
28.2.11	CFDC0FDCRC：チャンネル 0 CANFD CRC レジスタ
28.2.12	CFDGCFG：グローバルコンフィグレーションレジスタ
28.2.13	CFDGCTR：グローバルコントロールレジスタ
28.2.14	CFDGSTS：グローバルステータスレジスタ
28.2.15	CFDGERFL：グローバルエラーフラグレジスタ
28.2.16	CFDGTINTSTS：グローバル TX 割り込みステータスレジスタ
28.2.17	CFDGTSC：グローバルタイムスタンプカウンタレジスタ
28.2.18	CFDGAFLECTR：グローバルアクセプタンスフィルタリストエントリコントロールレジスタ
28.2.19	CFDGAFLCFG：グローバルアクセプタンスフィルタリストコンフィグレーションレジスタ
28.2.20	CFDGAFIDr：グローバルアクセプタンスフィルタリスト ID レジスタ (r = 1~16)
28.2.21	CFDGAFLMr：グローバルアクセプタンスフィルタリストマスクレジスタ (r = 1~16)
28.2.22	CFDGAFLP0r：グローバルアクセプタンスフィルタリストポイント 0 レジスタ (r = 1~16)

28.2.23	CFDGAFLP1r : グローバルアクセプタンスフィルタリストポインタ 1 レジスタ (r = 1~16)
28.2.24	CFDRMNB : RX メッセージバッファ数レジスタ
28.2.25	CFDRMND : RX メッセージバッファ新規データレジスタ
28.2.26	CFDRFCCa : RX FIFO コンフィグレーション/コントロールレジスタ a (a = 0, 1)
28.2.27	CFDRFSTSa : RX FIFO ステータスレジスタ a (a = 0, 1)
28.2.28	CFDRFPCTRa : RX FIFO ポインタコントロールレジスタ a (a = 0, 1)
28.2.29	CFDCFCc : 共通 FIFO コンフィグレーション/コントロールレジスタ
28.2.30	CFDCFSTS : 共通 FIFO ステータスレジスタ
28.2.31	CFDCFPCTR : 共通 FIFO ポインタコントロールレジスタ
28.2.32	CFDFESTS : FIFO エンブティステータスレジスタ
28.2.33	CFDFFSTS : FIFO フルステータスレジスタ
28.2.34	CFDFMSTS : FIFO メッセージロストステータスレジスタ
28.2.35	CFDRFISTS : RX FIFO 割り込みフラグステータスレジスタ
28.2.36	CFDCDTCT : DMA 転送コントロールレジスタ
28.2.37	CFDCDTSTS : DMA 転送ステータスレジスタ
28.2.38	CFDTMCI : TX メッセージバッファコントロールレジスタ i (i = 0~3)
28.2.39	CFDTMSTSj : TX メッセージバッファステータスレジスタ j (j = 0~3)
28.2.40	CFDTMTRSTS : TX メッセージバッファ送信要求ステータスレジスタ
28.2.41	CFDTMTARSTS : TX メッセージバッファ送信中断要求ステータスレジスタ
28.2.42	CFDTMTCSTS : TX メッセージバッファ送信完了ステータスレジスタ
28.2.43	CFDTMTASTS : TX メッセージバッファ送信中断ステータスレジスタ
28.2.44	CFDTMIEC : TX メッセージバッファ割り込み許可コンフィグレーションレジスタ
28.2.45	CFDTXQCC : TX キューコンフィグレーション/コントロールレジスタ
28.2.46	CFDTXQSTS : TX キューステータスレジスタ
28.2.47	CFDTXQPCTR : TX キューポインタコントロールレジスタ
28.2.48	CFDTHLCC : TX 履歴リストコンフィグレーション/コントロールレジスタ
28.2.49	CFDTHLSTS : TX 履歴リストステータスレジスタ
28.2.50	CFDTHLACC0 : TX 履歴リストアクセスレジスタ 0
28.2.51	CFDTHLACC1 : TX 履歴リストアクセスレジスタ 1
28.2.52	CFDTHLPCTR : TX 履歴リストポインタコントロールレジスタ
28.2.53	CFDGRSTC : グローバル SW リセットレジスタ
28.2.54	CFDGTSTCFG : グローバルテストコンフィグレーションレジスタ
28.2.55	CFDGTSTCTR : グローバルテストコントロールレジスタ
28.2.56	CFDGFDCFG : グローバル FD コンフィグレーションレジスタ
28.2.57	CFDGLOCKK : グローバルロックキーレジスタ
28.2.58	CFDRPGACck : RAM テストページアクセスレジスタ k (k = 0~63)
28.2.59	CFDGAFLIGNENT : グローバル AFL 無視エントリレジスタ
28.2.60	CFDGAFLIGNCTR : グローバル AFL 無視コントロールレジスタ
28.2.61	CFDRMIEC : RX メッセージバッファ割り込み許可コンフィグレーションレジスタ
28.2.62.2	CFDRMBCPb[0] : RX メッセージバッファコンポーネント b (b = 0~31)
28.2.62.3	CFDRMIDb : RX メッセージバッファ ID レジスタ (b = 0~31)
28.2.62.4	CFDRMPTRb : RX メッセージバッファポインタレジスタ (b = 0~31)
28.2.62.5	CFDRMFDSTSb : RX メッセージバッファ CANFD ステータスレジスタ (b = 0~31)
28.2.62.6	CFDRMDFb_p : RX メッセージバッファデータフィールド p レジスタ (p= 0~15, b = 0~31)
28.2.62.7	CFDRFMBCPb[0] : RX FIFO アクセスメッセージバッファコンポーネント b (b = 0~1)
28.2.62.8	CFDRFIDb : RX FIFO アクセス ID レジスタ b (b = 0, 1)
28.2.62.9	CFDRFPTRb : RX FIFO アクセスポインタレジスタ b (b = 0, 1)
28.2.62.10	CFDRFFDSTSb : RX FIFO アクセス CANFD ステータスレジスタ b (b = 0, 1)
28.2.62.11	CFDRFDFb_p : RX FIFO アクセスデータフィールド p レジスタ b (p = 0~15, b = 0, 1)
28.2.62.12	CFDCFMBCP0[0] : 共通 FIFO アクセスメッセージバッファコンポーネント
28.2.62.13	CFDCFID : 共通 FIFO アクセス ID レジスタ
28.2.62.14	CFDCFPTR : 共通 FIFO アクセスポインタレジスタ
28.2.62.15	CFDCFFDCSTS : 共通 FIFO アクセス CANFD コントロール/ステータスレジスタ
28.2.62.16	CFDCFDf_p : 共通 FIFO アクセスデータフィールド p レジスタ (p = 0~15)
28.2.62.17	CFDTMBCPb[0] : Tx メッセージバッファコンポーネント b (b = 0~3)
28.2.62.18	CFDTMIDb : TX メッセージバッファ ID レジスタ (b = 0~3)
28.2.62.19	CFDTMPTRb : TX メッセージバッファポインタレジスタ (b = 0~3)
28.2.62.20	CFDTMFDCTRb : TX メッセージバッファ CANFD 制御レジスタ (b = 0~3)
28.2.62.21	CFDTMDFb_p : TX メッセージバッファデータフィールドレジスタ (p= 0~15, b= 0~3)

[訂正前]

付録 3. I/O レジスタ

表 3.1 周辺機能のベースアドレス (2/3)

名称	説明	ベースアドレス
KINT	キー割り込み機能	0x4008_5000
POEG	GPT 用のポートアウトプットイネーブル	0x4008_A000
CANFD_B	CANFD モジュール制御	0x400B_0000

[訂正後]

付録 3. I/O レジスタ

表 3.1 周辺機能のベースアドレス (2/3)

名称	説明	ベースアドレス
KINT	キー割り込み機能	0x4008_5000
POEG	GPT 用のポートアウトプットイネーブル	0x4008_A000
CANFD	CANFD モジュール制御	0x400B_0000

[訂正前]

付録 4. モジュールバージョン

表 4.1 に、このマニュアルで使用されているモジュール名とモジュールバージョンとの関係を示します。

表 4.1 モジュール名 vs モジュールバージョン

モジュール名	モジュールバージョン
ELC	ELC_B
AGTW	AGTW_B
SCI	SCI_B
IIC	IIC_B
CANFD	CANFD_B
SPI	SPI_B
SCE5	SCE5_B
ADC	ADC_B
DOC	DOC_B

[訂正後]

付録 4. モジュールバージョン

表 4.1 に、このマニュアルで使用されているモジュール名とモジュールバージョンとの関係を示します。

表 4.1 モジュール名 vs モジュールバージョン

モジュール名	モジュールバージョン
ELC	ELC_B
AGTW	AGTW_B
SCI	SCI_B
IIC	IIC_B
CANFD	CANFD
SPI	SPI_B
SCE5	SCE5_B
ADC	ADC_B
DOC	DOC_B