

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ

問合せ窓口 <http://japan.renesas.com/inquiry>

E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A686A/J	Rev.	第1版
題名	SH7785 CPG ハードウェアマニュアルの訂正		情報分類	技術情報	
適用製品	SH7785 グループ	対象ロット等	関連資料	SH7785 ハードウェアマニュアル第1版 (REJ09B0261-0100)	
		全ロット			

SH7785 の CPG のハードウェアマニュアルに誤記があります。

【概要】

表 15.8 および 15.9 の CPG の分周器 2 の分周率に不適切な値があります。

【訂正】

表 15.8 設定可能なクロック周波数の組み合わせ (CPU クロック: $\times 1/2$ 倍、DDR クロック: $\times 1/4$ 倍) および表 15.9 設定可能なクロック周波数の組み合わせ (CPU クロック: $\times 1/4$ 倍、DDR クロック: $\times 1/4$ 倍) を下表のように訂正します。

	ページ	FRQMR1 読み出し値	訂正前	訂正後
表 15.8	p751	H'1226 244A	FRQMR1 に対応する分周器 2 の分周率： 設定可	FRQMR1 に対応する分周器 2 の分周率： 設定不可
		H'1226 246A		
		H'1226 24AA		
		H'122A 244A		
		H'122A 246A		
		H'122A 24AA		
表 15.9	p752	H'2226 244A		
		H'2226 246A		
		H'2226 24AA		
	p753	H'222A 244A		
		H'222A 246A		
		H'222A 24AA		

【注意】

上記の FRQMR1 の値は不正な値です。これは対応する分周率を FRQCR1 で設定してはいけないことを意味します。

以上