

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
 株式会社 ルネサス テクノロジ
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A670A/J	Rev.	第1版
題名	SH7730 ハードウェアマニュアル誤記訂正		情報分類	技術情報	
適用製品	SH7730 グループ R8A77301	対象ロット等	関連資料	SH7730 グループ ハードウェアマニュアル(RJJ09B0339-0100 Rev.1.00)	
		全ロット			

SH7730 グループのハードウェアマニュアルにおいて、以下の誤記訂正があります。

1章 概要

p.1-4 表 1.1 本 LSI の特長 クロックパルス発振器 (CPG)

【変更前】

CPU クロック (I): 最大 266MHz
 SH (SuperHyway) クロック (S): 最大 133MHz
 バスクロック (B): 最大 66MHz
 周辺クロック (P): 最大 33MHz

【変更後】

CPU クロック (I): 最大 266.67MHz
 SH (SuperHyway) クロック (S): 最大 133.34MHz
 バスクロック (B): 最大 66.67MHz
 周辺クロック (P): 最大 33.34MHz

10章 割り込みコントローラ

p.10-7 10.3.1 割り込みコントロールレジスタ 0 (ICR0) ビット 6 の説明

【変更前】

ビット	ビット名	初期値	R/W	説明
6	-	0	R	リザーブビット 読み出すと常に 0 が読み出されます。書き込む値も常に 0 にしてください。

【変更後】

ビット	ビット名	初期値	R/W	説明
6	IRLM2	0	R/W	IRL 端子モード 2 IRQ7～IRQ4の割り込みを設定します。 0：初期値 1：IRQ7～IRQ4の割り込みを使用する IRQ7～IRQ4の割り込みを使用する場合、本ビットに1を設定してください。 0に設定した時は、ピンファンクションコントローラ(PFC)の設定でIRQ7～IRQ4の機能を選択しないようにしてください。意図しない割り込みが発生することがあります。 また、IRQ7～IRQ4の4本をエンコードした15レベルのIRL割り込み端子としての使用はできません。

p.10-11 10.3.6 割り込みマスクレジスタ 00 (INTMSK00) の説明追加

【追加】

割り込みコントロールレジスタ 0 (ICR0)の IRLM ビットを0とし、IRL3～IRL0 端子で IRL 割り込みを使用する場合は、IRQ3～IRQ0 ビットに1を書き込み、IRQ3～IRQ0 端子の IRQ 割り込み要求をマスクしてください。

11章 バスステートコントローラ (BSC)

p.11-12 11.4.1 共通コントロールレジスタ (CMNCR) ビット 16

【変更前】

ビット	ビット名	初期値	R/W	説明
23～15	-	すべて0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。

【変更後】

ビット	ビット名	初期値	R/W	説明
23～17	-	すべて0	R	リザーブビット 読み出すと常に0が読み出されます。書き込み時も常に0にしてください。
16	DMSTP	0	R/W	低消費電力モード BSCの低消費電力モードを設定します。0に設定すると、BSC内の外部バス権制御 (BREQ/BACK) 回路を停止するモードとなり、消費電力を低減できます。外部バス権制御 (BREQ/BACK) を使用する際は、1を設定してください。 0：BSCは低消費電力モードとなります。 1：BSCの低消費電力モードを解除します。
15	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込み時も常に0にしてください。

14章 リセット、低消費電力モード

p.14-8 14.3.2 モジュールストップレジスタ 0 (MSTPCR0) ビット 1, 0

【変更前】 初期値は0ですが、常に1をセットしてください。

【変更後】 読み出すと0が読み出されます。書き込む値も常に0にしてください。

33章 電気的特性

p.33-6 表 33.6 動作周波数範囲 266MHz 品 CPU クロックの Max

【変更前】 266 MHz

【変更後】 266.67MHz

以上