

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RL*-A040A/J	Rev.	第1版
題名	誤記訂正通知 RL78/G13 ユーザーズマニュアル Rev.3.20 の記載変更		情報分類	技術情報	
適用製品	RL78/G13 グループ : R5F100xxx, R5F101xxx	対象ロット等 全ロット	関連資料	RL78/G13 ユーザーズマニュアル ハードウェア編 Rev.3.20 R01UH0146JJ0320 (July, 2014)	

RL78/G13 ユーザーズマニュアル ハードウェア編 Rev.3.20 (R01UH0146JJ0320)において、下記訂正がございます。

今回通知する訂正内容

訂正箇所	該当ページ	内容
25ピン製品 インデックスマークの位置	p.19, p.1055	誤記訂正
6. 3. 3 タイマ・モード・レジスタmn 図6-11のチャンネル7のカウントクロックの選択	p.296	誤記訂正
12. 3. 12 シリアル出力レジスタm 図12-16 注2 シリアル出力レジスタm(SOm)のリセット時の値	p.518	誤記訂正

ドキュメント改善計画

本訂正内容については、次回ユーザーズマニュアル改版時に修正を行います。

ユーザーズマニュアルの訂正一覧

No	訂正内容と該当箇所			本通知での 該当ページ
	ドキュメントNo.	和文	R01UH0146JJ0320	
1	25ピン製品 インデックスマークの位置		p.19, p.1055	p.3, p.4
2	6. 3. 3 タイマ・モード・レジスタmn 図6-11のチャンネル7のカウントクロックの選択		p.296	p.5
3	12. 3. 12 シリアル出力レジスタm 図12-16 注2 シリアル出力レジスタm(SOm)のリセット時の値		p.518	p.6

誤記訂正の該当箇所は、誤)太字下線、正)グレー・ハッチングで記載します。

発行文書履歴

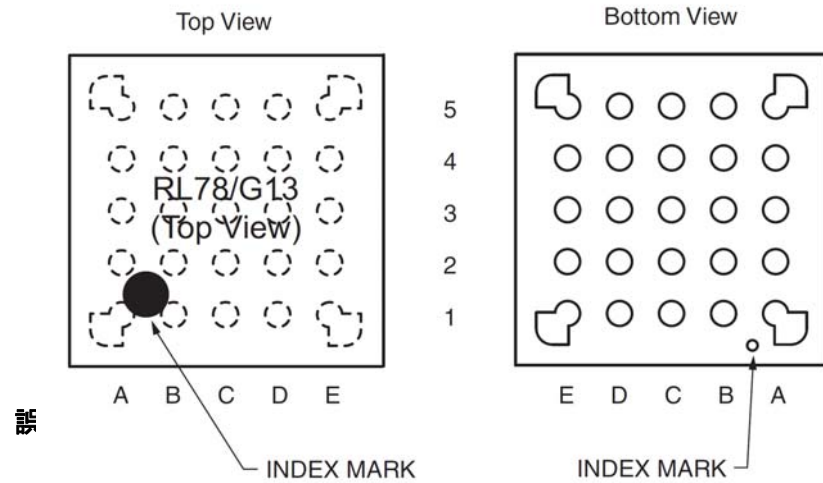
RL78/G13 ユーザーズマニュアル Rev.3.20 誤記訂正通知 発行文書履歴

文書番号	発行日	記事
TN-RL*-A040A/J	2014年12月3日	初版発行 訂正一覧の No.1 ~ No.3 の誤記訂正(本通知です。)

1. 25ピン製品 インデックスマークの位置 (p.19, p.1055)

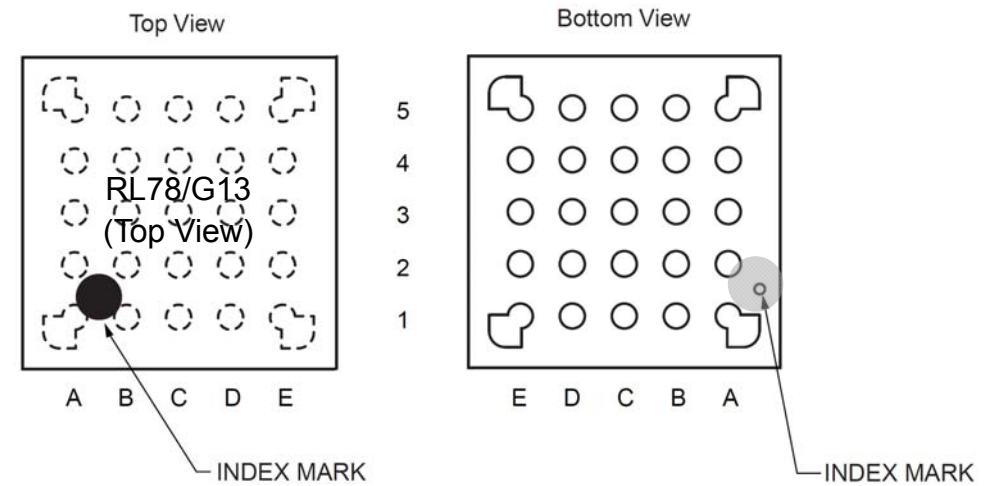
25ピン製品のボトム側のインデックスマークの誤記訂正 (p.19)

誤)



(省略)

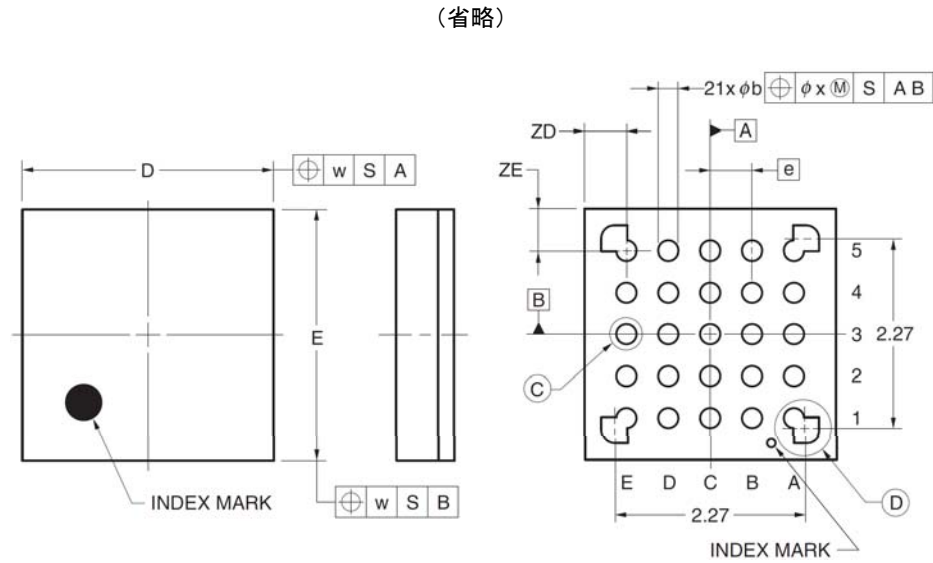
正)



(省略)

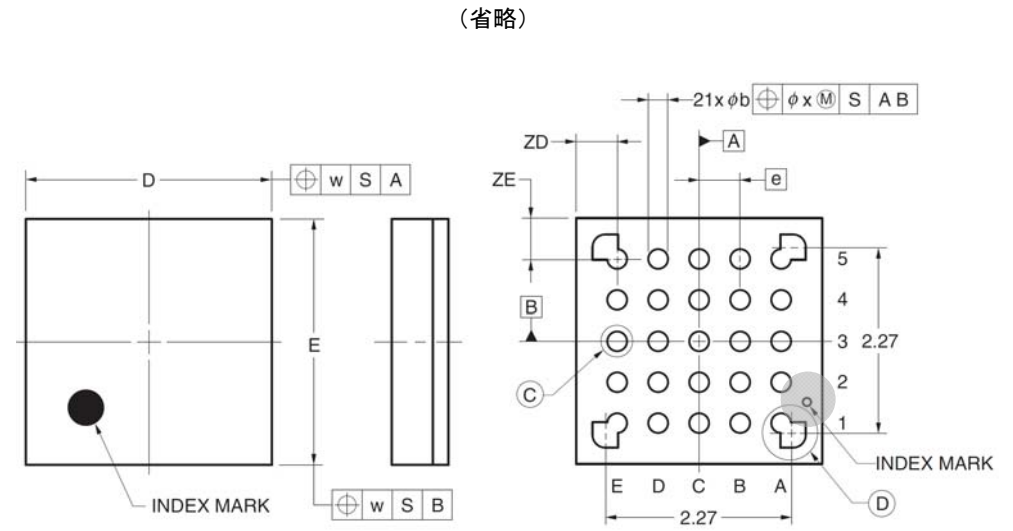
25ピン製品のボトム側のインデックスマークの誤記訂正 (p.1055)

誤)



(省略)

正)



(省略)

2. 6. 3. 3 タイマ・モード・レジスタ mn

図 6-11 のチャンネル 7 のカウントクロックの選択 (p.296)

誤)

図6 - 11 タイマ・モード・レジスタmn (TMRmn) のフォーマット (1/4)

アドレス： F0190H, F0191H (TMR00) -F019EH, F019FH (TMR07), リセット時：0000H R/W
F01D0H, F01D1H (TMR10) -F01DEH, F01DFH (TMR17)

略号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
TMRmn (n=2, 4, 6)	CKS mn1	CKS mn0	0	CCS mn	MAS TERmn	STS mn2	STS mn1	STS mn0	CIS mn1	CIS mn0	0	0	MD mn3	MD mn2	MD mn1	MD mn0

(省略)

CCS mn	チャンネルnのカウント・クロック(frCLK)の選択
0	CKSmn0, CKSmn1ビットで指定した動作クロック(fmck)
1	TImn端子からの入力信号の有効エッジ チャンネル5では, TIS0で選択した入力信号の有効エッジ
カウント・クロック(frCLK)は, カウンタ, 出力制御回路, 割り込み制御回路に使用されます。	

(省略)

正)

図6 - 11 タイマ・モード・レジスタmn (TMRmn) のフォーマット (1/4)

アドレス： F0190H, F0191H (TMR00) -F019EH, F019FH (TMR07), リセット時：0000H R/W
F01D0H, F01D1H (TMR10) -F01DEH, F01DFH (TMR17)

略号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
TMRmn (n=2, 4, 6)	CKS mn1	CKS mn0	0	CCS mn	MAS TERmn	STS mn2	STS mn1	STS mn0	CIS mn1	CIS mn0	0	0	MD mn3	MD mn2	MD mn1	MD mn0

(省略)

CCS mn	チャンネルnのカウント・クロック(frCLK)の選択
0	CKSmn0, CKSmn1ビットで指定した動作クロック(fmck)
1	TImn端子からの入力信号の有効エッジ ユニット0の場合: チャンネル5では, TIS0で選択した入力信号の有効エッジ チャンネル7では, ISCで選択した入力信号の有効エッジ
カウント・クロック(frCLK)は, カウンタ, 出力制御回路, 割り込み制御回路に使用されます。	

(省略)

3. 12. 3. 12 シリアル出力レジスタ m

図 12-16 注 2 シリアル出力レジスタ m(SOm)のリセット時の値(p.518)

誤)

図12 - 16 シリアル出力レジスタ m (SOm) のフォーマット

アドレス： F0128H, F0129H (SO0), リセット時：0F0FH R/W

略号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SO0	0	0	0	0	CKO 03	CKO 02	CKO 01	CKO 00	0	0	0	0	SO 03	SO 02	SO 01	SO 00

アドレス： F0168H, F0169H (SO1) ^{注1}, リセット時：0F0FH^{注2} R/W

略号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SO1	0	0	0	0	CKO 13	CKO 12	CKO 11	CKO 10	0	0	0	0	SO 13	SO 12	SO 11	SO 10

(省略)

注1. 30-128ピン製品のみ

2. 30-64ピン製品は、リセット時：3030H

(省略)

正)

図12 - 16 シリアル出力レジスタ m (SOm) のフォーマット

アドレス： F0128H, F0129H (SO0), リセット時：0F0FH R/W

略号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SO0	0	0	0	0	CKO 03	CKO 02	CKO 01	CKO 00	0	0	0	0	SO 03	SO 02	SO 01	SO 00

アドレス： F0168H, F0169H (SO1) ^{注1}, リセット時：0F0FH^{注2} R/W

略号	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
SO1	0	0	0	0	CKO 13	CKO 12	CKO 11	CKO 10	0	0	0	0	SO 13	SO 12	SO 11	SO 10

(省略)

注1. 30-128ピン製品のみ

2. 30-64ピン製品は、リセット時：0303H

(省略)

以上