

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ
問合せ窓口 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-H8*-282A/JA	Rev.	第1版
題名	アドレス H'FFFF40 ~ H'FFFF5F アクセス時の注意事項		情報分類	使用上の注意事項	
適用製品	H8S/2214 グループ H8S/2218 グループ H8S/2212 グループ	対象ロット等	関連資料	H8S/2214 シリーズ ハードウェアマニュアル ADJ-602-238A 第2版 H8S/2218, H8S/2212 グループ ハードウェアマニュアル RJJ09B0054-0300H Rev.3.00	
		全ロット			

H8S/2214、H8S/2218、H8S/2212 グループの内蔵 ROM 有効モード（モード6，7）時に、
アドレス H'FFFF40 ~ H'FFFF5F * をアクセスした場合の注意事項をご連絡いたします。

【注】*

- ・H8S/2214 グループのアドレス H'FFFF40 ~ H'FFFF5F は、外部アドレス空間です。（図1）
- ・H8S/2218、H8S/2212 グループのアドレス H'FFFF40 ~ H'FFFF5F は、拡張モジュールストップレジスタ(EXMDLSTP)と、内蔵 RTC のレジスタ(RSECDR、RMINDR、RHRDR、RWKDR、RTCCR1、RTCCR2、RTCCSR)です。（図2）

アドレス		EXMS信号
H'000000	内蔵ROM	前値保持
H'020000	外部アドレス	High
H'FFB000	リザーブ領域	前値保持
H'FFC000	内蔵RAM	前値保持
H'FFEFC0	外部アドレス	High
H'FFF800	内部 I/Oレジスタ	前値保持
H'FFFF40	外部アドレス	Low
H'FFF60	内部 I/Oレジスタ	前値保持
H'FFFFC0 H'FFFFFF	内蔵RAM	前値保持

図1 . H8S/2214のアドレスマップ

アドレス	
H'000000	内蔵ROM
H'020000	外部アドレス
H'C00000	USBレジスタ
H'E00000	外部アドレス
H'FEE800	リザーブ領域
H'FFC000	内蔵RAM
H'FFEFC0	外部アドレス
H'FFF800	内部 I/Oレジスタ
H'FFFF40	EXMDLSTP、 RTCレジスタ
H'FFF60	内部 I/Oレジスタ
H'FFFFC0 H'FFFFFF	内蔵RAM

図2 . H8S/2218、H8S/2212のアドレスマップ

1. 使用上の注意事項

1.1 H8S/2214 グループの場合

外部モジュール接続用出力端子選択レジスタ(OPINSEL)のP75MSOEビットを1に設定してP75からEXMS信号を出力する場合、外部アドレス をアクセスした時にEXMS信号はLowになります。このEXMS信号のLow出力状態は、内蔵ROM、内蔵RAM 、内部I/Oレジスタ をアクセスしても継続するので注意してください。

1.2 H8S/2218、H8S/2212 グループの場合

拡張モジュールストップレジスタ(EXMDLSTP)や、内蔵 RTC のレジスタ(RSECDR、RMINDR、RHRDR、RWKDR、RTCCR1、RTCCR2、RTCCSR) をアクセスした後は、ポート D レジスタ(PORTD)による端子状態のリードができなくなるので注意してください。ただし、ポート D 以外の端子状態のリードは可能です。

2. 対応策

2.1 H8S/2214 グループの場合

EXMS 信号は、外部アドレス や をアクセスすると High 出力になります。したがって、外部アドレス をアクセスした後は、外部アドレス 内の1バイトを一度ダミーリードして EXMS 信号を High にしてから、内蔵 RAM や内部 I/O レジスタをアクセスしてください。

内蔵 ROM 無効モード (モード 4 , 5) 時は、エリア 0 などの外部アドレス空間からの命令フェッチ時に EXMS 信号は High になります。

2.2 H8S/2218、H8S/2212 グループの場合

EXMDLSTP レジスタや内蔵 RTC レジスタをアクセスした後は、外部アドレス空間 内の1バイトを一度ダミーリードすることで、ポート D レジスタ(PORTD)による端子状態のリードが可能になります。

以上