

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日  
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

平成12年3月8日

# 日立マイクロコンピュータ技術情報

〒100-0004  
 東京都千代田区大手町2丁目6番2号  
 (日本ビル)  
 TEL(03)5201-5191 (ダイヤルイン)  
 株式会社 日立製作所 半導体グループ

題 目	SH7055F ハードウェアマニュアル 電源投入・切断タイミング AC 特性追加		発行番号		TN-SH7-219A	
			分 類	1. 仕様変更 ②. <b>ドキュメント訂正追加等</b> 3. 使用上の注意事項		
適 用 製 品	HD64F7055 HD64F7055R	対象ロット等	関連資料	SH7055F-ZTAT ハードウェア マニュアル	Rev.	有効期限
		全ロット			第3版	永年

SH7055F ハードウェアマニュアルの「25.3 AC 特性」に電源投入・切断タイミングの項目を追加します。

P.878 「25.3 AC 特性」に下記を追加する。  
 以降の AC 特性の項目について、ずれた章、図、表の番号を訂正する。

## 25.3.1 電源投入・切断タイミング

表 25.6 電源投入・切断タイミング

条件：Vcc = PLLVcc = 3.3V±0.3V、PVcc1 = 5.0V±0.5V/3.3V±0.3V、PVcc2 = 5.0V±0.5V、  
 AVcc = 5.0V±0.5V、AVref = 4.5V ~ AVcc、Vss = PLLVss = AVss = 0V、Ta = -40 ~ 85、  
 PVcc1 = 3.3V±0.3V 時は Vcc = PVcc1、フラッシュ EEPROM の W/E 時は Ta = -40 ~ 85

項目	記号	min	max	単位	参照図
Vcc 先行投入時間	t <sub>VCCS</sub>	0		ms	図 25.1
PVcc 切断時 Vcc ホールド時間	t <sub>VCCH</sub>	0		ms	

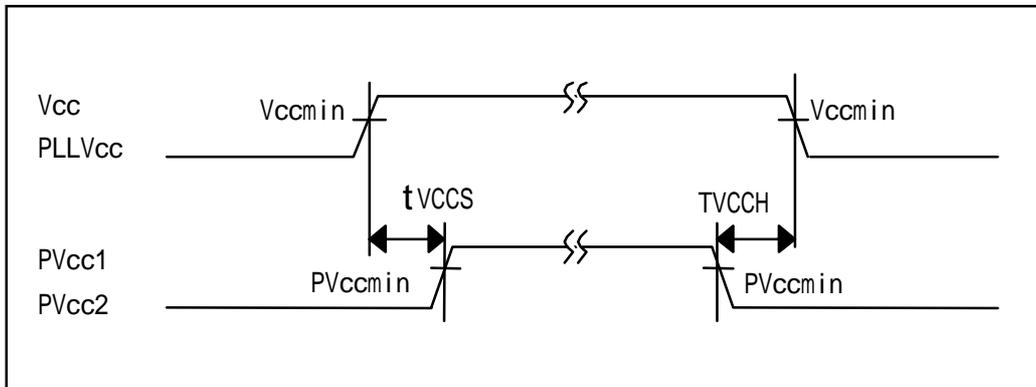


図 25.1 電源投入・切断タイミング