

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# 日立マイクロコンピュータ技術情報

〒100-0004  
 東京都千代田区大手町2丁目6番2号  
 (日本ビル)  
 TEL (03)-5201-5197  
 株式会社 日立製作所 半導体グループ

題目	SH-3/SH3-DSPにおける RTC使用上の補足事項		発行番号	TN-SH7-212A	
			分類	① 仕様変更 ② ドキュメント追加等 ③ 使用上の注意事項	
適用製品	HD6417708, HD6417708S, HD6417708R, HD6417718R, HD6417707, HD6417709, HD6417709A, HD6417729	対象ロット等	関連資料	・SH7708シリーズハードウェアマニュアル ・SH7707ハードウェアマニュアル ・SH7709ハードウェアマニュアル ・SH7709Aハードウェアマニュアル ・SH7729ハードウェアマニュアル	有効期限
		全ロット			永年

HD6417708, HD6417708S, HD6417708R, HD6417718R, HD6417707, HD6417709, HD6417709A, HD6417729において、下記の事項を補足致しますのでご理解、ご了承頂たく御願いたします。

## 1、リアルタイムクロック(RTC)の周期割り込み使用に関する補足説明。

周期割り込み機能の使用方法を図1に示します。

周期割り込みは、RTCコントロールレジスタ2(RCR2)の周期割り込みイネーブルフラグ(PES)で設定した周期で定期的に割り込みを発生させることができます。周期割り込みフラグ(PES)で設定した時間が経過すると周期割り込みフラグ(PEF)が1にセットされます。

周期割り込みフラグ(PEF)は、周期割り込みイネーブルフラグ(PES)設定時,周期割り込み発生時に0にクリアします。周期割り込みの発生は、このビットを読み出すことで確認できますが通常は割り込み機能を使用します。

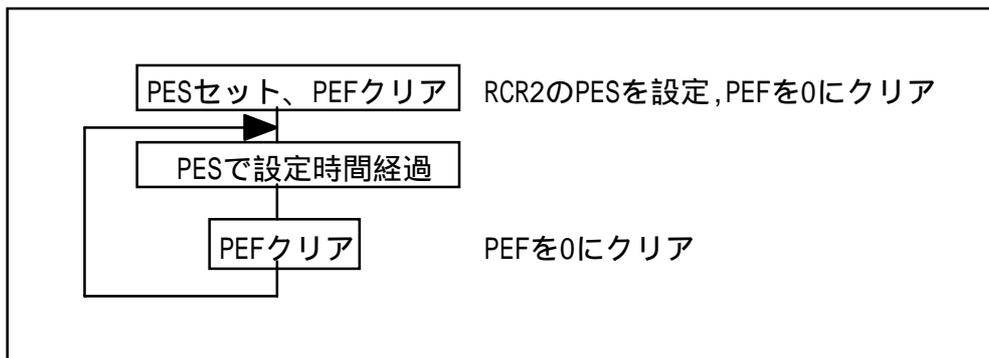


図1. 周期割り込み機能の使用方法

以上

# 日立マイクロコンピュータ技術情報

〒100-0004  
 東京都千代田区大手町2丁目6番2号  
 (日本ビル)  
 TEL (03)-5201-5197  
 株式会社 日立製作所 半導体グループ

題 目	SH3, SH3-DSP 全割り込みマスク(MAI)に関するマニュアル誤記訂正		発行番号	TN-SH7-278A	
			分類	1. 仕様変更 ② ドキュメント訂正追加等 3. 使用上の注意事項	
適用製品	HD6417707 HD6417709 HD6417709A HD6417729	対象ロット等	関連資料	SH7707ハードウェアマニュアル (ADJ-602-169 第1版) SH7709ハードウェアマニュアル (ADJ-602-178C 第4版) SH7709Aハードウェアマニュアル (ADJ-602-193B 第3版) SH7729ハードウェアマニュアル (ADJ-602-195A 第2版)	有効期限
		全ロット			永年

SH7707, SH7709, SH7709A, SH7729において下記のマニュアル誤記がありましたので、ご理解、ご了承頂きたくお願いいたします。

## SH7707

6.3.3 割り込みコントロールレジスタ1 (ICR1)  
 ビット15 : 全割り込みマスク(MAI)

誤: 1にセットするとNMI割り込みをマスクします。また、NMI端子にLowレベルが入力されているときに、すべての割り込み要求をマスクするか否かを選択します。

ビット15	機 能	
MAI		
0	全割り込み要求に対してのマスクを行いません。	(初期値)
1	全割り込み要求をマスクします。	

## SH7709

6.3.3 割り込みコントロールレジスタ1 (ICR1)  
 ビット15 : 全割り込みマスク(MAI)

誤: 1にセットするとNMI割り込みをマスクします。また、NMI端子にLowレベルを入力中、すべての割り込み要求をマスクするか否かを選択します。

ビット15	機 能	
MAI		
0	全割り込み要求に対してのマスクを行いません。	(初期値)
1	全割り込み要求をマスクします。	

SH7709A

6.3.3 割り込みコントロールレジスタ1 (ICR1)

ビット15: すべての割り込みのマスク(MAI)

誤: 1にセットするとNMI割り込みをマスクします。また、NMI端子にLowレベルを入力中、すべての割り込み要求をマスクするかどうかを選択します。

ビット15	機 能
MAI	
0	すべての割り込み要求をマスクしない (初期値)
1	すべての割り込み要求をマスクする

SH7729

7.3.3 割り込みコントロールレジスタ1 (ICR1)

ビット15: 全割り込みマスク(MAI)

誤: 1にセットするとNMI割り込みをマスクします。また、NMI端子にローレベルを入力中、すべての割り込み要求をマスクするかどうかを選択します。

ビット15	機 能
MAI	
0	すべての割り込み要求をマスクしない (初期値)
1	すべての割り込み要求をマスクする

上記すべての製品において、ビット15 MAIの説明を以下のようにいたします。

正: 1にセットすると、NMI端子にローレベルを入力中、すべての割り込み要求をマスクします。また、スタンバイモード中、NMI割り込みをマスクします。

ビット15	機 能
MAI	
0	NMI端子がローレベルのとき、すべての割り込み要求をマスクしない (初期値)
1	NMI端子がローレベルのとき、すべての割り込み要求をマスクする

-以上-