

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# ルネサス 技術情報

〒100-0004  
 東京都千代田区大手町2丁目6番2号  
 (日本ビル)  
 TEL (03)5201-5214 (ダイヤルイン)  
 株式会社 ルネサス テクノロジ 応用技術統括部  
 第三応用技術部

製品分類	MPU&MCU	発行番号	TN-SH7-482A	Rev.	第1版
題名	SH7046 シリーズ、SH7047 シリーズ SH7144 シリーズの POE 使用上の注意事項について	情報分類	1. 仕様変更 2. ドキュメント訂正追加等 ③. 使用上の注意事項 4. マスク変更 5. ライン変更		
適用製品	HD64F7046, HD6437048, HD6437148, HD64F7047, HD6437049, HD6437101 HD64F7144, HD6437144 HD64F7145, HD6437145	対象ロット等  全ロット	関連資料	有効期限	
			SH7046 シリーズハードウェアマニュアル (ADJ-602-252B) SH7047 シリーズハードウェアマニュアル (ADJ-602-336) SH7144 シリーズハードウェアマニュアル (ADJ-602-283A) SH7101 シリーズハードウェアマニュアル (ADJ-602-310)	永年	

拝啓 貴社益々ご清栄のこととお慶び申し上げます。また、日頃より格段のご愛顧を賜り深謝申し上げます。さてSH7046シリーズ、SH7047シリーズ、SH7144シリーズのPOE使用上の注意事項に関しまして、下記の通りご連絡致しますので、ご査収の程宜しくお願い申し上げます。

敬具

- 記 -

## 1. 現象

### 1.1 POEnF<sup>\*1</sup>ビットについて

入力レベルコントロール/ステータスレジスタ (ICSR1、ICSR2) のPOEnFビットにおいて、これらビットのハードウェアによるセット<sup>\*2</sup>と読み出しが同時に発生すると、本来"1"が読み出されるべきところ、誤って"0"を読み出してしまいます。

さらに、その後、これらビットを"0"クリアすると、本来"0"クリア無効<sup>\*3</sup>とされるべきところ、クリアされてしまいます。

\*1: SH7046シリーズ、SH7047シリーズではn=0~6、SH7144シリーズではn=0~3となります。

\*2: それぞれ/POEn端子への入力信号が、予めICSR1、ICSR2のPOEnM1、POEnM0で設定されて条件を満たしたときに、ハードウェアがPOEnFをセットします。

\*3: 本来は、誤ってクリアされないために、一旦"1"読み出した後でないと、"0"クリアできません。

### 1.2 OSFビットについて

出力レベルコントロール/ステータスレジスタ (OCSR) のOSFビットにおいても同様です。

## 2. お願い事項

POEnFビット、OSFビットの"0"クリアの際は、ICSR1、ICSR2、OCSRの読み出しを行い、読み出した値が"1"であるビットのみを"0"クリアし、それ以外のビットについては、"1"を書き込んでください。これをお守りいただけない場合、ハードウェアによるセットと読み出しが同時に発生すると、これらのビットを意図せずクリアしてしまうことがあります。

- 以上 -