

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

日立マイクロコンピュータ技術情報

〒 1 0 0 - 0 0 0 4

東京都千代田区大手町 2 丁目 6 番 2 号

(日本ビル)

TEL (03)5201-5191 (ダイヤルイン)

株式会社 日立製作所 半導体グループ

題 目	SH7750 電気的特性 制御信号タイミング図 誤記訂正		発行番号	TN-SH7-246A		
			分 類	1. 仕様変更 ② ドキュメント訂正追加等 3. 使用上の注意事項		
適 用 製 品	HD6417750 HD6417750S	対象ロット等	関連資料	SH7750 シリーズ ハードウェアマニュアル	Rev.	有効期限
		全ロット			第 4 版	永年

SH7750 シリーズハードウェアマニュアル第 23 章 電気的特性、23.3.2 制御信号タイミングにおいて、
図 23.13 で下記のような誤記がありましたので、訂正致します。

- 1) 図 23.13 $\overline{\text{BREQ}}$ において、 t_{BREQS} 、 t_{BREQH} の位置が逆転している。
- 2) 図 23.13 $\overline{\text{BACK}}$ において、表 23.15 に存在する t_{BACKD} が図中に記載されておらず、 t_{BACKH} と t_{BACKL} として記述されている。

正しくは下図となります。

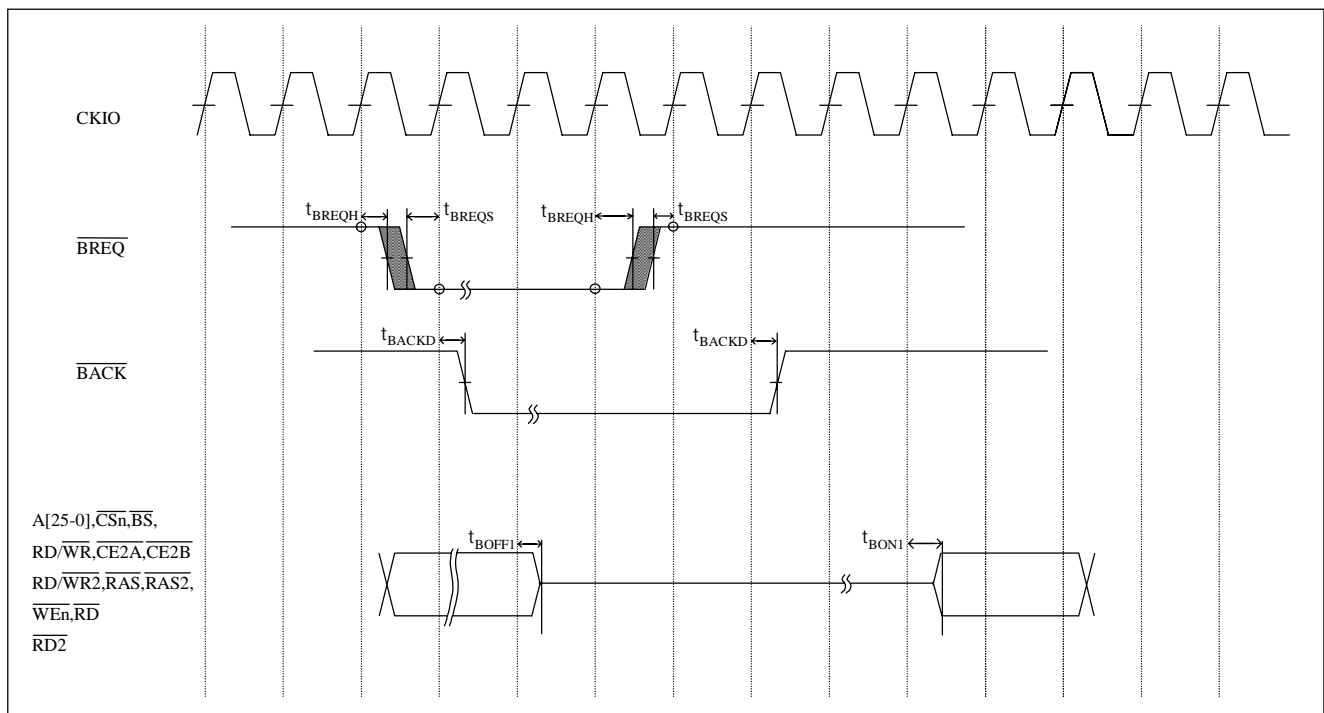


図 23.13 制御信号タイミング